

176.gcc, ref.scilab

Datasets profile vs. Reference Dataset

The following are the profiles for the 176.gcc, ref.scilab benchmark. For more details about our profile development and dataset reduction methodology, refer to the paper by AJ KleinOsowski and David J. Lilja, "MinneSPEC: A New SPEC Benchmark Workload for Simulation-Based Computer Architecture Research", Computer Architecture Letters, Volume 1, June 2002. This paper is available in electronic form at <http://www.arctic.umn.edu/~lilja/minnespec/index.html>



[http:// www.arctic.umn.edu](http://www.arctic.umn.edu)

176.gcc, ref.scilab

Function level execution profile at optimization level O0

The following table contains function execution profiles and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets as compared to the full SPEC reference datasets. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the gprof profiling utility. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall execution time spent in the stated function (in the Function column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi are the terms of the chi-squared statistic for the stated function (in the function column).

Function	Ref	Train	Train Chi	Test	Test Chi	LgRed	LgRed Chi	MdRed	Mdred Chi	SmRed	SmRed Chi
internal_mcount	14.83	16.87	0.28	21.42	2.93	17.05	0.33	20.77	2.38	17.78	0.59
propagate_block	9.87	6.88	0.91	2.88	4.95	6.96	0.86	1.45	7.18	0.00	9.87
memcpy	6.78	4.52	0.75	0.84	5.20	4.44	0.81	0.72	5.42	2.22	3.07
cse_insn	4.91	4.21	0.10	4.07	0.14	3.98	0.18	4.83	0.00	4.44	0.04
memset	4.14	2.64	0.54	0.98	2.41	2.70	0.50	0.00	4.14	0.00	4.14
sched_analyze_insn	2.98	1.60	0.64	0.84	1.54	1.77	0.49	0.72	1.71	0.00	2.98
schedule_block	2.59	2.48	0.00	0.77	1.28	1.96	0.15	0.72	1.35	0.00	2.59
record_one_conflict	2.25	1.29	0.41	0.49	1.38	1.34	0.37	0.48	1.39	0.00	2.25
.umul	1.98	1.13	0.36	0.98	0.51	1.15	0.35	1.21	0.30	0.00	1.98
record_reg_classes	1.57	2.10	0.18	2.39	0.43	2.33	0.37	1.93	0.08	2.22	0.27
life_analysis	1.49	0.91	0.23	0.42	0.77	0.99	0.17	0.48	0.68	0.00	1.49
fold_rtx	1.45	1.54	0.01	1.69	0.04	1.58	0.01	1.45	0.00	1.11	0.08
find_reloads	1.42	1.19	0.04	1.76	0.08	1.30	0.01	1.45	0.00	0.00	1.42
insert	1.21	0.85	0.11	1.47	0.06	1.12	0.01	0.97	0.05	3.33	3.71
_mcount	1.07	1.38	0.09	1.12	0.00	1.24	0.03	0.72	0.11	1.11	0.00
.rem	1.04	0.85	0.03	1.05	0.00	1.18	0.02	1.93	0.76	0.00	1.04
find_reg	1.00	0.31	0.48	0.21	0.62	0.43	0.32	0.00	1.00	0.00	1.00
canon_reg	0.95	1.22	0.08	0.91	0.00	1.21	0.07	2.42	2.27	0.00	0.95
unroll_loop	0.92	0.31	0.40	0.77	0.02	0.34	0.37	0.24	0.50	0.00	0.92
invalidate	0.90	0.66	0.06	0.42	0.26	0.53	0.15	0.72	0.04	0.00	0.90
exp_equiv_p	0.85	0.50	0.14	0.70	0.03	0.62	0.06	1.93	1.37	0.00	0.85
constrain_operands	0.80	1.01	0.06	1.12	0.13	0.81	0.00	0.24	0.39	0.00	0.80
rtx_equal_p	0.73	0.50	0.07	0.49	0.08	0.75	0.00	1.21	0.32	0.00	0.73
canon_hash	0.61	1.04	0.30	0.84	0.09	0.56	0.00	0.48	0.03	1.11	0.41
simplify_binary_operation	0.55	0.60	0.00	0.63	0.01	0.53	0.00	1.69	2.36	0.00	0.55
reg_scan_mark_refs	0.54	0.63	0.01	1.33	1.16	0.62	0.01	1.21	0.83	0.00	0.54
reload	0.52	0.38	0.04	0.35	0.06	0.34	0.06	0.24	0.15	1.11	0.67
invalidate_for_call	0.52	0.66	0.04	0.42	0.02	0.68	0.05	0.00	0.52	0.00	0.52
rtx_cost	0.51	0.69	0.06	0.56	0.00	0.53	0.00	0.72	0.09	1.11	0.71
mention_regs	0.50	0.38	0.03	0.35	0.05	0.56	0.01	1.21	1.01	1.11	0.74
regclass	0.49	0.53	0.00	0.56	0.01	0.25	0.12	0.24	0.13	1.11	0.78
refers_to_mem_p	0.48	0.06	0.37	0.07	0.35	0.19	0.18	0.00	0.48	1.11	0.83
find_reg_note	0.46	0.50	0.00	0.70	0.13	0.40	0.01	0.24	0.11	0.00	0.46
rtx_alloc	0.46	0.47	0.00	0.35	0.03	0.59	0.04	0.48	0.00	1.11	0.92
apply_change_group	0.43	0.28	0.05	0.28	0.05	0.50	0.01	0.72	0.20	0.00	0.43
gen_rtx	0.43	0.47	0.00	0.77	0.27	0.75	0.24	1.45	2.42	2.22	7.45
prune_preferences	0.43	0.09	0.27	0.00	0.43	0.25	0.08	0.24	0.08	0.00	0.43
refers_to_regno_p	0.42	0.28	0.05	0.56	0.05	0.40	0.00	0.24	0.08	0.00	0.42
subst	0.42	0.35	0.01	0.63	0.11	0.47	0.01	1.21	1.49	0.00	0.42
make_compound_operation	0.41	0.50	0.02	0.77	0.32	0.56	0.05	1.93	5.64	1.11	1.20
find_basic_block	0.38	0.75	0.36	0.21	0.08	0.87	0.63	0.00	0.38	0.00	0.38
jump_optimize	0.38	0.53	0.06	0.56	0.09	0.71	0.29	0.24	0.05	0.00	0.38
eliminate_regs	0.37	0.53	0.07	0.35	0.00	0.28	0.02	0.48	0.03	0.00	0.37

recog_5	0.37	0.31	0.01	0.21	0.07	0.53	0.07	0.97	0.97	0.00	0.37
cse_end_of_basic_block	0.37	0.47	0.03	0.35	0.00	0.40	0.00	0.48	0.03	0.00	0.37
scan_loop	0.36	0.06	0.25	0.21	0.06	0.06	0.25	0.24	0.04	0.00	0.36
validate_change	0.34	0.16	0.10	0.14	0.12	0.47	0.05	0.00	0.34	1.11	1.74
simplify_rtx	0.34	0.41	0.01	0.42	0.02	0.37	0.00	0.97	1.17	0.00	0.34
yyparse	0.33	0.79	0.64	0.91	1.02	0.59	0.20	0.48	0.07	6.67	121.80
mark_target_live_regs	0.33	1.66	5.36	1.47	3.94	1.68	5.52	0.72	0.46	1.11	1.84
recog_memoized	0.32	0.60	0.25	0.42	0.03	0.47	0.07	0.48	0.08	1.11	1.95
nonzero_bits	0.32	0.88	0.98	1.12	2.00	0.75	0.58	2.17	10.70	0.00	0.32
insert_regs	0.32	0.38	0.01	0.07	0.20	0.16	0.08	0.48	0.08	0.00	0.32
lookup	0.28	0.41	0.06	0.35	0.02	0.37	0.03	0.00	0.28	0.00	0.28
record_conflicts	0.28	0.22	0.01	0.07	0.16	0.19	0.03	0.24	0.01	0.00	0.28
single_set	0.28	0.41	0.06	0.35	0.02	0.37	0.03	0.24	0.01	0.00	0.28
try_combine	0.28	0.66	0.52	0.49	0.16	0.34	0.01	0.00	0.28	0.00	0.28
rehash_using_reg	0.27	0.25	0.00	0.21	0.01	0.06	0.16	0.00	0.27	0.00	0.27
global_conflicts	0.27	0.22	0.01	0.28	0.00	0.25	0.00	0.48	0.16	0.00	0.27
general_operand	0.26	0.25	0.00	0.07	0.14	0.12	0.08	0.48	0.19	1.11	2.78
invalidate_memory	0.25	0.25	0.00	0.21	0.01	0.25	0.00	0.00	0.25	0.00	0.25
note_stores	0.25	0.44	0.14	0.35	0.04	0.56	0.38	0.24	0.00	0.00	0.25
register_operand	0.24	0.09	0.09	0.28	0.01	0.19	0.01	0.00	0.24	0.00	0.24
mark_jump_label	0.23	0.31	0.03	0.63	0.70	0.34	0.05	0.00	0.23	0.00	0.23
copy_rtx	0.23	0.19	0.01	0.21	0.00	0.53	0.39	0.00	0.23	0.00	0.23
cse_basic_block	0.23	0.38	0.10	0.28	0.01	0.31	0.03	0.24	0.00	0.00	0.23
find_best_addr	0.23	0.57	0.50	0.35	0.06	0.40	0.13	0.00	0.23	2.22	17.22
get_identifier	0.23	0.28	0.01	0.07	0.11	0.16	0.02	0.24	0.00	0.00	0.23
mark_set_resources	0.22	0.35	0.08	0.77	1.38	0.43	0.20	0.24	0.00	0.00	0.22
asm_noperands	0.22	0.13	0.04	0.42	0.18	0.19	0.00	0.24	0.00	1.11	3.60
next_active_insn	0.22	0.41	0.16	0.77	1.38	0.28	0.02	0.24	0.00	0.00	0.22
reg_fits_class_p	0.21	0.13	0.03	0.14	0.02	0.16	0.01	0.24	0.00	0.00	0.21
sched_analyze_2	0.20	0.28	0.03	0.35	0.11	0.28	0.03	0.72	1.35	0.00	0.20
__open	0.20	0.88	2.31	0.98	3.04	0.87	2.24	2.17	19.40	6.67	209.30
delete_reg_equiv	0.19	0.22	0.00	0.07	0.08	0.19	0.00	0.00	0.19	1.11	4.45
eliminate_regs_in_insn	0.19	0.28	0.04	0.21	0.00	0.16	0.00	0.24	0.01	0.00	0.19
output_asm_insn	0.18	0.28	0.06	0.14	0.01	0.25	0.03	0.00	0.18	0.00	0.18
get_last_value_validate	0.18	0.19	0.00	0.42	0.32	0.25	0.03	0.24	0.02	0.00	0.18
count_reg_usage	0.18	0.25	0.03	0.35	0.16	0.12	0.02	0.00	0.18	0.00	0.18
add_dependence	0.18	0.09	0.05	0.00	0.18	0.19	0.00	0.00	0.18	0.00	0.18
memory_address_p	0.17	0.16	0.00	0.00	0.17	0.19	0.00	0.24	0.03	0.00	0.17
invalidate_from_clobbers	0.17	0.38	0.26	0.21	0.01	0.12	0.01	0.48	0.57	1.11	5.20
cse_process_notes	0.17	0.09	0.04	0.00	0.17	0.09	0.04	0.00	0.17	0.00	0.17
simplejump_p	0.16	0.28	0.09	0.14	0.00	0.25	0.05	0.72	1.96	0.00	0.16
priority	0.16	0.25	0.05	0.14	0.00	0.16	0.00	0.24	0.04	0.00	0.16
yylex	0.16	0.35	0.23	0.70	1.82	0.22	0.02	0.24	0.04	2.22	26.52
insn_extract	0.16	0.13	0.01	0.28	0.09	0.06	0.06	0.00	0.16	0.00	0.16
instantiate_virtual_regs_1	0.16	0.16	0.00	0.07	0.05	0.19	0.01	0.24	0.04	0.00	0.16
mark_referenced_resources	0.16	0.50	0.72	0.42	0.42	0.47	0.60	0.48	0.64	0.00	0.16
record_value_for_reg	0.16	0.16	0.00	0.35	0.23	0.12	0.01	0.48	0.64	0.00	0.16
make_regs_eqv	0.15	0.16	0.00	0.07	0.04	0.09	0.02	0.24	0.05	0.00	0.15
mark_used_regs_combine	0.15	0.22	0.03	0.21	0.02	0.12	0.01	0.00	0.15	0.00	0.15
record_jump_cond	0.15	0.19	0.01	0.07	0.04	0.12	0.01	0.24	0.05	0.00	0.15
get_element	0.15	0.09	0.02	0.07	0.04	0.12	0.01	0.24	0.05	0.00	0.15
block_alloc	0.15	0.25	0.07	0.07	0.04	0.28	0.11	0.00	0.15	1.11	6.14
volatile_refs_p	0.14	0.09	0.02	0.07	0.04	0.19	0.02	0.24	0.07	0.00	0.14
mark_used_regs	0.14	0.53	1.09	0.21	0.03	0.25	0.09	0.00	0.14	0.00	0.14
prev_nonnote_insn	0.14	0.22	0.05	0.56	1.26	0.25	0.09	0.24	0.07	0.00	0.14
copy_rtx_if_shared	0.14	0.28	0.14	0.00	0.14	0.16	0.00	0.00	0.14	1.11	6.72
copy_rtx_and_substitute	0.14	0.25	0.09	0.00	0.14	0.06	0.05	0.00	0.14	0.00	0.14

schedule_select	0.13	0.09	0.01	0.21	0.05	0.16	0.01	0.00	0.13	0.00	0.13
record_dead_and_set_regs	0.13	0.28	0.17	0.14	0.00	0.25	0.11	0.72	2.68	0.00	0.13
reg_overlap_mentioned_p	0.13	0.09	0.01	0.07	0.03	0.19	0.03	0.24	0.09	0.00	0.13
can_combine_p	0.13	0.19	0.03	0.14	0.00	0.16	0.01	0.00	0.13	0.00	0.13
canon_rtx	0.12	0.03	0.07	0.14	0.00	0.06	0.03	0.24	0.12	0.00	0.12
recog	0.12	0.06	0.03	0.07	0.02	0.12	0.00	0.00	0.12	0.00	0.12
lookup_for_remove	0.12	0.13	0.00	0.00	0.12	0.22	0.08	0.24	0.12	0.00	0.12
_doprnt	0.12	0.31	0.30	0.42	0.75	0.31	0.30	0.24	0.12	0.00	0.12
make_new_qty	0.12	0.22	0.08	0.14	0.00	0.16	0.01	0.00	0.12	0.00	0.12
if_then_else_cond	0.11	0.19	0.06	0.35	0.52	0.25	0.18	0.00	0.11	1.11	9.09
.urem	0.11	0.06	0.02	0.07	0.01	0.06	0.02	0.24	0.15	0.00	0.11
side_effects_p	0.11	0.16	0.02	0.00	0.11	0.03	0.06	0.00	0.11	0.00	0.11
num_sign_bit_copies	0.11	0.16	0.02	0.35	0.52	0.31	0.36	0.24	0.15	0.00	0.11
equiv_constant	0.11	0.09	0.00	0.21	0.09	0.19	0.06	0.24	0.15	0.00	0.11
combine_instructions	0.11	0.16	0.02	0.07	0.01	0.09	0.00	0.24	0.15	0.00	0.11
spill_hard_reg	0.10	0.03	0.05	0.00	0.10	0.03	0.05	0.00	0.10		0.10
thread_jumps	0.10	0.09	0.00	0.28	0.32	0.19	0.08	0.00	0.10	0.00	0.10
nonimmediate_operand	0.10	0.16	0.04	0.00	0.10	0.09	0.00	0.00	0.10	0.00	0.10
final_scan_insn	0.10	0.16	0.04	0.14	0.02	0.16	0.04	0.00	0.10	0.00	0.10
cse_rtx_addr_varies_p	0.10	0.00	0.10	0.00	0.10	0.00	0.10	0.00	0.10	0.00	0.10
dead_or_set_regno_p	0.10	0.16	0.04	0.35	0.63	0.19	0.08	0.24	0.20	0.00	0.10
schedule_insn	0.10	0.03	0.05	0.14	0.02	0.06	0.02	0.24	0.20	0.00	0.10
find_equiv_reg	0.10	0.03	0.05	0.14	0.02	0.06	0.02	0.00	0.10	0.00	0.10
attach_deaths	0.09	0.03	0.04	0.21	0.16	0.06	0.01	0.48	1.69	0.00	0.09
combinable_i3pat	0.09	0.13	0.02	0.07	0.00	0.12	0.01	0.00	0.09	0.00	0.09
simplify_relational_operation	0.09	0.09	0.00	0.14	0.03	0.09	0.00	0.00	0.09	0.00	0.09
_read	0.09	0.31	0.54	0.42	1.21	0.25	0.28	0.48	1.69	2.22	50.41
subst_constants	0.09	0.19	0.11	0.14	0.03	0.16	0.05	0.00	0.09	1.11	11.56
_close	0.09	0.22	0.19	0.21	0.16	0.22	0.19	0.24	0.25	2.22	50.41
shorten_branches	0.09	0.16	0.05	0.00	0.09	0.16	0.05	0.48	1.69	0.00	0.09
fputs	0.09	0.06	0.01	0.00	0.09	0.06	0.01	0.00	0.09	0.00	0.09
reg_mentioned_p	0.09	0.06	0.01	0.35	0.75	0.19	0.11	0.00	0.09	0.00	0.09
simplify_set	0.09	0.19	0.11	0.28	0.40	0.22	0.19	0.24	0.25	0.00	0.09
cancel_changes	0.08	0.06	0.01	0.14	0.05	0.03	0.03	0.00	0.08	0.00	0.08
find_comparison_args	0.08	0.06	0.01	0.21	0.21	0.06	0.01	0.24	0.32	0.00	0.08
redundant_insn	0.08	0.06	0.01	0.14	0.05	0.16	0.08	0.48	2.00	0.00	0.08
reg_scan	0.08	0.16	0.08	0.00	0.08	0.12	0.02	0.00	0.08	0.00	0.08
free_element	0.08	0.22	0.25	0.00	0.08	0.06	0.01	0.00	0.08	0.00	0.08
rank_for_schedule	0.08	0.09	0.00	0.14	0.05	0.00	0.08	0.24	0.32	0.00	0.08
fold	0.08	0.09	0.00	0.28	0.50	0.06	0.01	0.00	0.08	0.00	0.08
gen_lowpart_common	0.08	0.09	0.00	0.35	0.91	0.12	0.02	0.00	0.08	0.00	0.08
push_obstacks	0.08	0.09	0.00	0.07	0.00	0.25	0.36	0.00	0.08	0.00	0.08
sched_analyze_1	0.08	0.09	0.00	0.07	0.00	0.06	0.01	0.48	2.00	0.00	0.08
requires_inout	0.08	0.06	0.01	0.07	0.00	0.12	0.02	0.24	0.32	0.00	0.08
oballoc	0.07	0.16	0.12	0.14	0.07	0.16	0.12	0.00	0.07	1.11	15.45
memcmp	0.07	0.00	0.07	0.14	0.07	0.00	0.07	0.00	0.07	0.00	0.07
move_operand	0.07	0.03	0.02	0.14	0.07	0.09	0.01	0.00	0.07	0.00	0.07
rtx_equal_for_memref_p	0.07	0.00	0.07	0.21	0.28	0.03	0.02	0.00	0.07	0.00	0.07
choose_reload_regs	0.07	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07		0.07
global_alloc	0.07	0.06	0.00	0.07	0.00	0.03	0.02	0.24	0.41	0.00	0.07
copy_cost	0.07	0.25	0.46	0.07	0.00	0.03	0.02	0.00	0.07	0.00	0.07
rtx_varies_p	0.07	0.09	0.01	0.07	0.00	0.00	0.07	0.00	0.07	1.11	15.45
update_live_status	0.07	0.25	0.46	0.28	0.63	0.09	0.01	0.48	2.40	0.00	0.07
recog_2	0.07	0.06	0.00	0.14	0.07	0.00	0.07	0.00	0.07	0.00	0.07
mark_set_1	0.07	0.22	0.32	0.21	0.28	0.19	0.21	0.00	0.07	0.00	0.07
simplify_shift_const	0.07	0.06	0.00	0.21	0.28	0.06	0.00	0.24	0.41	0.00	0.07
init_alias_analysis	0.07	0.03	0.02	0.07	0.00	0.00	0.07	0.24	0.41	0.00	0.07

176.gcc, ref.scilab

set_label_offsets	0.07	0.16	0.12	0.07	0.00	0.09	0.01	0.00	0.07	0.00	0.07
expand_inline_function	0.07	0.03	0.02	0.14	0.07	0.12	0.04	0.24	0.41	0.00	0.07
gen_lowpart_if_possible	0.06	0.06	0.00	0.07	0.00	0.06	0.00	0.00	0.06	0.00	0.06
condjump_p	0.06	0.09	0.02	0.35	1.40	0.06	0.00	0.00	0.06	0.00	0.06
new_basic_block	0.06	0.03	0.02	0.00	0.06	0.06	0.00	0.24	0.54	0.00	0.06
sched_analyze	0.06	0.09	0.02	0.28	0.81	0.09	0.02	0.00	0.06	0.00	0.06
schedule_insns	0.06	0.03	0.02	0.14	0.11	0.12	0.06	0.00	0.06	0.00	0.06
insn_cost	0.06	0.19	0.28	0.28	0.81	0.00	0.06	0.00	0.06	0.00	0.06
recog_1	0.06	0.06	0.00	0.28	0.81	0.12	0.06	0.00	0.06	0.00	0.06
get_last_value	0.06	0.00	0.06	0.21	0.38	0.03	0.02	0.00	0.06	0.00	0.06
make_node	0.06	0.16	0.17	0.14	0.11	0.40	1.93	0.00	0.06	2.22	77.76
record_jump_equiv	0.06	0.09	0.02	0.07	0.00	0.03	0.02	0.00	0.06	0.00	0.06
print_operand	0.06	0.13	0.08	0.35	1.40	0.06	0.00	0.72	7.26	1.11	18.38
fixup_var_refs_1	0.06	0.00	0.06	0.07	0.00	0.00	0.06		0.06	0.00	0.06
use_crosses_set_p	0.06	0.00	0.06	0.00	0.06	0.03	0.02	0.00	0.06	1.11	18.38
push_reload	0.06	0.00	0.06	0.00	0.06	0.03	0.02	0.00	0.06		0.06
insn_unit	0.06	0.06	0.00	0.00	0.06	0.06	0.00	0.00	0.06	0.00	0.06
sched_note_set	0.06	0.03	0.02	0.07	0.00	0.00	0.06	0.24	0.54	0.00	0.06
update_table_tick	0.05	0.09	0.03	0.00	0.05	0.03	0.01	0.00	0.05	0.00	0.05
combine_movables	0.05	0.00	0.05	0.07	0.01	0.00	0.05	0.00	0.05	0.00	0.05
floor_log2_wide	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
rtx_equal_for_loop_p	0.05	0.00	0.05	0.07	0.01	0.03	0.01	0.00	0.05	0.00	0.05
pop_obstacks	0.05	0.03	0.01	0.00	0.05	0.06	0.00	0.24	0.72	0.00	0.05
replace_regs	0.05	0.03	0.01	0.21	0.51	0.06	0.00	0.00	0.05	0.00	0.05
copy_for_inline	0.05	0.03	0.01	0.07	0.01	0.06	0.00	0.24	0.72	0.00	0.05
volatile_insn_p	0.05	0.03	0.01	0.00	0.05	0.03	0.01	0.00	0.05	0.00	0.05
qsort	0.05	0.00	0.05	0.14	0.16	0.00	0.05	0.00	0.05	0.00	0.05
next_insn_no_annul	0.05	0.13	0.13	0.28	1.06	0.16	0.24	0.00	0.05	0.00	0.05
remove_from_table	0.05	0.06	0.00	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
reg_or_0_operand	0.05	0.06	0.00	0.07	0.01	0.03	0.01	0.00	0.05	0.00	0.05
actual_hazard_this_instance	0.05	0.09	0.03	0.07	0.01	0.06	0.00	0.24	0.72	0.00	0.05
find_reloads_address	0.05	0.03	0.01	0.00	0.05	0.06	0.00	0.00	0.05	0.00	0.05
_brk_unlocked	0.05	0.22	0.58		0.05	0.28	1.06	0.24	0.72	2.22	94.18
memrefs_conflict_p	0.05	0.03	0.01	0.07	0.01	0.00	0.05	0.00	0.05	0.00	0.05
expand_expr	0.05	0.09	0.03	0.14	0.16	0.09	0.03	0.24	0.72	0.00	0.05
dbr_schedule	0.05	0.06	0.00	0.14	0.16	0.12	0.10	0.00	0.05	0.00	0.05
save_for_inline_copying	0.05	0.00	0.05	0.14	0.16	0.00	0.05	0.00	0.05	0.00	0.05
.div	0.04	0.00	0.04	0.14	0.25	0.03	0.00	0.00	0.04	0.00	0.04
record_address_regs	0.04	0.03	0.00	0.00	0.04	0.06	0.01	0.00	0.04	0.00	0.04
address_operand	0.04	0.00	0.04	0.00	0.04	0.06	0.01	0.00	0.04	0.00	0.04
delete_insn	0.04	0.00	0.04	0.07	0.02	0.06	0.01	0.00	0.04	0.00	0.04
next_label	0.04	0.13	0.20	0.14	0.25	0.16	0.36	0.00	0.04	0.00	0.04
set_preference	0.04	0.03	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
find_free_reg	0.04	0.09	0.06	0.14	0.25	0.06	0.01	0.00	0.04	0.00	0.04
cse_main	0.04	0.06	0.01	0.07	0.02	0.03	0.00	0.00	0.04	0.00	0.04
true_regnum	0.04	0.09	0.06	0.00	0.04	0.03	0.00	0.24	1.00	0.00	0.04
output_operand	0.04	0.03	0.00	0.00	0.04	0.22	0.81	0.00	0.04	0.00	0.04
expand_field_assignment	0.04	0.06	0.01	0.00	0.04	0.12	0.16	0.00	0.04	0.00	0.04
function_units_used	0.04	0.09	0.06	0.00	0.04	0.03	0.00	0.00	0.04	0.00	0.04
gen_reg_rtx	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
find_and_verify_loops	0.04	0.03	0.00	0.07	0.02	0.09	0.06	0.00	0.04	0.00	0.04
prev_active_insn	0.03	0.13	0.33	0.21	1.08	0.12	0.27	0.00	0.03	0.00	0.03
next_real_insn	0.03	0.03	0.00	0.07	0.05	0.00	0.03	0.00	0.03	0.00	0.03
prev_real_insn	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
set_nonvarying_address_components	0.03	0.03	0.00	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
resource_conflicts_p	0.03	0.13	0.33	0.00	0.03	0.03	0.00	0.24	1.47	0.00	0.03

protect_from_queue	0.03	0.09	0.12	0.00	0.03	0.06	0.03	0.00	0.03	0.00	0.03
force_to_mode	0.03	0.19	0.85	0.28	2.08	0.16	0.56	0.24	1.47	0.00	0.03
simplify_comparison	0.03	0.13	0.33	0.28	2.08	0.22	1.20	0.24	1.47	0.00	0.03
fill_simple_delay_slots	0.03	0.06	0.03	0.07	0.05	0.03	0.00	0.24	1.47	0.00	0.03
update_equiv_regs	0.03	0.09	0.12	0.00	0.03	0.06	0.03	0.00	0.03	0.00	0.03
even_relop	0.03	0.09	0.12	0.14	0.40	0.09	0.12	0.24	1.47	0.00	0.03
new_sometimes_live	0.03	0.09	0.12	0.21	1.08	0.09	0.12	0.00	0.03	0.00	0.03
_realbufend	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
dead_or_set_p	0.03	0.09	0.12	0.14	0.40	0.03	0.00	0.00	0.03	0.00	0.03
mark_modified_reg	0.03	0.06	0.03	0.00	0.03	0.06	0.03	0.00	0.03	0.00	0.03
find_regno_note	0.03	0.03	0.00	0.07	0.05	0.09	0.12	0.00	0.03	0.00	0.03
insn_dead_p	0.03	0.06	0.03	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
record_dead_and_set_regs_1	0.03	0.03	0.00	0.07	0.05	0.03	0.00	0.00	0.03	1.11	38.88
adjust_priority	0.03	0.00	0.03	0.00	0.03	0.06	0.03	0.00	0.03	0.00	0.03
recog_for_combine	0.03	0.03	0.00	0.14	0.40	0.03	0.00	0.00	0.03	0.00	0.03
note_mem_written	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
plus_constant_wide	0.03	0.03	0.00	0.00	0.03	0.06	0.03	0.00	0.03	0.00	0.03
birthing_insn_p	0.03	0.00	0.03	0.07	0.05	0.03	0.00	0.48	6.75	0.00	0.03
hash	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
combine_reloads	0.03	0.03	0.00	0.07	0.05	0.09	0.12	0.24	1.47	0.00	0.03
alter_reg	0.03	0.00	0.03	0.14	0.40	0.00	0.03	0.00	0.03	0.00	0.03
reg_referenced_p	0.03	0.06	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
immediate_operand	0.03	0.06	0.03	0.07	0.05	0.00	0.03	0.00	0.03	0.00	0.03
gen_sequence	0.03	0.06	0.03	0.07	0.05	0.03	0.00	0.24	1.47	0.00	0.03
getpid	0.03	0.09	0.12	0.28	2.08	0.09	0.12	0.48	6.75	1.11	38.88
expand_call	0.03	0.09	0.12	0.14	0.40	0.06	0.03	0.00	0.03	0.00	0.03
expand_preferences	0.03	0.09	0.12	0.07	0.05	0.03	0.00	0.00	0.03	0.00	0.03
reload_as_needed	0.03	0.09	0.12	0.07	0.05	0.06	0.03	0.00	0.03	0.00	0.03
odd_relop	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
schedule_unit	0.03	0.03	0.00	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
mark_reg_store	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
try_constants	0.03	0.03	0.00	0.00	0.03	0.06	0.03	0.00	0.03	0.00	0.03
emit_move_sequence	0.03	0.06	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
rare_destination	0.03	0.06	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
finish_sometimes_live	0.03	0.03	0.00	0.07	0.05	0.06	0.03	0.24	1.47	0.00	0.03
grokdeclarator	0.03	0.00	0.03	0.14	0.40	0.00	0.03	0.00	0.03	3.33	363.00
force_movables	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
find_basic_blocks	0.03	0.09	0.12	0.14	0.40	0.03	0.00	0.00	0.03	0.00	0.03
find_insn_list	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
rtx_addr_varies_p	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
next_nonnote_insn	0.02	0.13	0.61	0.00	0.02	0.06	0.08	0.24	2.42	0.00	0.02
make_insn_raw	0.02	0.06	0.08	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
result_ready_cost	0.02	0.03	0.00	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
undo_all	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
potential_hazard	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
allocno_compare	0.02	0.03	0.00	0.07	0.13	0.03	0.00	0.00	0.02	0.00	0.02
mark_stores	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
strict_memory_address_p	0.02	0.06	0.08	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
invariant_p	0.02	0.00	0.02	0.14	0.72	0.00	0.02	0.00	0.02	0.00	0.02
rtvec_alloc	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_single_use_in_loop	0.02	0.09	0.25	0.07	0.13	0.06	0.08	0.00	0.02	0.00	0.02
subst_reg_equivs	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.24	2.42	0.00	0.02
loop_reg_used_before_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_reload_insns	0.02	0.03	0.00	0.00	0.02	0.00	0.02	0.00	0.02		0.02
strength_reduce	0.02	0.00	0.02	0.28	3.38	0.06	0.08	0.00	0.02	0.00	0.02
_libc_write	0.02	0.03	0.00	0.00	0.02	0.06	0.08	0.24	2.42	0.00	0.02
delete_dead_from_cse	0.02	0.03	0.00	0.14	0.72	0.09	0.25	0.00	0.02	0.00	0.02

local_alloc	0.02	0.06	0.08	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
arith32_operand	0.02	0.00	0.02	0.00	0.02	0.09	0.25	0.00	0.02	0.00	0.02
reemit_notes	0.02	0.13	0.61	0.14	0.72	0.03	0.00	0.00	0.02	0.00	0.02
split_insns	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
start_sequence	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
scan_paradoxical_subregs	0.02	0.03	0.00	0.00	0.02	0.09	0.25	0.00	0.02	0.00	0.02
simplify_ternary_operation	0.02	0.03	0.00	0.07	0.13	0.00	0.02	0.24	2.42	0.00	0.02
qty_sugg_compare_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
qty_compare_1	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
gen_rtx_combine	0.02	0.03	0.00	0.14	0.72	0.06	0.08	0.00	0.02	0.00	0.02
post_mark_life	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
simplify_plus_minus	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
loop_optimize	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
memory_operand	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
get_attr_type	0.02	0.03	0.00	0.07	0.13	0.03	0.00	0.00	0.02	0.00	0.02
.mul	1.98	1.13	0.36	0.98	0.51	1.15	0.35	1.21	0.30	0.00	1.98
queue_insn	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
make_field_assignment	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
insn_sets_resource_p	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.24	2.42	0.00	0.02
reg_is_born	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
true_dependence	0.02	0.03	0.00	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_move_insn_1	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
create_reg_dead_note	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.24	2.42	0.00	0.02
output_address	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
get_branch_condition	0.02	0.00	0.02	0.07	0.13	0.06	0.08	0.00	0.02	0.00	0.02
const_binop	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
change_address	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
allocate_reload_reg	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
order_regs_for_reload	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
safe_hash	0.02	0.09	0.25	0.07	0.13	0.06	0.08	0.48	10.58	0.00	0.02
emit_insn	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
mark_set_regs	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
prepare_unit	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.24	2.42	0.00	0.02
check_asm_operands	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
blockage_range	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
set_nonzero_bits_and_sign_copies	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
swap_sort	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.24	2.42	0.00	0.02
mark_not_elimidable	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
strlen	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
forget_old_reloads_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
apply_distributive_law	0.02	0.03	0.00	0.14	0.72	0.00	0.02	0.00	0.02	0.00	0.02
recog_6	0.02	0.03	0.00	0.07	0.13	0.09	0.25	0.24	2.42	0.00	0.02
prev_label	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
rtx_equal_for_thread_p	0.02	0.03	0.00	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
alloc_qty	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
relop_no_unsigned	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_split_point	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
simplify_unary_operation	0.02	0.00	0.02	0.14	0.72	0.00	0.02	0.00	0.02	0.00	0.02
preexpand_calls	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	1.11	59.41
expand_binop	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
fill_slots_from_thread	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mostly_false_jump	0.02	0.03	0.00	0.00	0.02	0.06	0.08	0.00	0.02	0.00	0.02
mul_double	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
final	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
max_reg_num	0.01	0.06	0.25	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_insn	0.01	0.06	0.25	0.07	0.36	0.06	0.25	0.24	5.29	0.00	0.01
actual_hazard	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

atoi	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
condjump_in_parallel_p	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
lookup_as_function	0.01	0.00	0.01	0.07	0.36	0.03	0.04	0.24	5.29	0.00	0.01
reverse_condition	0.01	0.06	0.25	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
reg_is_set	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
comparison_dominates_p	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_insn_mem_dependence	0.01	0.03	0.04	0.07	0.36	0.03	0.04	0.24	5.29	0.00	0.01
find_regno_fusage	0.01	0.03	0.04	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
assemble_name	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
anti_dependence	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
print_operand_address	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reset_used_flags	0.01	0.09	0.64	0.14	1.69	0.00	0.01	0.24	5.29	0.00	0.01
build1	0.01	0.00	0.01	0.14	1.69	0.00	0.01	0.24	5.29	1.11	121.00
push_secondary_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
realloc	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
merge_equiv_classes	0.01	0.03	0.04	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
distribute_notes	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
build_binary_op	0.01	0.06	0.25	0.14	1.69	0.00	0.01	0.48	22.09	0.00	0.01
simplify_if_then_else	0.01	0.09	0.64	0.00	0.01	0.03	0.04	0.24	5.29	0.00	0.01
rtx_renumbered_equal_p	0.01	0.03	0.04	0.21	4.00	0.12	1.21	0.00	0.01	0.00	0.01
find_reloads_address_1	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
get_run_time	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	1.11	121.00
move_deaths	0.01	0.03	0.04	0.07	0.36	0.06	0.25	0.00	0.01	0.00	0.01
collect_iterators	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
find_single_use_1	0.01	0.06	0.25	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
try_merge_delay_insns	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
relax_delay_slots	0.01	0.03	0.04	0.07	0.36	0.06	0.25	0.00	0.01	0.00	0.01
flow_analysis	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
unshare_all_rtl	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
memccpy	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
num_delay_slots	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
follow_jumps	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
end_sequence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
attach_deaths_insn	0.01	0.06	0.25	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01
recog_3	0.01		0.01		0.01		0.01		0.01		0.01
gen_movsi	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
invalidate_skipped_set	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
combine_regs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reload_reg_free_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
combine_temp_slots	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mostly_true_jump	0.01	0.03	0.04	0.00	0.01	0.06	0.25	0.00	0.01	0.00	0.01
get_jump_flags	0.01	0.00	0.01	0.00	0.01	0.06	0.25	0.00	0.01	0.00	0.01
check_newline	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
distribute_links	0.01	0.00	0.01	0.00	0.01	0.06	0.25	0.00	0.01	0.00	0.01
memory_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_rtxvec	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
_malloc_unlocked	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	1.11	121.00
fold_convert	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
refers_to_regno_for_reload_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
delete_from_jump_chain	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
store_expr	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.24	5.29	0.00	0.01
qty_compare	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_set_last	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
duplicate_loop_exit_test	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
count_loop_regs_set	0.01	0.03	0.04	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
move_movables	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
mark_elimination	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01

ferror_unlocked	0.01	0.03	0.04	0.14	1.69	0.00	0.01	0.00	0.01	0.00	0.01
mark_home_live	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
try_split	0.01	0.00	0.01	0.07	0.36	0.09	0.64	0.00	0.01	0.00	0.01
alu_unit_blockage	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.24	5.29	0.00	0.01
reg_alternate_class	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
peephole	0.01	0.03	0.04	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01
note_addr_stored	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.24	5.29	0.00	0.01
fprintf	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
stop_search_p	0.01	0.06	0.25	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
output_addr_const	0.01	0.00	0.01	0.00	0.01	0.06	0.25	0.00	0.01	0.00	0.01
default_conversion	0.01	0.06	0.25	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
cse_set_around_loop	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
mem110_unit_blockage_range	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
basic_induction_var	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
walk_alter_subreg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
build	0.01	0.00	0.01	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01
force_fit_type	0.01	0.03	0.04	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
force_not_mem	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
convert	0.01	0.00	0.01	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01
relop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
recog_4	0.01	0.00	0.01	0.07	0.36	0.03	0.04	0.24	5.29	0.00	0.01
note_delay_statistics	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
legitimize_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
emit_delay_sequence	0.01	0.09	0.64	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
mark_label_ref	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_expr_stmt	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
copy_node	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
invalidate_skipped_block	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
redirect_exp	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
validate_replace_rtx_1	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
build_array_ref	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
poplevel	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
make_decl_rtl	0.01	0.03	0.04	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01
remove_invalid_refs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
prescan_loop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
qst	0.01	0.03	0.04	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
instantiate_virtual_regs	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
fixup_var_refs_insns	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01	0.00	0.01
num_validated_changes	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_preferred_class	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
insn_default_length	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_class_subset_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mem110_unit_blockage	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
alu_unit_blockage_range	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_set_p	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
insn_references_resource_p	0.01	0.03	0.04	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
putc	0.01	0.03	0.04	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
read_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
validate_equiv_mem_from_store	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
reversible_comparison_p	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
is_reserved_word	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
symbolic_address_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_insn_before	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
cse_gen_binary	0.01	0.00	0.01	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01
_ungetc_unlocked	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
size_int	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
build_int_2_wide	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

build_tree_list	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.24	5.29	0.00	0.01
clear_units	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
strcmp	0.01	0.06	0.25	0.00	0.01	0.00	0.01	0.24	5.29	0.00	0.01
emit_note	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
sprintf	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
make_jump_insn_raw	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
instantiate_decl	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
overflow_warning	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
tree_cons	0.01	0.03	0.04	0.07	0.36	0.06	0.25	0.00	0.01	1.11	121.00
get_max_uid	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_cross_jump	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
_obstack_newchunk	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
push_obstacks_nochange	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
_free_unlocked	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
update_block	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
lvalue_or_else	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
uses_reg_or_mem	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
mark_loop_jump	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
readprocusage	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
memref_referenced_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
pushdecl	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
redirect_jump	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
reg_overlap_mentioned_for_reload_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
operand_equal_p	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
target_isnan	0.01		0.01		0.01		0.01		0.01		0.01
build_indirect_ref	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
build_unary_op	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
memref_used_between_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
layout_decl	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
validize_mem	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
pushlevel	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
hard_function_value	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
emit_cmp_insn	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
cse_around_loop	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
regs_match_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
fill_eager_delay_slots	0.01	0.09	0.64	0.14	1.69	0.03	0.04	0.00	0.01	0.00	0.01
integrate_decl_tree	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
allocate_for_life_analysis	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
function_cannot_inline_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
Sum	101.86	99.54	43.56	98.12	114.70	99.40	42.69	98.30	274.45	97.72	1837.67
	Ref	Train	Train	Test	Test	LgRed	LgRed	MdRed	Mdred	SmRed	SmRed
			Chi		Chi		Chi		Chi		Chi

90% Confidence level (481 entries) = 520.111

Function level execution profile at optimization level O1

The following table contains function execution profiles and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets as compared to the full SPEC reference datasets. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the gprof profiling utility. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall execution time spent in the stated function (in the Function column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi are the terms of the chi-squared statistic for the stated function (in the function column).

Function	Ref	Train	Train Chi	Test	Test Chi	LgRed	LgRed Chi	MdRed	Mdred Chi	SmRed	SmRed Chi
internal_mcount	21.76	24.12	0.26	30.33	3.38	23.96	0.22	26.12	0.87	17.19	0.96
memcpy	19.48	14.14	1.46	3.37	13.32	14.42	1.31	2.61	14.61	0.00	19.48
memset	5.84	4.62	0.25	1.41	3.36	4.43	0.34	1.49	3.24	0.00	5.84
propagate_block	3.89	2.43	0.55	0.76	2.52	2.74	0.34	0.37	3.19	0.00	3.89
.umul	3.15	1.74	0.63	1.30	1.09	1.83	0.55	0.37	2.45	1.56	0.80
cse_insn	3.11	2.75	0.04	3.48	0.04	3.15	0.00	4.10	0.32	6.25	3.17
_mcount	1.63	1.83	0.02	1.96	0.07	1.32	0.06	2.24	0.23		1.63
record_one_conflict	1.40	0.78	0.27	0.33	0.82	0.91	0.17	0.00	1.40	0.00	1.40
.rem	1.34	1.01	0.08	1.09	0.05	1.32	0.00	1.12	0.04	3.12	2.36
schedule_block	1.19	0.64	0.25	0.65	0.25	1.14	0.00	0.75	0.16	0.00	1.19
find_reloads	1.17	0.96	0.04	1.85	0.40	1.23	0.00	0.00	1.17	0.00	1.17
fold_rtx	0.98	1.05	0.01	1.09	0.01	1.32	0.12	1.49	0.27	0.00	0.98
insert	0.98	0.69	0.09	0.54	0.20	1.05	0.01	1.49	0.27	1.56	0.34
life_analysis	0.92	0.32	0.39	0.00	0.92	0.59	0.12	0.37	0.33	0.00	0.92
record_reg_classes	0.91	1.05	0.02	0.76	0.02	1.37	0.23	3.36	6.60	0.00	0.91
sched_analyze_insn	0.80	0.50	0.11	0.54	0.08	0.55	0.08	0.37	0.23	0.00	0.80
canon_reg	0.77	1.56	0.81	0.43	0.15	1.00	0.07	0.37	0.21	0.00	0.77
constrain_operands	0.73	0.59	0.03	0.43	0.12	0.73	0.00	0.75	0.00	0.00	0.73
find_reg	0.73	0.27	0.29	0.22	0.36	0.32	0.23	0.75	0.00	0.00	0.73
canon_hash	0.59	0.41	0.05	0.87	0.13	0.91	0.17	0.00	0.59	1.56	1.59
reg_scan_mark_refs	0.56	0.50	0.01	1.41	1.29	0.37	0.06	0.00	0.56	0.00	0.56
invalidate	0.53	0.32	0.08	0.43	0.02	0.23	0.17	0.00	0.53	0.00	0.53
rtx_equal_p	0.50	0.55	0.01	0.54	0.00	0.50	0.00	1.49	1.96	0.00	0.50
rtx_cost	0.49	0.59	0.02	0.76	0.15	0.64	0.05	1.87	3.89	0.00	0.49
exp_equiv_p	0.48	0.27	0.09	0.33	0.05	0.64	0.05	0.37	0.03	1.56	2.43
find_reg_note	0.45	0.18	0.16	0.22	0.12	0.46	0.00	0.75	0.20	0.00	0.45
unroll_loop	0.42	0.23	0.09	0.65	0.13	0.09	0.26	0.00	0.42	0.00	0.42
refers_to_mem_p	0.39	0.05	0.30	0.00	0.39	0.14	0.16	0.00	0.39	0.00	0.39
regclass	0.39	0.46	0.01	0.54	0.06	0.32	0.01	0.37	0.00	1.56	3.51
subst	0.38	0.78	0.42	0.54	0.07	0.37	0.00	0.37	0.00	0.00	0.38
refers_to_regno_p	0.34	0.46	0.04	0.65	0.28	0.46	0.04	1.12	1.79	0.00	0.34
jump_optimize	0.34	0.41	0.01	0.43	0.02	0.68	0.34	0.37	0.00	0.00	0.34
note_stores	0.34	0.73	0.45	0.22	0.04	0.46	0.04	0.37	0.00	1.56	4.38
recog_memoized	0.33	0.18	0.07	0.43	0.03	0.32	0.00	0.37	0.00	0.00	0.33
reload	0.33	0.27	0.01	0.43	0.03	0.05	0.24	0.00	0.33	1.56	4.58
cse_basic_block	0.33	0.41	0.02	0.33	0.00	0.37	0.00	0.75	0.53	0.00	0.33
invalidate_memory	0.31	0.41	0.03	0.22	0.03	0.18	0.05	0.00	0.31	0.00	0.31
recog_5	0.31	0.37	0.01	0.22	0.03	0.37	0.01	0.00	0.31	0.00	0.31
mark_jump_label	0.31	0.55	0.19	0.33	0.00	0.46	0.07	0.00	0.31	0.00	0.31
__open	0.31	1.05	1.77	2.28	12.52	1.19	2.50	3.36	30.01	14.06	609.88
simplify_binary_operation	0.30	0.92	1.28	0.43	0.06	0.41	0.04	1.12	2.24	0.00	0.30
eliminate_regs	0.30	0.46	0.09	0.43	0.06	0.37	0.02	0.37	0.02	0.00	0.30
mention_regs	0.28	0.41	0.06	0.87	1.24	0.41	0.06	0.37	0.03	1.56	5.85

make_compound_operation	0.28	0.55	0.26	0.98	1.75	0.46	0.12	0.37	0.03	0.00	0.28
nonzero_bits	0.27	0.27	0.00	1.20	3.20	0.46	0.13	0.75	0.85	0.00	0.27
prune_preferences	0.27	0.14	0.06	0.00	0.27	0.09	0.12	0.00	0.27	0.00	0.27
apply_change_group	0.27	0.23	0.01	0.11	0.09	0.23	0.01	0.00	0.27	0.00	0.27
single_set	0.26	0.23	0.00	0.65	0.59	0.41	0.09	1.12	2.84	0.00	0.26
validate_change	0.25	0.14	0.05	0.00	0.25	0.32	0.02	0.00	0.25	0.00	0.25
gen_rtx	0.25	0.27	0.00	0.43	0.13	0.23	0.00	0.75	1.00	1.56	6.86
lookup	0.24	0.18	0.02	0.22	0.00	0.27	0.00	0.37	0.07	0.00	0.24
try_combine	0.24	0.32	0.03	0.22	0.00	0.41	0.12	0.75	1.08	0.00	0.24
mark_target_live_regs	0.24	0.55	0.40	0.22	0.00	0.37	0.07	0.37	0.07	0.00	0.24
rtx_alloc	0.24	0.27	0.00	0.76	1.13	0.23	0.00	0.75	1.08	3.12	34.56
global_conflicts	0.24	0.18	0.02	0.11	0.07	0.18	0.02	0.00	0.24	0.00	0.24
cse_end_of_basic_block	0.23	0.32	0.04	0.11	0.06	0.14	0.04	0.00	0.23	0.00	0.23
copy_rtx	0.22	0.32	0.05	0.54	0.47	0.46	0.26	0.37	0.10	0.00	0.22
get_identifier	0.22	0.23	0.00	0.22	0.00	0.09	0.08	0.00	0.22	1.56	8.16
invalidate_for_call	0.22	0.32	0.05	0.11	0.06	0.27	0.01	0.00	0.22	0.00	0.22
register_operand	0.22	0.23	0.00	0.22	0.00	0.14	0.03	0.00	0.22	0.00	0.22
delete_reg_equiv	0.21	0.14	0.02	0.33	0.07	0.50	0.40	0.37	0.12	0.00	0.21
mark_set_resources	0.21	0.55	0.55	0.65	0.92	0.23	0.00	0.37	0.12	0.00	0.21
rehash_using_reg	0.21	0.18	0.00	0.11	0.05	0.00	0.21	0.37	0.12	0.00	0.21
simplify_rtx	0.21	0.55	0.55	0.76	1.44	0.46	0.30	0.37	0.12	1.56	8.68
_libc_read	0.20	0.73	1.40	0.87	2.24	0.78	1.68	1.87	13.94	6.25	183.01
yyparse	0.20	0.46	0.34	0.43	0.26	0.37	0.14	0.75	1.51	1.56	9.25
_doprnt	0.20	0.14	0.02	0.43	0.26	0.37	0.14	0.75	1.51	0.00	0.20
cse_process_notes	0.18	0.09	0.05	0.11	0.03	0.00	0.18	0.00	0.18	0.00	0.18
mark_referenced_resources	0.18	0.46	0.44	0.33	0.13	0.37	0.20	0.75	1.81	1.56	10.58
asm_noperands	0.17	0.18	0.00	0.22	0.01	0.27	0.06	0.37	0.24	0.00	0.17
volatile_refs_p	0.17	0.37	0.24	0.22	0.01	0.18	0.00	0.00	0.17	0.00	0.17
scan_loop	0.16	0.00	0.16	0.11	0.02	0.00	0.16	0.00	0.16	0.00	0.16
insert_regs	0.16	0.05	0.08	0.22	0.02	0.27	0.08	0.75	2.18	0.00	0.16
count_reg_usage	0.16	0.09	0.03	0.11	0.02	0.23	0.03	0.37	0.28	0.00	0.16
find_best_addr	0.16	0.27	0.08	0.11	0.02	0.37	0.28	0.00	0.16	0.00	0.16
priority	0.16	0.05	0.08	0.11	0.02	0.23	0.03	0.00	0.16	0.00	0.16
insn_extract	0.15	0.09	0.02	0.22	0.03	0.18	0.01	0.75	2.40	0.00	0.15
make_regs_eqv	0.15	0.14	0.00	0.11	0.01	0.18	0.01	0.00	0.15	0.00	0.15
sched_analyze_2	0.15	0.32	0.19	0.43	0.52	0.27	0.10	0.00	0.15	0.00	0.15
copy_rtx_if_shared	0.14	0.18	0.01	0.11	0.01	0.14	0.00	0.37	0.38	0.00	0.14
eliminate_regs_in_insn	0.14	0.09	0.02	0.33	0.26	0.09	0.02	0.00	0.14	0.00	0.14
memory_address_p	0.13	0.23	0.08	0.33	0.31	0.14	0.00	0.00	0.13	0.00	0.13
reg_fits_class_p	0.13	0.23	0.08	0.33	0.31	0.09	0.01	0.75	2.96	0.00	0.13
general_operand	0.13	0.05	0.05	0.00	0.13	0.23	0.08	0.00	0.13	0.00	0.13
output_asm_insn	0.13	0.18	0.02	0.33	0.31	0.09	0.01	0.37	0.44	0.00	0.13
record_conflicts	0.13	0.05	0.05	0.00	0.13	0.05	0.05	0.00	0.13	0.00	0.13
mark_used_regs	0.13	0.14	0.00	0.54	1.29	0.37	0.44	0.37	0.44	0.00	0.13
gen_lowpart_common	0.12	0.09	0.01	0.00	0.12	0.05	0.04	0.00	0.12	0.00	0.12
schedule_select	0.12	0.23	0.10	0.00	0.12	0.05	0.04	0.00	0.12	0.00	0.12
simplejump_p	0.12	0.09	0.01	0.11	0.00	0.18	0.03	0.00	0.12	0.00	0.12
_libc_close	0.12	0.18	0.03	0.98	6.16	0.27	0.19	1.87	25.52	0.00	0.12
memcmp	0.12	0.00	0.12	0.00	0.12	0.05	0.04	0.00	0.12	0.00	0.12
rtx_varies_p	0.11	0.05	0.03	0.00	0.11	0.00	0.11	0.00	0.11	0.00	0.11
find_basic_block	0.11	0.23	0.13	0.11	0.00	0.32	0.40	0.00	0.11	0.00	0.11
copy_rtx_and_substitute	0.11	0.23	0.13	0.11	0.00	0.23	0.13	0.00	0.11	1.56	19.11
instantiate_virtual_regs_1	0.10	0.18	0.06	0.22	0.14	0.09	0.00	0.00	0.10	0.00	0.10
schedule_insn	0.10	0.14	0.02	0.11	0.00	0.14	0.02	0.37	0.73	0.00	0.10
final_scan_insn	0.10	0.27	0.29	0.11	0.00	0.14	0.02	0.00	0.10	0.00	0.10
yylex	0.10	0.18	0.06	0.43	1.09	0.41	0.96	0.00	0.10	3.12	91.20
reg_scan	0.10	0.46	1.30	0.11	0.00	0.14	0.02	0.37	0.73	0.00	0.10

thread_jumps	0.10	0.14	0.02	0.11	0.00	0.27	0.29	0.00	0.10	0.00	0.10
.urem	0.10	0.14	0.02	0.22	0.14	0.18	0.06	0.00	0.10	0.00	0.10
prev_nonnote_insn	0.10	0.37	0.73	0.43	1.09	0.18	0.06	0.00	0.10	0.00	0.10
move_operand	0.10	0.09	0.00	0.33	0.53	0.09	0.00	0.00	0.10	0.00	0.10
simplify_set	0.10	0.05	0.03	0.00	0.10	0.09	0.00	0.00	0.10	0.00	0.10
block_alloc	0.10	0.18	0.06	0.00	0.10	0.09	0.00	0.00	0.10	0.00	0.10
recog	0.09	0.18	0.09	0.11	0.00	0.14	0.03	0.00	0.09	0.00	0.09
record_value_for_reg	0.09	0.27	0.36	0.00	0.09	0.18	0.09	0.00	0.09	0.00	0.09
canon_rtx	0.09	0.00	0.09	0.11	0.00	0.05	0.02	0.00	0.09	0.00	0.09
next_active_insn	0.09	0.32	0.59	0.11	0.00	0.32	0.59	0.37	0.87	0.00	0.09
make_new_qty	0.09	0.18	0.09	0.22	0.19	0.09	0.00	0.37	0.87	0.00	0.09
get_last_value_validate	0.09	0.14	0.03	0.43	1.28	0.05	0.02	0.00	0.09	0.00	0.09
find_comparison_args	0.09	0.32	0.59	0.22	0.19	0.00	0.09	0.75	4.84	0.00	0.09
if_then_else_cond	0.09	0.09	0.00	0.11	0.00	0.05	0.02	0.00	0.09	0.00	0.09
add_dependence	0.08	0.05	0.01	0.22	0.25	0.09	0.00	0.00	0.08	0.00	0.08
rtx_equal_for_memref_p	0.08	0.05	0.01	0.00	0.08	0.00	0.08	0.00	0.08	0.00	0.08
fputs	0.08	0.05	0.01	0.22	0.25	0.05	0.01	0.00	0.08	0.00	0.08
can_combine_p	0.08	0.14	0.05	0.33	0.78	0.00	0.08	0.00	0.08	0.00	0.08
side_effects_p	0.08	0.14	0.05	0.11	0.01	0.05	0.01	0.00	0.08	0.00	0.08
cse_rtx_addr_varies_p	0.08	0.00	0.08	0.11	0.01	0.05	0.01	0.00	0.08	0.00	0.08
mark_used_regs_combine	0.08	0.18	0.13	0.22	0.25	0.18	0.13	0.37	1.05	0.00	0.08
free_element	0.08	0.05	0.01	0.00	0.08	0.05	0.01	0.00	0.08	0.00	0.08
reg_mentioned_p	0.08	0.23	0.28	0.33	0.78	0.18	0.13	0.00	0.08	0.00	0.08
record_dead_and_set_regs	0.08	0.09	0.00	0.22	0.25	0.14	0.05	0.00	0.08	0.00	0.08
get_element	0.07	0.09	0.01	0.22	0.32	0.05	0.01	0.00	0.07	0.00	0.07
lookup_for_remove	0.07	0.05	0.01	0.00	0.07	0.05	0.01	0.00	0.07	0.00	0.07
.div	0.07	0.18	0.17	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07
sched_analyze_1	0.07	0.14	0.07	0.00	0.07	0.18	0.17	0.00	0.07	0.00	0.07
record_jump_cond	0.07	0.05	0.01	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07
combine_instructions	0.07	0.09	0.01	0.22	0.32	0.23	0.37	0.00	0.07	0.00	0.07
_brk_unlocked	0.07	0.14	0.07	0.11	0.02	0.14	0.07	0.37	1.29	1.56	31.72
reg_overlap_mentioned_p	0.07	0.09	0.01	0.11	0.02	0.00	0.07	0.00	0.07	0.00	0.07
nonimmediate_operand	0.07	0.00	0.07	0.11	0.02	0.05	0.01	0.75	6.61	0.00	0.07
recog_1	0.07	0.05	0.01	0.11	0.02	0.09	0.01	0.00	0.07	0.00	0.07
spill_hard_reg	0.07	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07		0.07
invalidate_from_clobbers	0.06	0.00	0.06	0.00	0.06	0.09	0.02	0.37	1.60	0.00	0.06
num_sign_bit_copies	0.06	0.18	0.24	0.00	0.06	0.18	0.24	0.37	1.60	0.00	0.06
subst_constants	0.06	0.05	0.00	0.22	0.43	0.00	0.06	0.37	1.60	0.00	0.06
shorten_branches	0.06	0.00	0.06	0.00	0.06	0.05	0.00	0.75	7.94	0.00	0.06
floor_log2_wide	0.06	0.00	0.06	0.22	0.43	0.05	0.00	0.00	0.06	0.00	0.06
rank_for_schedule	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
mark_set_1	0.06	0.14	0.11	0.22	0.43	0.00	0.06	0.00	0.06	0.00	0.06
requires_inout	0.06	0.14	0.11	0.11	0.04	0.32	1.13	0.00	0.06	0.00	0.06
expand_expr	0.06	0.18	0.24	0.11	0.04	0.14	0.11	0.00	0.06	1.56	37.50
combine_movables	0.06	0.05	0.00	0.11	0.04	0.05	0.00	0.00	0.06	0.00	0.06
remove_from_table	0.06	0.05	0.00	0.22	0.43	0.14	0.11	0.00	0.06	0.00	0.06
dead_or_set_regno_p	0.06	0.18	0.24	0.11	0.04	0.00	0.06	0.00	0.06	0.00	0.06
attach_deaths	0.06	0.14	0.11	0.11	0.04	0.05	0.00	0.00	0.06	0.00	0.06
make_node	0.06	0.14	0.11	0.11	0.04	0.05	0.00	0.00	0.06	1.56	37.50
scan_paradoxical_subregs	0.06	0.05	0.00	0.11	0.04	0.09	0.02	0.00	0.06	0.00	0.06
find_equiv_reg	0.06	0.05	0.00	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06
print_operand	0.05	0.09	0.03	0.00	0.05	0.14	0.16	0.00	0.05	0.00	0.05
rtx_equal_for_loop_p	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
equiv_constant	0.05	0.05	0.00	0.11	0.07	0.05	0.00	0.37	2.05	0.00	0.05
push_obstacks	0.05	0.00	0.05	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
recog_2	0.05	0.14	0.16	0.33	1.57	0.05	0.00	0.00	0.05	0.00	0.05
oballoc	0.05	0.00	0.05	0.11	0.07	0.09	0.03	0.37	2.05	0.00	0.05

recog_for_combine	0.05	0.00	0.05	0.11	0.07	0.09	0.03	0.00	0.05	0.00	0.05
volatile_insn_p	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
expand_inline_function	0.05	0.05	0.00	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
condjump_p	0.05	0.18	0.34	0.00	0.05	0.14	0.16	0.37	2.05	0.00	0.05
dead_or_set_p	0.05	0.05	0.00	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
get_last_value	0.05	0.05	0.00	0.11	0.07	0.00	0.05	0.37	2.05	0.00	0.05
result_ready_cost	0.05	0.00	0.05	0.00	0.05	0.09	0.03	0.00	0.05	0.00	0.05
delete_insn	0.05	0.09	0.03	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
qty_compare_1	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
redundant_insn	0.05	0.05	0.00	0.00	0.05	0.00	0.05	0.37	2.05	0.00	0.05
sched_analyze	0.05	0.18	0.34	0.33	1.57	0.05	0.00	0.00	0.05	0.00	0.05
set_label_offsets	0.04	0.09	0.06	0.11	0.12	0.14	0.25	0.00	0.04	0.00	0.04
fixup_var_refs_1	0.04	0.00	0.04	0.00	0.04	0.00	0.04		0.04	0.00	0.04
simplify_shift_const	0.04	0.09	0.06	0.33	2.10	0.00	0.04	1.12	29.16	0.00	0.04
cse_main	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.37	2.72	0.00	0.04
dbr_schedule	0.04	0.09	0.06	0.11	0.12	0.09	0.06	0.00	0.04	0.00	0.04
find_basic_blocks	0.04	0.05	0.00	0.11	0.12	0.09	0.06	0.00	0.04	0.00	0.04
even_relop	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
rtx_addr_varies_p	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
_realbufend	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
update_live_status	0.04	0.09	0.06	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
prev_active_insn	0.04	0.09	0.06	0.22	0.81	0.05	0.00	0.00	0.04	0.00	0.04
set_nonvarying_address_components	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
function_units_used	0.04	0.00	0.04	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
memrefs_conflict_p	0.04	0.05	0.00	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
update_table_tick	0.04	0.14	0.25	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
replace_regs	0.04	0.00	0.04	0.22	0.81	0.09	0.06	0.00	0.04	0.00	0.04
gen_reg_rtx	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
copy_for_inline	0.04	0.05	0.00	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
simplify_relational_operation	0.04	0.09	0.06	0.22	0.81	0.14	0.25	0.37	2.72	0.00	0.04
use_crosses_set_p	0.04	0.09	0.06	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
qsort	0.04	0.05	0.00	0.00	0.04	0.09	0.06	0.00	0.04	0.00	0.04
new_basic_block	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
_libc_write	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.75	12.60	0.00	0.04
init_alias_analysis	0.04	0.05	0.00	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
global_alloc	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
unshare_all_rtl	0.04	0.00	0.04	0.00	0.04	0.09	0.06	0.00	0.04	0.00	0.04
reload_as_needed	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
true_regnum	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
copy_cost	0.04	0.05	0.00	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
expand_field_assignment	0.04	0.05	0.00	0.00	0.04	0.09	0.06	0.00	0.04	0.00	0.04
insn_dead_p	0.04	0.09	0.06	0.11	0.12	0.05	0.00	0.37	2.72	0.00	0.04
record_dead_and_set_regs_1	0.04	0.00	0.04	0.00	0.04	0.14	0.25	0.37	2.72	0.00	0.04
.mul	3.15	1.74	0.63	1.30	1.09	1.83	0.55	0.75	1.83	1.56	0.80
combinable_i3pat	0.04	0.09	0.06	0.11	0.12	0.00	0.04	0.75	12.60	0.00	0.04
record_jump_equiv	0.04	0.05	0.00	0.33	2.10	0.00	0.04	0.00	0.04	1.56	57.76
record_address_regs	0.04	0.05	0.00	0.00	0.04	0.05	0.00	0.37	2.72	0.00	0.04
fold	0.04	0.09	0.06	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
simplify_comparison	0.04	0.14	0.25	0.11	0.12	0.18	0.49	0.37	2.72	0.00	0.04
force_movables	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
delete_dead_from_cse	0.04	0.00	0.04	0.22	0.81	0.00	0.04	0.00	0.04	0.00	0.04
update_equiv_regs	0.04	0.05	0.00	0.00	0.04	0.09	0.06	0.00	0.04	0.00	0.04
odd_relop	0.03	0.05	0.01	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
output_operand	0.03	0.05	0.01	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
reemit_notes	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.37	3.85	0.00	0.03
mark_reg_store	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03

next_label	0.03	0.00	0.03	0.11	0.21	0.14	0.40	0.00	0.03	0.00	0.03
find_free_reg	0.03	0.09	0.12	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
getpid	0.03	0.46	6.16	0.33	3.00	0.18	0.75	0.75	17.28	4.69	723.85
emit_reload_insns	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03		0.03
count_loop_regs_set	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
save_for_inline_copying	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
gen_lowpart_if_possible	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
next_insn_no_annul	0.03	0.05	0.01	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
reg_or_0_operand	0.03	0.05	0.01	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
pop_obstacks	0.03	0.05	0.01	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
sched_note_set	0.03	0.05	0.01	0.22	1.20	0.05	0.01	0.00	0.03	0.00	0.03
check_asm_operands	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
split_insns	0.03	0.09	0.12	0.00	0.03	0.09	0.12	0.37	3.85	0.00	0.03
lookup_as_function	0.03	0.05	0.01	0.22	1.20	0.05	0.01	0.00	0.03	0.00	0.03
reg_referenced_p	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
forget_old_reloads_1	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
emit_move_insn_1	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
subst_reg_equivs	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
cse_set_around_loop	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.37	3.85	0.00	0.03
post_mark_life	0.03	0.09	0.12	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
relax_delay_slots	0.03	0.05	0.01	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
schedule_insns	0.03	0.09	0.12	0.33	3.00	0.00	0.03	0.00	0.03	0.00	0.03
address_operand	0.02	0.05	0.05	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
memccpy	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
next_real_insn	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
combine_reloads	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
allocno_compare	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
note_mem_written	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
try_constants	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
qty_sugg_compare_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_single_use_in_loop	0.02	0.14	0.72	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
add_insn_before	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
distribute_links	0.02	0.09	0.25	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
expand_call	0.02	0.00	0.02	0.00	0.02	0.09	0.25	0.00	0.02	0.00	0.02
strength_reduce	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
find_and_verify_loops	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
fixup_var_refs_insns	0.02	0.00	0.02	0.11	0.41	0.00	0.02		0.02	0.00	0.02
next_nonnote_insn	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
resource_conflicts_p	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
alter_reg	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
obfree	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
try_split	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
comparison_dominates_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.37	6.13	0.00	0.02
plus_constant_wide	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
strict_memory_address_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
add_insn_mem_dependence	0.02	0.00	0.02	0.22	2.00	0.09	0.25	0.00	0.02	0.00	0.02
fprintf	0.02	0.00	0.02	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
force_to_mode	0.02	0.00	0.02	0.11	0.41	0.18	1.28	0.00	0.02	0.00	0.02
reg_set_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
reset_used_flags	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.37	6.13	0.00	0.02
mostly_true_jump	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
loop_reg_used_before_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_split_point	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
_malloc_unlocked	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
expand_binop	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
mostly_false_jump	0.02	0.00	0.02	0.22	2.00	0.09	0.25	0.00	0.02	0.00	0.02
fill_simple_delay_slots	0.02	0.09	0.25	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02

loop_optimize	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
max_reg_num	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
safe_hash	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
cancel_changes	0.02	0.05	0.05	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
atoi	0.02	0.00	0.02	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
mark_modified_reg	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
make_insn_raw	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
find_regno_note	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
get_attr_type	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
undo_all	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
strlen	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
reg_alternate_class	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
attach_deaths_insn	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
mem110_unit_blockage	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
peephole	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
true_dependence	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
set_preference	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_move_sequence	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
recog_3	0.02		0.02		0.02		0.02		0.02		0.02
gen_movsi	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
gen_rtx_combine	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
push_reload	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
build	0.02	0.09	0.25	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
merge_equiv_classes	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.37	6.13	0.00	0.02
distribute_notes	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
preexpand_calls	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
emit_delay_sequence	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
allocate_reload_reg	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
grokdeclarator	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	3.12	480.50
remove_invalid_refs	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
prescan_loop	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mark_elimination	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.37	6.13	0.00	0.02
expand_preferences	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
add_insn	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
prev_real_insn	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
memory_operand	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
end_sequence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
start_sequence	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
output_asm_name	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_is_set	0.01	0.09	0.64	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
find_reloads_address	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
apply_distributive_law	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
rare_destination	0.01	0.05	0.16	0.11	1.00	0.14	1.69	0.75	54.76	0.00	0.01
rtvec_alloc	0.01	0.05	0.16	0.11	1.00	0.05	0.16	0.37	12.96	0.00	0.01
emit_move_insn	0.01	0.00	0.01	0.11	1.00	0.09	0.64	0.00	0.01	0.00	0.01
find_regno_fusage	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
assemble_name	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
anti_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mem110_unit_blockage_range	0.01	0.00	0.01	0.22	4.41	0.00	0.01	0.00	0.01	0.00	0.01
combine_regs	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
cse_gen_binary	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.37	12.96	0.00	0.01
build1	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
combine_temp_slots	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
mark_life	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.37	12.96	0.00	0.01
own_thread_p	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
recog_4	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.37	12.96	0.00	0.01
push_secondary_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01

force_reg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
simplify_unary_operation	0.01	0.05	0.16	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
change_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
collect_iterators	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_binary	0.01	0.05	0.16	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
move_movables	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
instantiate_virtual_regs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
local_alloc	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
order_regs_for_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
new_sometimes_live	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
arith32_operand	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
mark_set_regs	0.01	0.09	0.64	0.33	10.24	0.00	0.01	0.00	0.01	0.00	0.01
exact_log2_wide	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
protect_from_queue	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_home_live	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
reg_preferred_class	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
emit_insns_before	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
make_field_assignment	0.01	0.09	0.64	0.00	0.01	0.05	0.16	0.37	12.96	0.00	0.01
num_delay_slots	0.01	0.00	0.01	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
follow_jumps	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
insn_default_length	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_reg_clobber	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
mark_not_elimidable	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
immediate_operand	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
insn_sets_resource_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
preserve_subexpressions_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_sequence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
alu_unit_blockage_range	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
note_addr_stored	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
invariant_p	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
stop_search_p	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
gen_lowpart_for_combine	0.01	0.09	0.64	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
add_operand	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
create_reg_dead_note	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
insn_references_resource_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.37	12.96	0.00	0.01
integer_zerop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
walk_alter_subreg	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
ungetc	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
rtx_equal_for_thread_p	0.01	0.14	1.69	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
output_107	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
get_branch_condition	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.37	12.96	0.00	0.01
alloc_qty	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
force_fit_type	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
convert	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
clear_units	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
free_pending_lists	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
strcmp	0.01	0.05	0.16	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
t_splay	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
memory_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
classify_integer	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
note_delay_statistics	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
internal_build_compound_expr	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
const_binop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
pop_temp_slots	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
build_binary_op	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
simplify_if_then_else	0.01	0.05	0.16	0.00	0.01	0.14	1.69	0.00	0.01	0.00	0.01
rtx_renumbered_equal_p	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

lvalue_p	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
uses_reg_or_mem	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
mark_label_ref	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_move_insn	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
delete_from_jump_chain	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
choose_reload_regs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
store_expr	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
operand_equal_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
move_deaths	0.01	0.05	0.16	0.22	4.41	0.00	0.01	0.00	0.01	0.00	0.01
expand_assignment	0.01	0.00	0.01	0.22	4.41	0.00	0.01	0.00	0.01	0.00	0.01
iterator_expand	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
fill_slots_from_thread	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
validate_replace_rtx_1	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
invert_exp	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
try_merge_delay_insns	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_increment	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
flow_analysis	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
Sum	102.70	99.82	49.48	98.78	154.27	100.40	38.97	98.41	465.05	90.56	2445.42
	Ref	Train	Train	Test	Test	LgRed	LgRed	MdRed	Mdred	SmRed	SmRed
			Chi		Chi		Chi		Chi		Chi

90% Confidence level (401 entries) = 436.649

Function level execution profile at optimization level O2

The following table contains function execution profiles and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets as compared to the full SPEC reference datasets. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the gprof profiling utility. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall execution time spent in the stated function (in the Function column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi are the terms of the chi-squared statistic for the stated function (in the function column).

Function	Ref	Train	Train Chi	Test	Test Chi	LgRed	LgRed Chi	MdRed	Mdred Chi	SmRed	SmRed Chi
internal_mcount	23.72	26.06	0.23	31.55	2.58	24.59	0.03	34.35	4.76	29.69	1.50
memcpy	10.55	7.55	0.85	2.58	6.02	7.06	1.15	0.38	9.80	0.00	10.55
memset	6.95	3.92	1.32	1.93	3.63	5.28	0.40	0.76	5.51	0.00	6.95
propagate_block	3.85	3.32	0.07	0.97	2.15	2.59	0.41	0.76	2.48	0.00	3.85
cse_insn	3.80	3.52	0.02	4.40	0.09	2.95	0.19	4.96	0.35	1.56	1.32
.umul	3.38	1.86	0.68	1.82	0.72	1.78	0.76	1.53	1.01	1.56	0.98
_mcount	1.79	1.66	0.01	1.72	0.00	2.34	0.17	1.91	0.01		1.79
sched_analyze_insn	1.68	1.21	0.13	0.00	1.68	1.27	0.10	0.00	1.68	0.00	1.68
.rem	1.23	0.91	0.08	0.64	0.28	1.52	0.07	1.15	0.01	1.56	0.09
find_reloads	1.22	0.86	0.11	1.18	0.00	1.12	0.01	1.15	0.00	0.00	1.22
record_one_conflict	1.15	0.35	0.56	0.00	1.15	0.56	0.30	0.00	1.15	0.00	1.15
schedule_block	1.11	1.11	0.00	0.64	0.20	0.71	0.14	1.15	0.00	0.00	1.11
fold_rtx	1.07	2.11	1.01	1.39	0.10	1.22	0.02	2.29	1.39	0.00	1.07
life_analysis	1.02	0.50	0.27	0.32	0.48	0.51	0.26	0.38	0.40	0.00	1.02
record_reg_classes	0.96	1.56	0.38	0.97	0.00	1.52	0.33	0.38	0.35	0.00	0.96
insert	0.93	0.80	0.02	0.43	0.27	1.12	0.04	1.53	0.39	0.00	0.93
canon_reg	0.82	0.60	0.06	0.97	0.03	0.81	0.00	1.53	0.61	1.56	0.67
invalidate	0.82	0.60	0.06	0.11	0.61	0.41	0.21	0.00	0.82	0.00	0.82
find_reg	0.75	0.40	0.16	0.11	0.55	0.15	0.48	0.00	0.75	0.00	0.75
constrain_operands	0.74	0.80	0.00	1.07	0.15	0.71	0.00	0.00	0.74	0.00	0.74
exp_equiv_p	0.62	0.30	0.17	0.32	0.15	0.86	0.09	0.76	0.03	0.00	0.62
canon_hash	0.57	0.70	0.03	0.75	0.06	1.02	0.36	0.76	0.06	0.00	0.57
rtx_equal_p	0.55	0.30	0.11	0.64	0.01	0.41	0.04	1.15	0.65	0.00	0.55
rtx_cost	0.54	0.65	0.02	0.32	0.09	0.41	0.03	1.15	0.69	0.00	0.54
unroll_loop	0.53	0.20	0.21	0.21	0.19	0.25	0.15	0.00	0.53	0.00	0.53
recog_5	0.52	0.55	0.00	0.11	0.32	0.51	0.00	0.00	0.52	0.00	0.52
find_reg_note	0.48	0.45	0.00	0.21	0.15	0.61	0.04	0.76	0.16	0.00	0.48
regclass	0.48	0.35	0.04	0.32	0.05	0.56	0.01	1.15	0.94	0.00	0.48
reg_scan_mark_refs	0.48	0.50	0.00	0.32	0.05	0.61	0.04	1.15	0.94	0.00	0.48
refers_to_mem_p	0.44	0.10	0.26	0.00	0.44	0.05	0.35	0.00	0.44	0.00	0.44
subst	0.44	0.70	0.15	0.64	0.09	0.20	0.13	0.76	0.23	0.00	0.44
jump_optimize	0.42	0.45	0.00	0.75	0.26	0.56	0.05	0.38	0.00	1.56	3.09
refers_to_regno_p	0.40	0.40	0.00	0.64	0.14	0.51	0.03	0.00	0.40	0.00	0.40
cse_basic_block	0.40	0.50	0.02	0.32	0.02	0.61	0.11	0.76	0.32	0.00	0.40
simplify_binary_operation	0.38	0.45	0.01	0.64	0.18	0.56	0.09	1.15	1.56	3.12	19.76
apply_change_group	0.38	0.35	0.00	0.00	0.38	0.25	0.04	0.76	0.38	0.00	0.38
reload	0.37	0.20	0.08	0.11	0.18	0.30	0.01	0.00	0.37	0.00	0.37
note_stores	0.36	0.60	0.16	0.43	0.01	0.30	0.01	0.76	0.44	0.00	0.36
__open	0.34	0.86	0.80	1.72	5.60	1.42	3.43	2.67	15.97	7.81	164.12
register_operand	0.32	0.40	0.02	0.43	0.04	0.36	0.00	0.00	0.32	0.00	0.32
invalidate_memory	0.31	0.20	0.04	0.21	0.03	0.25	0.01	0.00	0.31	1.56	5.04
make_compound_operation	0.30	0.20	0.03	0.54	0.19	0.30	0.00	0.38	0.02	0.00	0.30
copy_rtx	0.30	0.50	0.13	0.32	0.00	0.51	0.15	0.38	0.02	0.00	0.30

gen_rtx	0.29	0.60	0.33	0.43	0.07	0.15	0.07	0.00	0.29	1.56	5.56
lookup	0.28	0.20	0.02	0.11	0.10	0.30	0.00	0.38	0.04	0.00	0.28
recog_memoized	0.28	0.25	0.00	0.43	0.08	0.30	0.00	0.00	0.28	0.00	0.28
simplify_rtx	0.28	0.45	0.10	0.75	0.79	0.20	0.02	0.38	0.04	0.00	0.28
rtx_alloc	0.27	0.55	0.29	0.43	0.09	0.46	0.13	0.38	0.04	0.00	0.27
delete_reg_equiv	0.26	0.20	0.01	0.11	0.09	0.20	0.01	0.00	0.26	0.00	0.26
single_set	0.26	0.35	0.03	0.21	0.01	0.30	0.01	0.38	0.06	0.00	0.26
mark_jump_label	0.26	0.55	0.32	0.86	1.38	0.46	0.15	1.15	3.05	0.00	0.26
eliminate_regs	0.26	0.50	0.22	0.21	0.01	0.25	0.00	0.38	0.06	0.00	0.26
cse_end_of_basic_block	0.26	0.10	0.10	0.43	0.11	0.25	0.00	0.00	0.26	0.00	0.26
reg_fits_class_p	0.26	0.20	0.01	0.21	0.01	0.41	0.09	0.00	0.26	0.00	0.26
mark_target_live_regs	0.25	0.86	1.49	0.86	1.49	0.76	1.04	0.76	1.04	0.00	0.25
mention_regs	0.24	0.35	0.05	0.43	0.15	0.15	0.03	0.38	0.08	1.56	7.26
insert_regs	0.24	0.15	0.03	0.32	0.03	0.25	0.00	0.00	0.24	0.00	0.24
insn_extract	0.24	0.20	0.01	0.43	0.15	0.25	0.00	0.38	0.08	0.00	0.24
find_best_addr	0.24	0.35	0.05	0.11	0.07	0.10	0.08	0.38	0.08	1.56	7.26
try_combine	0.24	0.30	0.02	0.11	0.07	0.66	0.74	0.38	0.08	0.00	0.24
invalidate_for_call	0.24	0.40	0.11	0.21	0.00	0.36	0.06	0.00	0.24	0.00	0.24
prune_preferences	0.24	0.05	0.15	0.11	0.07	0.05	0.15	0.00	0.24	0.00	0.24
validate_change	0.24	0.10	0.08	0.21	0.00	0.25	0.00	0.38	0.08	0.00	0.24
yyparse	0.24	0.50	0.28	0.54	0.38	0.41	0.12	0.00	0.24	3.12	34.56
global_conflicts	0.23	0.45	0.21	0.21	0.00	0.25	0.00	0.38	0.10	0.00	0.23
nonzero_bits	0.22	0.20	0.00	0.97	2.56	0.46	0.26	0.38	0.12	1.56	8.16
mark_set_resources	0.22	0.55	0.50	0.32	0.05	1.07	3.28	0.38	0.12	1.56	8.16
_doprnt	0.21	0.25	0.01	0.43	0.23	0.20	0.00	0.38	0.14	4.69	95.57
make_regs_eqv	0.21	0.15	0.02	0.21	0.00	0.05	0.12	0.00	0.21	0.00	0.21
general_operand	0.20	0.10	0.05	0.21	0.00	0.25	0.01	0.00	0.20	0.00	0.20
record_conflicts	0.20	0.15	0.01	0.11	0.04	0.10	0.05	0.00	0.20	0.00	0.20
simplejump_p	0.20	0.25	0.01	0.43	0.26	0.10	0.05	0.00	0.20	0.00	0.20
scan_loop	0.20	0.00	0.20	0.11	0.04	0.00	0.20	0.00	0.20	0.00	0.20
asm_noperands	0.20	0.10	0.05	0.11	0.04	0.00	0.20	0.76	1.57	0.00	0.20
mark_referenced_resources	0.20	0.60	0.80	0.86	2.18	0.71	1.30	1.15	4.51	0.00	0.20
get_identifier	0.20	0.10	0.05	0.32	0.07	0.20	0.00	0.00	0.20	0.00	0.20
schedule_select	0.18	0.25	0.03	0.21	0.01	0.10	0.04	0.00	0.18	0.00	0.18
recog	0.17	0.20	0.01	0.00	0.17	0.30	0.10	0.38	0.26	0.00	0.17
_libc_read	0.17	0.75	1.98	0.97	3.76	0.66	1.41	1.91	17.81	4.69	120.18
memory_address_p	0.17	0.10	0.03	0.32	0.13	0.20	0.01	0.38	0.26	0.00	0.17
invalidate_from_clobbers	0.17	0.15	0.00	0.64	1.30	0.10	0.03	0.00	0.17	0.00	0.17
priority	0.17	0.20	0.01	0.54	0.81	0.25	0.04	0.00	0.17	0.00	0.17
cse_process_notes	0.16	0.00	0.16	0.11	0.02	0.20	0.01	0.00	0.16	0.00	0.16
next_active_insn	0.16	0.30	0.12	0.00	0.16	0.36	0.25	0.38	0.30	0.00	0.16
copy_rtx_if_shared	0.16	0.10	0.02	0.11	0.02	0.25	0.05	1.15	6.13	0.00	0.16
volatile_refs_p	0.16	0.20	0.01	0.11	0.02	0.15	0.00	0.38	0.30	0.00	0.16
count_reg_usage	0.15	0.30	0.15	0.21	0.02	0.10	0.02	0.38	0.35	0.00	0.15
get_last_value_validate	0.15	0.25	0.07	0.43	0.52	0.05	0.07	0.00	0.15	0.00	0.15
find_basic_block	0.15	0.30	0.15	0.11	0.01	0.30	0.15	0.00	0.15	0.00	0.15
mark_used_regs	0.14	0.10	0.01	0.11	0.01	0.20	0.03	0.00	0.14	0.00	0.14
sched_analyze_2	0.13	0.25	0.11	0.43	0.69	0.15	0.00	0.38	0.48	0.00	0.13
output_asm_insn	0.13	0.35	0.37	0.32	0.28	0.30	0.22	0.00	0.13	1.56	15.73
memcmp	0.12	0.05	0.04	0.11	0.00	0.05	0.04	0.38	0.56	0.00	0.12
add_dependence	0.12	0.10	0.00	0.00	0.12	0.10	0.00	0.00	0.12	0.00	0.12
instantiate_virtual_regs_1	0.12	0.15	0.01	0.32	0.33	0.05	0.04	0.00	0.12	0.00	0.12
sched_analyze_1	0.12	0.10	0.00	0.21	0.07	0.20	0.05	0.00	0.12	0.00	0.12
combine_instructions	0.12	0.00	0.12	0.11	0.00	0.10	0.00	0.00	0.12	0.00	0.12
canon_rtx	0.12	0.00	0.12	0.00	0.12	0.00	0.12	0.00	0.12	0.00	0.12
recog_1	0.12	0.00	0.12	0.21	0.07	0.20	0.05	0.00	0.12	0.00	0.12
num_sign_bit_copies	0.12	0.20	0.05	0.54	1.47	0.05	0.04	0.38	0.56	0.00	0.12

eliminate_regs_in_insn	0.12	0.20	0.05	0.11	0.00	0.05	0.04	0.00	0.12	0.00	0.12
recog_2	0.12	0.05	0.04	0.21	0.07	0.05	0.04	0.00	0.12	0.00	0.12
side_effects_p	0.11	0.05	0.03	0.00	0.11	0.10	0.00	0.00	0.11	0.00	0.11
final_scan_insn	0.11	0.10	0.00	0.21	0.09	0.20	0.07	0.00	0.11	0.00	0.11
block_alloc	0.11	0.10	0.00	0.32	0.40	0.10	0.00	0.00	0.11	0.00	0.11
record_value_for_reg	0.11	0.15	0.01	0.11	0.00	0.15	0.01	0.00	0.11	0.00	0.11
_libc_close	0.11	0.30	0.33	0.32	0.40	0.46	1.11	1.15	9.83	7.81	539.00
prev_nonnote_insn	0.10	0.25	0.23	0.21	0.12	0.20	0.10	1.15	11.03	0.00	0.10
get_element	0.10	0.15	0.02	0.21	0.12	0.15	0.02	0.00	0.10	0.00	0.10
rehash_using_reg	0.10	0.20	0.10	0.21	0.12	0.15	0.02	0.00	0.10	0.00	0.10
mark_used_regs_combine	0.10	0.25	0.23	0.21	0.12	0.05	0.03	0.00	0.10	0.00	0.10
lookup_for_remove	0.09	0.05	0.02	0.00	0.09	0.15	0.04	0.00	0.09	0.00	0.09
schedule_insn	0.09	0.00	0.09	0.11	0.00	0.15	0.04	0.00	0.09	0.00	0.09
make_node	0.09	0.15	0.04	0.32	0.59	0.10	0.00	0.76	4.99	1.56	24.01
record_jump_cond	0.09	0.05	0.02	0.11	0.00	0.05	0.02	0.00	0.09	0.00	0.09
thread_jumps	0.09	0.10	0.00	0.11	0.00	0.20	0.13	0.00	0.09	0.00	0.09
floor_log2_wide	0.09	0.05	0.02	0.11	0.00	0.05	0.02	0.38	0.93	0.00	0.09
make_new_qty	0.09	0.20	0.13	0.00	0.09	0.00	0.09	0.00	0.09	0.00	0.09
reg_mentioned_p	0.09	0.15	0.04	0.00	0.09	0.25	0.28	0.00	0.09	0.00	0.09
yylex	0.09	0.20	0.13	0.54	2.25	0.41	1.14	0.38	0.93	0.00	0.09
subst_constants	0.09	0.05	0.02	0.11	0.00	0.36	0.81	0.00	0.09	0.00	0.09
reg_scan	0.09	0.10	0.00	0.11	0.00	0.20	0.13	0.00	0.09	0.00	0.09
.urem	0.08	0.00	0.08	0.00	0.08	0.20	0.18	0.00	0.08	0.00	0.08
move_operand	0.08	0.05	0.01	0.21	0.21	0.15	0.06	0.00	0.08	0.00	0.08
rank_for_schedule	0.08	0.05	0.01	0.21	0.21	0.10	0.01	0.38	1.13	0.00	0.08
fputs	0.08	0.30	0.61	0.11	0.01	0.00	0.08	0.00	0.08	0.00	0.08
record_dead_and_set_regs	0.08	0.20	0.18	0.21	0.21	0.05	0.01	0.00	0.08	0.00	0.08
set_nonvarying_address_components	0.08	0.00	0.08	0.00	0.08	0.00	0.08	0.00	0.08	0.00	0.08
can_combine_p	0.08	0.15	0.06	0.11	0.01	0.15	0.06	0.00	0.08	0.00	0.08
memrefs_conflict_p	0.08	0.00	0.08	0.00	0.08	0.00	0.08	0.00	0.08	0.00	0.08
replace_regs	0.08	0.05	0.01	0.11	0.01	0.05	0.01	0.00	0.08	0.00	0.08
copy_rtx_and_substitute	0.08	0.20	0.18	0.11	0.01	0.36	0.98	0.00	0.08	0.00	0.08
reg_overlap_mentioned_p	0.08	0.05	0.01	0.32	0.72	0.00	0.08	0.38	1.13	0.00	0.08
print_operand	0.08	0.05	0.01	0.00	0.08	0.10	0.01	0.00	0.08	0.00	0.08
simplify_relational_operation	0.08	0.10	0.01	0.11	0.01	0.20	0.18	0.00	0.08	0.00	0.08
find_equiv_reg	0.08	0.00	0.08	0.11	0.01	0.00	0.08	0.00	0.08	0.00	0.08
spill_hard_reg	0.08	0.05	0.01	0.00	0.08	0.05	0.01	0.00	0.08		0.08
free_element	0.07	0.00	0.07	0.21	0.28	0.05	0.01	0.00	0.07	0.00	0.07
copy_for_inline	0.07	0.05	0.01	0.11	0.02	0.05	0.01	0.38	1.37	0.00	0.07
requires_inout	0.07	0.20	0.24	0.00	0.07	0.05	0.01	0.00	0.07	0.00	0.07
reload_as_needed	0.07	0.00	0.07	0.00	0.07	0.05	0.01	0.00	0.07	0.00	0.07
nonimmediate_operand	0.07	0.05	0.01	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07
rtx_varies_p	0.07	0.00	0.07	0.00	0.07	0.10	0.01	0.00	0.07	0.00	0.07
cse_rtx_addr_varies_p	0.07	0.00	0.07	0.00	0.07	0.05	0.01	0.00	0.07	0.00	0.07
.div	0.07	0.00	0.07	0.00	0.07	0.15	0.09	0.00	0.07	0.00	0.07
attach_deaths	0.07	0.20	0.24	0.11	0.02	0.15	0.09	0.38	1.37	0.00	0.07
delete_insn	0.07	0.05	0.01	0.00	0.07	0.05	0.01	0.00	0.07	0.00	0.07
combinable_i3pat	0.07	0.10	0.01	0.21	0.28	0.10	0.01	0.00	0.07	0.00	0.07
volatile_insn_p	0.07	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07
copy_cost	0.06	0.10	0.03	0.21	0.38	0.05	0.00	0.00	0.06	0.00	0.06
remove_from_table	0.06	0.15	0.14	0.00	0.06	0.10	0.03	0.00	0.06	0.00	0.06
rtx_equal_for_memref_p	0.06	0.05	0.00	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06
cancel_changes	0.06	0.10	0.03	0.11	0.04	0.00	0.06	0.00	0.06	0.00	0.06
if_then_else_cond	0.06	0.00	0.06	0.21	0.38	0.10	0.03	0.00	0.06	0.00	0.06
odd_relop	0.06	0.05	0.00	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
rtx_equal_for_loop_p	0.06	0.00	0.06	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06

update_table_tick	0.06	0.05	0.00	0.11	0.04	0.10	0.03	0.00	0.06	0.00	0.06
find_comparison_args	0.06	0.25	0.60	0.32	1.13	0.20	0.33	0.00	0.06	1.56	37.50
fold	0.06	0.10	0.03	0.11	0.04	0.05	0.00	0.00	0.06	0.00	0.06
init_alias_analysis	0.06	0.05	0.00	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06
_brk_unlocked	0.06	0.35	1.40	0.32	1.13	0.20	0.33		0.06		0.06
gen_lowpart_common	0.05	0.10	0.05	0.21	0.51	0.15	0.20	0.38	2.18	0.00	0.05
condjump_p	0.05	0.40	2.45	0.00	0.05	0.10	0.05	0.00	0.05	0.00	0.05
even_relop	0.05	0.05	0.00	0.00	0.05	0.10	0.05	0.00	0.05	0.00	0.05
fixup_var_refs_1	0.05	0.00	0.05	0.11	0.07	0.00	0.05		0.05	0.00	0.05
push_reload	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05		0.05
getpid	0.05	0.10	0.05	0.11	0.07	0.05	0.00	0.76	10.08	0.00	0.05
true_regnum	0.05	0.00	0.05	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
next_insn_no_annul	0.05	0.15	0.20	0.11	0.07	0.20	0.45	0.00	0.05	0.00	0.05
dead_or_set_p	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
set_label_offsets	0.05	0.10	0.05	0.00	0.05	0.10	0.05	0.00	0.05	0.00	0.05
mark_set_1	0.05	0.00	0.05	0.11	0.07	0.20	0.45	0.00	0.05	0.00	0.05
oballoc	0.05	0.10	0.05	0.11	0.07	0.10	0.05	0.00	0.05	1.56	45.60
simplify_set	0.05	0.10	0.05	0.11	0.07	0.20	0.45	0.00	0.05	0.00	0.05
immediate_operand	0.05	0.10	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
scan_paradoxical_subregs	0.05	0.10	0.05	0.00	0.05	0.25	0.80	0.00	0.05	0.00	0.05
next_label	0.05	0.00	0.05	0.11	0.07	0.00	0.05	0.00	0.05	0.00	0.05
new_basic_block	0.05	0.05	0.00	0.00	0.05	0.10	0.05	0.00	0.05	0.00	0.05
equiv_constant	0.04	0.10	0.09	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
push_obstacks	0.04	0.05	0.00	0.11	0.12	0.15	0.30	0.00	0.04	0.00	0.04
insn_dead_p	0.04	0.10	0.09	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
get_last_value	0.04	0.10	0.09	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
expand_expr	0.04	0.10	0.09	0.11	0.12	0.15	0.30	0.00	0.04	0.00	0.04
sched_analyze	0.04	0.05	0.00	0.00	0.04	0.20	0.64	0.00	0.04	0.00	0.04
loop_reg_used_before_p	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
combine_movables	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
expand_inline_function	0.04	0.20	0.64	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
dbr_schedule	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
update_equiv_regs	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
gen_lowpart_if_possible	0.04	0.05	0.00	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
dead_or_set_regno_p	0.04	0.05	0.00	0.11	0.12	0.10	0.09	0.76	12.96	0.00	0.04
prev_real_insn	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
get_attr_type	0.04	0.05	0.00	0.11	0.12	0.00	0.04	0.38	2.89	0.00	0.04
make_field_assignment	0.04	0.10	0.09	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
reg_referenced_p	0.04	0.00	0.04	0.11	0.12	0.10	0.09	0.00	0.04	0.00	0.04
record_jump_equiv	0.04	0.00	0.04	0.21	0.72	0.10	0.09	0.00	0.04	0.00	0.04
redundant_insn	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
shorten_branches	0.04	0.00	0.04	0.11	0.12	0.10	0.09	0.00	0.04	0.00	0.04
unshare_all_rtl	0.04	0.05	0.00	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
num_validated_changes	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
safe_hash	0.04	0.00	0.04	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
prev_active_insn	0.04	0.10	0.09	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
find_regno_note	0.04	0.00	0.04	0.00	0.04	0.10	0.09	0.00	0.04	0.00	0.04
record_dead_and_set_regs_1	0.04	0.05	0.00	0.00	0.04	0.10	0.09	0.00	0.04	0.00	0.04
function_units_used	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
sched_note_set	0.04	0.00	0.04	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
alter_reg	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
undo_all	0.04	0.05	0.00	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
record_address_regs	0.04	0.00	0.04	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
emit_move_insn	0.04	0.05	0.00	0.11	0.12	0.10	0.09	0.00	0.04	0.00	0.04
use_crosses_set_p	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
qsort	0.04	0.10	0.09	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
post_mark_life	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04

176.gcc, ref.scilab

find_free_reg	0.04	0.05	0.00	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
preexpand_calls	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
allocate_reload_reg	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04		0.04
_libc_write	0.04	0.05	0.00	0.00	0.04	0.10	0.09	0.00	0.04	0.00	0.04
fill_simple_delay_slots	0.04	0.00	0.04	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
schedule_insns	0.04	0.05	0.00	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
global_alloc	0.04	0.00	0.04	0.11	0.12	0.05	0.00	0.38	2.89	0.00	0.04
address_operand	0.03	0.10	0.16	0.00	0.03	0.15	0.48	0.00	0.03	0.00	0.03
rtx_addr_varies_p	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
expand_field_assignment	0.03	0.05	0.01	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
reemit_notes	0.03	0.05	0.01	0.00	0.03	0.10	0.16	0.00	0.03	0.00	0.03
.mul	3.38	1.86	0.68	1.82	0.72	1.78	0.76	1.53	1.01	1.56	0.98
recog_for_combine	0.03	0.20	0.96	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
allocno_compare	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
note_mem_written	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
reverse_condition	0.03	0.10	0.16	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
find_reloads_address	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
plus_constant_wide	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
true_dependence	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
recog_3	0.03		0.03		0.03		0.03		0.03		0.03
find_regno_fusage	0.03	0.05	0.01	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
simplify_shift_const	0.03	0.05	0.01	0.11	0.21	0.10	0.16	0.00	0.03	0.00	0.03
recog_4	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
find_split_point	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
finish_sometimes_live	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
expand_binop	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
choose_reload_regs	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03		0.03
move_movables	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
expand_preferences	0.03	0.05	0.01	0.00	0.03	0.15	0.48	0.38	4.08	0.00	0.03
add_insn	0.03	0.10	0.16	0.21	1.08	0.00	0.03	0.00	0.03	0.00	0.03
reg_or_0_operand	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
atoi	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
next_nonnote_insn	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
emit_insn	0.03	0.05	0.01	0.00	0.03	0.05	0.01	0.38	4.08	0.00	0.03
next_real_insn	0.03	0.00	0.03	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
split_insns	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
lookup_as_function	0.03	0.20	0.96	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
start_sequence	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
mark_not_elimidable	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
add_insn_mem_dependence	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
emit_move_sequence	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
rtvec_alloc	0.03	0.15	0.48	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
qty_sugg_compare_1	0.03	0.00	0.03	0.00	0.03	0.10	0.16	0.00	0.03	0.00	0.03
qty_compare_1	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
find_single_use_in_loop	0.03	0.10	0.16	0.21	1.08	0.05	0.01	0.38	4.08	0.00	0.03
default_conversion	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
simplify_comparison	0.03	0.00	0.03	0.11	0.21	0.20	0.96	0.38	4.08	0.00	0.03
distribute_notes	0.03	0.05	0.01	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
_malloc_unlocked	0.03	0.05	0.01	0.11	0.21	0.10	0.16	0.00	0.03	0.00	0.03
mostly_false_jump	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
cse_main	0.03	0.00	0.03	0.32	2.80	0.05	0.01	0.00	0.03	0.00	0.03
delete_dead_from_cse	0.03	0.00	0.03	0.21	1.08	0.00	0.03	0.00	0.03	0.00	0.03
loop_optimize	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
max_reg_num	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
new_sometimes_live	0.02	0.00	0.02	0.21	1.81	0.00	0.02	0.00	0.02	0.00	0.02
_realbufend	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
update_live_status	0.02	0.15	0.85	0.21	1.81	0.20	1.62	0.38	6.48	0.00	0.02

memccpy	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
combine_reloads	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
result_ready_cost	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
protect_from_queue	0.02	0.10	0.32	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
strlen	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
strict_memory_address_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
fprintf	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
set_preference	0.02	0.05	0.05	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
invariant_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
force_to_mode	0.02	0.05	0.05	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
gen_rtx_combine	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
build_binary_op	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
_obstack_newchunk	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_reload_insns	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
pushdecl	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
store_expr	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_single_use_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
grokdeclarator	0.02	0.15	0.85	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
expand_call	0.02	0.00	0.02	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
find_basic_blocks	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
save_for_inline_copying	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
arith32_operand	0.02	0.15	0.85	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
mark_set_regs	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.38	6.48	0.00	0.02
memory_operand	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
check_asm_operands	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
ferror_unlocked	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
resource_conflicts_p	0.02	0.10	0.32	0.00	0.02	0.10	0.32	0.38	6.48	0.00	0.02
gen_reg_rtx	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
reg_preferred_class	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
try_split	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
forget_old_reloads_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
alu_unit_blockage_range	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_move_insn_1	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
rare_destination	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
assemble_name	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
recog_6	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
walk_alter_subreg	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mostly_true_jump	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_note	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
merge_equiv_classes	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
validate_replace_rtx_1	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
try_merge_delay_insns	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
force_movables	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
local_alloc	0.02	0.00	0.02	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
output_operand	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	1.56	240.25
make_insn_raw	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
pop_obstacks	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
exact_log2_wide	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
end_sequence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
alu_unit_blockage	0.01	0.10	0.81	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
attach_deaths_insn	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
comparison_dominates_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
apply_distributive_law	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
stop_search_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_operand	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_movsi	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
reversible_comparison_p	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01

basic_induction_var	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_insn_before	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
combine_regs	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
build	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
reload_reg_free_p	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01		0.01
t_delete	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
preserve_temp_slots	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
tree_cons	0.01	0.05	0.16	0.11	1.00	0.05	0.16	0.38	13.69	0.00	0.01
simplify_if_then_else	0.01	0.10	0.81	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
change_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
emit_delay_sequence	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_label_ref	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
copy_node	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
simplify_plus_minus	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
use_related_value	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01	0.00	0.01
collect_iterators	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	1.56	240.25
build_unary_op	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
optimize_reg_copy_1	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
cse_around_loop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
prescan_loop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
strength_reduce	0.01	0.10	0.81	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_elimination	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
relax_delay_slots	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.38	13.69	0.00	0.01
final	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
instantiate_virtual_regs	0.01	0.00	0.01	0.21	4.00	0.05	0.16	0.00	0.01	0.00	0.01
find_and_verify_loops	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
fixup_var_refs_insns	0.01	0.00	0.01	0.11	1.00	0.00	0.01		0.01	0.00	0.01
mark_modified_reg	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
mark_home_live	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
condjump_in_parallel_p	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
obfree	0.01	0.00	0.01	0.00	0.01	0.10	0.81	0.00	0.01	0.00	0.01
follow_jumps	0.01	0.00	0.01	0.11	1.00	0.10	0.81	0.00	0.01	0.00	0.01
mark_reg_store	0.01	0.10	0.81	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_class_subset_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_alternate_class	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
reg_is_born	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	1.56	240.25
create_reg_dead_note	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
wipe_dead_reg	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
subst_reg_equivs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
prev_label	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	1.56	240.25
invalidate_skipped_set	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
cse_set_around_loop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
print_operand_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reset_used_flags	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
rtx_equal_for_thread_p	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
build1	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
size_int	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
free_pending_lists	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
realloc	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
t_splay	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
check_newline	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
validate_equiv_mem	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
gen_rtxvec_v	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_rtxvec	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
unsigned_conversion_warning	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
free_temp_slots	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
_free_unlocked	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

uses_reg_or_mem	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
add_insn_after	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
operand_equal_p	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
move_deaths	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
fill_slots_from_thread	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
qty_compare	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
assemble_variable	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
qst	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
flow_analysis	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
Sum	102.76	98.93	44.18	97.82	100.18	99.74	47.20	97.28	238.57	92.13	2169.78
	Ref	Train	Train	Test	Test	LgRed	LgRed	MdRed	Mdred	SmRed	SmRed
			Chi	Chi			Chi		Chi		Chi

90% Confidence level (393 entries) = 428.284

Function level execution profile at optimization level O3

The following table contains function execution profiles and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets as compared to the full SPEC reference datasets. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the gprof profiling utility. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall execution time spent in the stated function (in the Function column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi are the terms of the chi-squared statistic for the stated function (in the function column).

Function	Ref	Train	Train Chi	Test	Test Chi	LgRed	LgRed Chi	MdRed	Mdred Chi	SmRed	SmRed Chi
internal_mcount	19.87	24.97	1.31	26.78	2.40	22.74	0.41	23.79	0.77	16.92	0.44
memcpy	19.34	14.26	1.33	2.63	14.44	14.87	1.03	2.60	14.49	0.00	19.34
memset	6.22	3.83	0.92	1.43	3.69	3.84	0.91	0.37	5.50	1.54	3.52
cse_insn	4.59	4.20	0.03	4.39	0.01	4.44	0.00	6.32	0.65	9.23	4.69
propagate_block	3.37	2.40	0.28	0.88	1.84	1.83	0.70	1.86	0.68	0.00	3.37
.umul	3.00	1.38	0.87	1.32	0.94	1.74	0.53	0.74	1.70	0.00	3.00
.rem	2.69	3.14	0.08	4.06	0.70	3.02	0.04	4.83	1.70	1.54	0.49
record_one_conflict	1.49	0.88	0.25	0.55	0.59	0.91	0.23	0.00	1.49	0.00	1.49
_mcount	1.34	1.89	0.23	2.41	0.85	1.56	0.04	1.86	0.20	1.54	0.03
find_reloads	1.16	1.02	0.02	0.66	0.22	1.10	0.00	0.74	0.15	0.00	1.16
fold_rtx	1.08	1.38	0.08	0.99	0.01	1.60	0.25	1.12	0.00	0.00	1.08
schedule_block	1.06	0.69	0.13	1.10	0.00	0.41	0.40	0.00	1.06	0.00	1.06
insert	0.97	1.02	0.00	0.77	0.04	0.91	0.00	0.74	0.05	1.54	0.33
life_analysis	0.92	0.69	0.06	0.44	0.25	0.87	0.00	0.00	0.92	0.00	0.92
sched_analyze_insn	0.82	0.37	0.25	0.11	0.61	0.64	0.04	0.37	0.25	1.54	0.63
record_reg_classes	0.82	1.11	0.10	1.32	0.30	1.19	0.17	0.37	0.25	3.08	6.23
constrain_operands	0.76	0.55	0.06	0.77	0.00	1.05	0.11	0.74	0.00	0.00	0.76
canon_reg	0.75	0.78	0.00	0.88	0.02	0.73	0.00	1.49	0.73	0.00	0.75
invalidate	0.71	0.32	0.21	0.22	0.34	0.41	0.13	0.37	0.16	0.00	0.71
rtx_equal_p	0.61	0.83	0.08	0.66	0.00	0.41	0.07	1.49	1.27	1.54	1.42
find_reg	0.60	0.18	0.29	0.11	0.40	0.18	0.29	0.00	0.60	0.00	0.60
exp_equiv_p	0.55	0.51	0.00	0.55	0.00	0.46	0.01	0.00	0.55	0.00	0.55
unroll_loop	0.51	0.05	0.41	0.66	0.04	0.09	0.35	0.00	0.51	0.00	0.51
reg_scan_mark_refs	0.50	0.55	0.01	0.99	0.48	0.87	0.27	0.74	0.12	1.54	2.16
refers_to_regno_p	0.47	0.37	0.02	0.99	0.58	0.27	0.09	0.00	0.47	0.00	0.47
canon_hash	0.45	0.42	0.00	0.77	0.23	0.32	0.04	0.37	0.01	0.00	0.45
find_reg_note	0.43	0.32	0.03	0.55	0.03	0.41	0.00	0.37	0.01	1.54	2.87
cse_basic_block	0.39	0.32	0.01	0.11	0.20	0.14	0.16	1.12	1.37	0.00	0.39
rtx_cost	0.38	0.51	0.04	0.88	0.66	0.87	0.63	0.74	0.34	0.00	0.38
regclass	0.38	0.37	0.00	0.33	0.01	0.50	0.04	1.49	3.24	0.00	0.38
refers_to_mem_p	0.37	0.05	0.28	0.00	0.37	0.05	0.28	0.00	0.37	0.00	0.37
jump_optimize	0.37	0.42	0.01	0.77	0.43	0.41	0.00	0.37	0.00	1.54	3.70
invalidate_for_call	0.36	0.28	0.02	0.22	0.05	0.50	0.05	0.00	0.36	0.00	0.36
subst	0.34	0.55	0.13	0.66	0.30	0.37	0.00	0.37	0.00	1.54	4.24
recog_5	0.33	0.37	0.00	0.33	0.00	0.27	0.01	0.37	0.00	0.00	0.33
gen_rtx	0.31	0.46	0.07	0.88	1.05	0.23	0.02	0.37	0.01	1.54	4.88
copy_rtx	0.31	0.42	0.04	0.22	0.03	0.55	0.19	0.37	0.01	0.00	0.31
register_operand	0.31	0.32	0.00	0.44	0.05	0.23	0.02	0.00	0.31	1.54	4.88
invalidate_from_clobbers	0.30	0.23	0.02	0.11	0.12	0.37	0.02	0.00	0.30	0.00	0.30
__open	0.29	0.78	0.83	1.65	6.38	1.19	2.79	2.60	18.40	7.69	188.83
insert_regs	0.29	0.18	0.04	0.66	0.47	0.14	0.08	0.00	0.29	0.00	0.29
note_stores	0.29	0.55	0.23	0.11	0.11	0.32	0.00	0.37	0.02	0.00	0.29
mark_target_live_regs	0.28	1.15	2.70	1.43	4.72	1.24	3.29	1.49	5.23	0.00	0.28

single_set	0.27	0.69	0.65	0.33	0.01	0.37	0.04	0.37	0.04	0.00	0.27
mark_jump_label	0.27	0.51	0.21	0.22	0.01	0.32	0.01	0.37	0.04	0.00	0.27
validate_change	0.27	0.09	0.12	0.11	0.09	0.46	0.13	0.74	0.82	0.00	0.27
apply_change_group	0.26	0.23	0.00	0.55	0.32	0.14	0.06	0.00	0.26	1.54	6.30
mention_regs	0.25	0.42	0.12	0.44	0.14	0.23	0.00	0.37	0.06	0.00	0.25
simplify_binary_operation	0.25	0.23	0.00	0.77	1.08	0.50	0.25	0.00	0.25	1.54	6.66
reload	0.25	0.14	0.05	0.22	0.00	0.18	0.02	0.00	0.25	0.00	0.25
rtx_alloc	0.24	0.51	0.30	0.22	0.00	0.37	0.07	0.37	0.07	0.00	0.24
mark_set_resources	0.24	0.37	0.07	0.77	1.17	0.41	0.12	0.37	0.07	0.00	0.24
make_compound_operation	0.23	0.28	0.01	0.66	0.80	0.23	0.00	1.12	3.44	0.00	0.23
yyparse	0.23	0.46	0.23	0.77	1.27	0.32	0.04	0.74	1.13	3.08	35.32
eliminate_regs	0.22	0.14	0.03	0.33	0.06	0.37	0.10	0.37	0.10	0.00	0.22
try_combine	0.22	0.23	0.00	0.44	0.22	0.59	0.62	0.74	1.23	0.00	0.22
yylex	0.22	0.55	0.50	0.88	1.98	0.46	0.26	1.12	3.68	3.08	37.18
general_operand	0.22	0.05	0.13	0.11	0.06	0.18	0.01	0.00	0.22	0.00	0.22
get_identifier	0.22	0.09	0.08	0.44	0.22	0.27	0.01	0.00	0.22	0.00	0.22
prune_preferences	0.22	0.09	0.08	0.00	0.22	0.18	0.01	0.00	0.22	0.00	0.22
global_conflicts	0.21	0.23	0.00	0.11	0.05	0.27	0.02	0.74	1.34	0.00	0.21
cse_end_of_basic_block	0.20	0.28	0.03	0.22	0.00	0.23	0.00	0.37	0.14	1.54	8.98
find_best_addr	0.20	0.46	0.34	0.00	0.20	0.27	0.02	0.00	0.20	3.08	41.47
make_regs_eqv	0.20	0.09	0.06	0.00	0.20	0.14	0.02	0.00	0.20	0.00	0.20
reg_fits_class_p	0.19	0.09	0.05	0.11	0.03	0.09	0.05	0.37	0.17	0.00	0.19
_read	0.19	0.88	2.51	1.87	14.85	0.64	1.07	3.35	52.56	6.15	186.96
count_reg_usage	0.19	0.09	0.05	0.00	0.19	0.09	0.05	0.37	0.17	0.00	0.19
cse_process_notes	0.18	0.05	0.09	0.00	0.18	0.09	0.05	0.00	0.18	0.00	0.18
mark_referenced_resources	0.18	0.51	0.61	0.44	0.38	0.41	0.29	0.37	0.20	0.00	0.18
recog_memoized	0.18	0.18	0.00	0.00	0.18	0.23	0.01	0.74	1.74	1.54	10.28
next_active_insn	0.18	0.18	0.00	0.55	0.76	0.18	0.00	0.74	1.74	0.00	0.18
scan_loop	0.18	0.05	0.09	0.00	0.18	0.09	0.05	0.00	0.18	0.00	0.18
sched_analyze_2	0.17	0.32	0.13	0.11	0.02	0.32	0.13	0.74	1.91	0.00	0.17
nonzero_bits	0.17	0.18	0.00	0.55	0.85	0.41	0.34	0.74	1.91	0.00	0.17
simplify_rtx	0.17	0.32	0.13	0.66	1.41	0.37	0.24	0.74	1.91	0.00	0.17
volatile_refs_p	0.17	0.09	0.04	0.33	0.15	0.18	0.00	0.00	0.17	0.00	0.17
gen_lowpart_common	0.16	0.09	0.03	0.11	0.02	0.18	0.00	0.37	0.28	0.00	0.16
insn_extract	0.16	0.14	0.00	0.44	0.49	0.32	0.16	0.37	0.28	0.00	0.16
mark_used_regs	0.16	0.18	0.00	0.44	0.49	0.27	0.08	0.37	0.28	0.00	0.16
_doprnt	0.16	0.42	0.42	0.33	0.18	0.37	0.28	1.12	5.76	1.54	11.90
copy_rtx_if_shared	0.15	0.05	0.07	0.44	0.56	0.27	0.10	0.37	0.32	0.00	0.15
record_conflicts	0.15	0.05	0.07	0.11	0.01	0.09	0.02	0.00	0.15	0.00	0.15
memory_address_p	0.15	0.14	0.00	0.22	0.03	0.18	0.01	0.37	0.32	0.00	0.15
asm_noperands	0.15	0.32	0.19	0.11	0.01	0.23	0.04	0.00	0.15	0.00	0.15
block_alloc	0.14	0.05	0.06	0.11	0.01	0.05	0.06	0.37	0.38	0.00	0.14
eliminate_regs_in_insn	0.13	0.09	0.01	0.22	0.06	0.09	0.01	0.74	2.86	0.00	0.13
.urem	0.13	0.18	0.02	0.22	0.06	0.09	0.01	0.00	0.13	0.00	0.13
sched_analyze_1	0.13	0.00	0.13	0.11	0.00	0.09	0.01	0.00	0.13	0.00	0.13
priority	0.13	0.14	0.00	0.00	0.13	0.18	0.02	0.37	0.44	0.00	0.13
output_asm_insn	0.13	0.05	0.05	0.33	0.31	0.05	0.05	0.00	0.13	0.00	0.13
_libc_close	0.13	0.37	0.44	0.77	3.15	0.37	0.44	1.12	7.54	3.08	66.94
rtx_varies_p	0.12	0.05	0.04	0.00	0.12	0.00	0.12	0.00	0.12	0.00	0.12
memcmp	0.12	0.00	0.12	0.00	0.12	0.00	0.12	0.37	0.52	0.00	0.12
schedule_select	0.12	0.23	0.10	0.33	0.37	0.18	0.03	0.00	0.12	0.00	0.12
record_value_for_reg	0.12	0.14	0.00	0.55	1.54	0.18	0.03	0.00	0.12	0.00	0.12
rehash_using_reg	0.11	0.05	0.03	0.22	0.11	0.00	0.11	0.00	0.11	0.00	0.11
recog	0.11	0.05	0.03	0.11	0.00	0.14	0.01	0.00	0.11	1.54	18.59
canon_rtx	0.11	0.09	0.00	0.00	0.11	0.00	0.11	0.00	0.11	0.00	0.11
simplify_set	0.10	0.14	0.02	0.00	0.10	0.09	0.00	0.00	0.10	0.00	0.10
reg_overlap_mentioned_p	0.10	0.05	0.03	0.11	0.00	0.05	0.03	0.00	0.10	0.00	0.10

176.gcc, ref.scilab

nonimmediate_operand	0.10	0.00	0.10	0.22	0.14	0.09	0.00	0.00	0.10	0.00	0.10
get_last_value_validate	0.10	0.14	0.02	0.22	0.14	0.23	0.17	0.37	0.73	0.00	0.10
recog_2	0.10	0.05	0.03	0.11	0.00	0.18	0.06	0.00	0.10	0.00	0.10
if_then_else_cond	0.10	0.18	0.06	0.00	0.10	0.09	0.00	0.00	0.10	0.00	0.10
num_sign_bit_copies	0.10	0.14	0.02	0.44	1.16	0.05	0.03	0.00	0.10	1.54	20.74
record_jump_cond	0.10	0.05	0.03	0.11	0.00	0.05	0.03	0.74	4.10	0.00	0.10
address_operand	0.09	0.00	0.09	0.22	0.19	0.00	0.09	0.00	0.09	1.54	23.36
find_comparison_args	0.09	0.28	0.40	0.55	2.35	0.27	0.36	0.37	0.87	0.00	0.09
find_equiv_reg	0.09	0.14	0.03	0.00	0.09	0.00	0.09	0.37	0.87	0.00	0.09
update_block	0.09	0.09	0.00	0.11	0.00	0.09	0.00	0.00	0.09	1.54	23.36
mark_used_regs_combine	0.09	0.14	0.03	0.11	0.00	0.09	0.00	0.00	0.09	0.00	0.09
side_effects_p	0.08	0.05	0.01	0.11	0.01	0.05	0.01	0.00	0.08	0.00	0.08
instantiate_virtual_regs_1	0.08	0.14	0.05	0.22	0.25	0.05	0.01	0.00	0.08	0.00	0.08
cse_rtx_addr_varies_p	0.08	0.05	0.01	0.00	0.08	0.00	0.08	0.00	0.08	0.00	0.08
reg_mentioned_p	0.08	0.09	0.00	0.00	0.08	0.09	0.00	1.12	13.52	0.00	0.08
final_scan_insn	0.08	0.14	0.05	0.11	0.01	0.32	0.72	0.00	0.08	0.00	0.08
copy_rtx_and_substitute	0.08	0.00	0.08	0.00	0.08	0.27	0.45	0.00	0.08	0.00	0.08
reg_scan	0.08	0.09	0.00	0.11	0.01	0.09	0.00	0.00	0.08	0.00	0.08
spill_hard_reg	0.08	0.05	0.01	0.00	0.08	0.05	0.01	0.00	0.08		0.08
combine_instructions	0.08	0.14	0.05	0.11	0.01	0.14	0.05	0.37	1.05	0.00	0.08
make_node	0.08	0.05	0.01	0.55	2.76	0.23	0.28	0.37	1.05	3.08	112.50
thread_jumps	0.08	0.14	0.05	0.00	0.08	0.18	0.13	0.00	0.08	0.00	0.08
floor_log2_wide	0.08	0.05	0.01	0.00	0.08	0.09	0.00	0.37	1.05	0.00	0.08
emit_insn	0.08	0.00	0.08	0.00	0.08	0.05	0.01	0.00	0.08	0.00	0.08
expand_expr	0.08	0.14	0.05	0.22	0.25	0.14	0.05	0.00	0.08	0.00	0.08
prev_nonnote_insn	0.07	0.09	0.01	0.22	0.32	0.09	0.01	0.37	1.29	0.00	0.07
condjump_p	0.07	0.00	0.07	0.00	0.07	0.18	0.17	0.00	0.07	0.00	0.07
push_obstacks	0.07	0.00	0.07	0.11	0.02	0.09	0.01	0.00	0.07	0.00	0.07
.div	0.07	0.00	0.07	0.11	0.02	0.05	0.01	0.00	0.07	0.00	0.07
schedule_insn	0.07	0.23	0.37	0.22	0.32	0.14	0.07	0.00	0.07	0.00	0.07
can_combine_p	0.07	0.05	0.01	0.11	0.02	0.14	0.07	0.00	0.07	0.00	0.07
replace_regs	0.07	0.05	0.01	0.11	0.02	0.05	0.01	0.00	0.07	0.00	0.07
requires_inout	0.07	0.09	0.01	0.11	0.02	0.14	0.07	0.00	0.07	0.00	0.07
subst_constants	0.07	0.09	0.01	0.00	0.07	0.14	0.07	0.37	1.29	0.00	0.07
sched_analyze	0.07	0.05	0.01	0.11	0.02	0.05	0.01	0.00	0.07	0.00	0.07
copy_cost	0.07	0.05	0.01	0.00	0.07	0.00	0.07	0.37	1.29	0.00	0.07
move_operand	0.07	0.05	0.01	0.11	0.02	0.27	0.57	0.00	0.07	0.00	0.07
print_operand	0.07	0.14	0.07	0.00	0.07	0.09	0.01	0.00	0.07	0.00	0.07
record_dead_and_set_regs	0.07	0.09	0.01	0.00	0.07	0.09	0.01	0.37	1.29	0.00	0.07
copy_for_inline	0.07	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07
rank_for_schedule	0.06	0.00	0.06	0.22	0.43	0.00	0.06	0.00	0.06	0.00	0.06
memrefs_conflict_p	0.06	0.00	0.06	0.11	0.04	0.00	0.06	0.00	0.06	0.00	0.06
simplejump_p	0.06	0.18	0.24	0.22	0.43	0.18	0.24	0.37	1.60	0.00	0.06
recog_1	0.06	0.18	0.24	0.00	0.06	0.14	0.11	0.00	0.06	0.00	0.06
remove_from_table	0.06	0.14	0.11	0.11	0.04	0.23	0.48	0.00	0.06	0.00	0.06
rtx_equal_for_memref_p	0.06	0.00	0.06	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06
fputs	0.06	0.00	0.06	0.11	0.04	0.14	0.11	0.00	0.06	1.54	36.51
equiv_constant	0.06	0.00	0.06	0.00	0.06	0.09	0.02	0.00	0.06	0.00	0.06
set_label_offsets	0.06	0.09	0.02	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
mark_set_1	0.06	0.05	0.00	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06
update_table_tick	0.06	0.05	0.00	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06
recog_for_combine	0.06	0.05	0.00	0.11	0.04	0.09	0.02	0.00	0.06	0.00	0.06
find_basic_blocks	0.06	0.09	0.02	0.00	0.06	0.05	0.00	0.37	1.60	0.00	0.06
reload_as_needed	0.06	0.00	0.06	0.11	0.04	0.05	0.00	0.00	0.06	0.00	0.06
gen_lowpart_if_possible	0.05	0.05	0.00	0.22	0.58	0.00	0.05	0.00	0.05	0.00	0.05
output_operand	0.05	0.05	0.00	0.11	0.07	0.05	0.00	0.00	0.05	0.00	0.05
dead_or_set_regno_p	0.05	0.05	0.00	0.33	1.57	0.18	0.34	0.00	0.05	0.00	0.05

lookup_as_function	0.05	0.09	0.03	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
simplify_shift_const	0.05	0.00	0.05	0.11	0.07	0.05	0.00	0.37	2.05	0.00	0.05
cse_main	0.05	0.00	0.05	0.00	0.05	0.18	0.34	0.00	0.05	0.00	0.05
free_element	0.05	0.37	2.05	0.11	0.07	0.00	0.05	0.00	0.05	0.00	0.05
dead_or_set_p	0.05	0.05	0.00	0.11	0.07	0.09	0.03	0.00	0.05	0.00	0.05
prev_active_insn	0.05	0.09	0.03	0.11	0.07	0.18	0.34	0.37	2.05	0.00	0.05
get_last_value	0.05	0.09	0.03	0.22	0.58	0.09	0.03	0.00	0.05	0.00	0.05
sched_note_set	0.05	0.05	0.00	0.11	0.07	0.05	0.00	0.00	0.05	0.00	0.05
combinable_i3pat	0.05	0.18	0.34	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
volatile_insn_p	0.05	0.09	0.03	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
new_basic_block	0.05	0.23	0.65	0.00	0.05	0.14	0.16	0.00	0.05	0.00	0.05
_brk_unlocked	0.05	0.28	1.06	0.33	1.57	0.05	0.00	0.37	2.05		0.05
true_regnum	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
rtx_addr_varies_p	0.04	0.05	0.00	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
_realbufend	0.04	0.05	0.00	0.00	0.04	0.05	0.00	0.37	2.72	0.00	0.04
insn_dead_p	0.04	0.05	0.00	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
attach_deaths	0.04	0.09	0.06	0.11	0.12	0.09	0.06	0.37	2.72	0.00	0.04
simplify_relational_operation	0.04	0.14	0.25	0.11	0.12	0.09	0.06	0.37	2.72	0.00	0.04
cancel_changes	0.04	0.00	0.04	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
scan_paradoxical_subregs	0.04	0.09	0.06	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
force_to_mode	0.04	0.05	0.00	0.22	0.81	0.05	0.00	0.00	0.04	0.00	0.04
use_crosses_set_p	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
reset_used_flags	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
force_movables	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
_libc_write	0.04	0.05	0.00	0.11	0.12	0.09	0.06	0.37	2.72	0.00	0.04
schedule_insns	0.04	0.09	0.06	0.22	0.81	0.05	0.00	0.00	0.04	0.00	0.04
delete_dead_from_cse	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
global_alloc	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
instantiate_virtual_regs	0.04	0.05	0.00	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
shorten_branches	0.04	0.05	0.00	0.00	0.04	0.09	0.06	0.74	12.25	0.00	0.04
combine_reloads	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
record_dead_and_set_regs_1	0.04	0.05	0.00	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
function_units_used	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
try_split	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
immediate_operand	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
fixup_var_refs_1	0.04	0.00	0.04	0.33	2.10	0.00	0.04		0.04	0.00	0.04
qsort	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
fold	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
expand_inline_function	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
max_reg_num	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
num_validated_changes	0.03	0.00	0.03	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
next_real_insn	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
arith32_operand	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.37	3.85	0.00	0.03
make_field_assignment	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
reg_referenced_p	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.37	3.85	0.00	0.03
next_label	0.03	0.18	0.75	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
attach_deaths_insn	0.03	0.09	0.12	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
record_address_regs	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
push_reload	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03		0.03
find_free_reg	0.03	0.05	0.01	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
merge_equiv_classes	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
mostly_false_jump	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
strength_reduce	0.03	0.00	0.03	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
init_alias_analysis	0.03	0.05	0.01	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
relax_delay_slots	0.03	0.00	0.03	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
dbr_schedule	0.03	0.05	0.01	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
final	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03

unshare_all_rtl	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
memccpy	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
next_nonnote_insn	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
rtx_equal_for_loop_p	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
set_nonvarying_address_components	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
result_ready_cost	0.03	0.14	0.40	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
get_attr_type	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
find_reloads_address	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
recog_3	0.03		0.03		0.03		0.03		0.03		0.03
find_single_use_in_loop	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
cse_set_around_loop	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
simplify_if_then_else	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.74	16.80	0.00	0.03
simplify_plus_minus	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
combine_movables	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
update_equiv_regs	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
prev_real_insn	0.02	0.09	0.25	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
oballoc	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
delete_insn	0.02	0.05	0.05	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
set_nonzero_bits_and_sign_copies	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
alu_unit_blockage	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mem110_unit_blockage	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
redundant_insn	0.02	0.05	0.05	0.11	0.41	0.09	0.25	0.00	0.02	0.00	0.02
subst_reg_equivs	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
combine_regs	0.02	0.09	0.25	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mostly_true_jump	0.02	0.00	0.02	0.22	2.00	0.05	0.05	0.00	0.02	0.00	0.02
choose_reload_regs	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02		0.02
count_loop_regs_set	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
prescan_loop	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
fill_simple_delay_slots	0.02	0.23	2.21	0.22	2.00	0.18	1.28	0.37	6.13	0.00	0.02
expand_preferences	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
odd_relop	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
reg_or_0_operand	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
expand_field_assignment	0.02	0.09	0.25	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
pop_obstacks	0.02	0.05	0.05	0.22	2.00	0.05	0.05	0.00	0.02	0.00	0.02
mark_set_regs	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
protect_from_queue	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
split_insns	0.02	0.00	0.02	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
gen_reg_rtx	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
allocno_compare	0.02	0.00	0.02	0.00	0.02	0.09	0.25	0.00	0.02	0.00	0.02
note_mem_written	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mark_reg_store	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
try_constants	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
record_jump_equiv	0.02	0.09	0.25	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
gen_movsi	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
qty_sugg_compare_1	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
rtx_equal_for_thread_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
eligible_for_delay	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
preexpand_calls	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mark_label_ref	0.02	0.09	0.25	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
expand_binop	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_reload_insns	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
save_for_inline_copying	0.02	0.09	0.25	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
even_relop	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
atoi	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
exact_log2_wide	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
memory_operand	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02

check_asm_operands	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
end_sequence	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
forget_old_reloads_1	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
insn_sets_resource_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
gen_sequence	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
strict_memory_address_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.37	6.13	0.00	0.02
note_addr_stored	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mark_reg_death	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
rtvec_alloc	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.37	6.13	0.00	0.02
qty_compare_1	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
get_related_value	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02	0.00	0.02
size_int	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
convert	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
simplify_comparison	0.02	0.09	0.25	0.00	0.02	0.05	0.05	0.37	6.13	0.00	0.02
gen_rtvec	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_reloads_address_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.37	6.13		0.02
getpid	0.02	0.14	0.72	0.11	0.41	0.05	0.05	0.37	6.13	0.00	0.02
find_single_use_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
qty_sugg_compare	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
grokdeclarator	0.02	0.09	0.25	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
reorg_redirect_jump	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
flow_analysis	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mark_modified_reg	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
.mul	3.00	1.38	0.87	1.32	0.94	1.74	0.53	0.74	1.70	0.00	3.00
condjump_in_parallel_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
obfree	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
undo_all	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
insn_default_length	0.01	0.00	0.01	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
start_sequence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
preserve_subexpressions_p	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_stores	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_is_born	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
apply_distributive_law	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
insn_references_resource_p	0.01	0.09	0.64	0.11	1.00	0.14	1.69	0.37	12.96	0.00	0.01
find_regno_fusage	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.37	12.96	0.00	0.01
default_conversion	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_rtx_combine	0.01	0.00	0.01	0.00	0.01	0.09	0.64	0.37	12.96	0.00	0.01
mem110_unit_blockage_range	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
output_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
force_fit_type	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
relop_no_unsigned	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
push_secondary_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
t_delete	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
t_splay	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
distribute_links	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
preserve_temp_slots	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
loop_reg_used_before_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_split_point	0.01	0.05	0.16	0.11	1.00	0.09	0.64	0.00	0.01	0.00	0.01
build_binary_op	0.01	0.09	0.64	0.22	4.41	0.00	0.01	0.00	0.01	0.00	0.01
memref_referenced_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
allocate_reload_reg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
move_deaths	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
validate_replace_rtx_1	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
try_merge_delay_insns	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
alter_reg	0.01	0.05	0.16	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
strlen	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_alterate_class	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

plus_constant_wide	0.01	0.05	0.16	0.00	0.01	0.09	0.64	0.00	0.01	1.54	234.09
peephole	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
true_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
comparison_dominates_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
set_preference	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
emit_move_sequence	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
emit_move_insn_1	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
emit_move_insn	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
simplify_ternary_operation	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
hard_reg_use_compare	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
recog_6	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
symbolic_address_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
post_mark_life	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
add_insn_before	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
build	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
walk_alter_subreg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
get_jump_flags	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	1.54	234.09
alloc_qty	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
recog_4	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
strcmp	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
equality_op	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
memory_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
distribute_notes	0.01	0.14	1.69	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
force_reg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_rtxvec_v	0.01	0.00	0.01	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
emit_insn_before	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
free_temp_slots	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
_malloc_unlocked	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
simplify_unary_operation	0.01	0.00	0.01	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
find_cross_jump	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
change_address	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
rtx_renumbered_equal_p	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
_obstack_newchunk	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
refers_to_regno_for_reload_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
add_insn_after	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
pushdecl	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	1.54	234.09
expand_expr_stmt	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
collect_iterators	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
redirect_exp	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
locate_and_pad_parm	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
make_decl_rtl	0.01	0.05	0.16	0.11	1.00	0.05	0.16	0.37	12.96	0.00	0.01
duplicate_loop_exit_test	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
cse_around_loop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
move_movables	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
asctoeg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
function_cannot_inline_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
local_alloc	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
loop_optimize	0.01	0.05	0.16	0.11	1.00	0.14	1.69	0.00	0.01	0.00	0.01
find_and_verify_loops	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
fixup_var_refs_insns	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01	0.00	0.01
Sum	102.57	99.47	46.12	97.91	134.11	100.17	42.18	98.38	344.90	96.97	1638.15
	Ref	Train	Train	Test	Test	LgRed	LgRed	MdRed	Mdred	SmRed	SmRed
			Chi		Chi		Chi		Chi		Chi

90% Confidence level (377 entries) = 411.544

176.gcc, ref.scilab

Instruction Mix profile at optimization level o0

The following table contains instruction mix breakdown and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets, as compared to the full SPEC dataset. Note: The large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the sim-profile simulator for the SimpleScalar suite. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall instructions of the stated instruction type (in the Inst Type column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi columns are the terms of the chi-squared statistic for the stated instruction type (in the Inst Type column).

176.gcc

O0 program Inst type	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi
load	26.24	27.43	0.05	28.35	0.17	27.43	0.05	28.73	0.24	28.41	0.18
store	13.71	13.38	0.01	11.83	0.26	13.38	0.01	11.73	0.29	11.45	0.37
unconditional branch	5.13	5.64	0.05	6.39	0.31	5.64	0.05	6.55	0.39	6.80	0.54
conditional branch	10.02	10.39	0.01	10.74	0.05	10.39	0.01	10.81	0.06	11.09	0.11
int computation	44.89	43.16	0.07	42.69	0.11	43.16	0.07	42.18	0.16	42.25	0.16
fp computation	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
trap	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
Sum	99.99	100.00	0.19	100.00	0.90	100.00	0.19	100.00	1.14	100.00	1.37
	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi

90% Confidence level (7 entries) = 10.645

Instruction Mix profile at optimization level o1

The following table contains instruction mix breakdown and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets, as compared to the full SPEC dataset. Note: The large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the sim-profile simulator for the SimpleScalar suite. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall instructions of the stated instruction type (in the Inst Type column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi columns are the terms of the chi-squared statistic for the stated instruction type (in the Inst Type column).

176.gcc

O1 program Inst type	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi
load	22.88	23.93	0.05	25.15	0.23	23.93	0.05	25.68	0.34	25.78	0.37
store	17.65	16.44	0.08	13.59	0.93	16.44	0.08	13.30	1.07	12.77	1.35
unconditional branch	2.73	3.45	0.19	4.42	1.05	3.45	0.19	4.80	1.57	4.86	1.66
conditional branch	15.17	15.24	0.00	15.33	0.00	15.24	0.00	15.05	0.00	15.27	0.00
int computation	41.56	40.92	0.01	41.50	0.00	40.92	0.01	41.16	0.00	41.31	0.00
fp computation	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
trap	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
Sum	99.99	99.98	0.33	99.99	2.21	99.98	0.33	99.99	2.99	99.99	3.38
	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi

90% Confidence level (7 entries) = 10.645

Instruction Mix profile at optimization level o2

The following table contains instruction mix breakdown and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets, as compared to the full SPEC dataset. Note: The large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the sim-profile simulator for the SimpleScalar suite. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall instructions of the stated instruction type (in the Inst Type column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi columns are the terms of the chi-squared statistic for the stated instruction type (in the Inst Type column).

176.gcc

O2 program Inst type	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi
load	23.21	24.20	0.04	25.36	0.20	24.20	0.04	25.93	0.32	26.02	0.34
store	18.46	17.11	0.10	14.27	0.95	17.11	0.10	13.96	1.10	13.36	1.41
unconditional branch	2.81	3.52	0.18	4.52	1.04	3.52	0.18	4.91	1.57	4.99	1.69
conditional branch	15.19	15.33	0.00	15.54	0.01	15.33	0.00	15.29	0.00	15.60	0.01
int computation	40.33	39.84	0.01	40.31	0.00	39.84	0.01	39.90	0.00	40.02	0.00
fp computation	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
trap	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
Sum	100.00	100.00	0.33	100.00	2.20	100.00	0.33	99.99	2.99	99.99	3.45
	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi

90% Confidence level (7 entries) = 10.645

Instruction Mix profile at optimization level o3

The following table contains instruction mix breakdown and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets, as compared to the full SPEC dataset. Note: The large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the sim-profile simulator for the SimpleScalar suite. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall instructions of the stated instruction type (in the Inst Type column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi columns are the terms of the chi-squared statistic for the stated instruction type (in the Inst Type column).

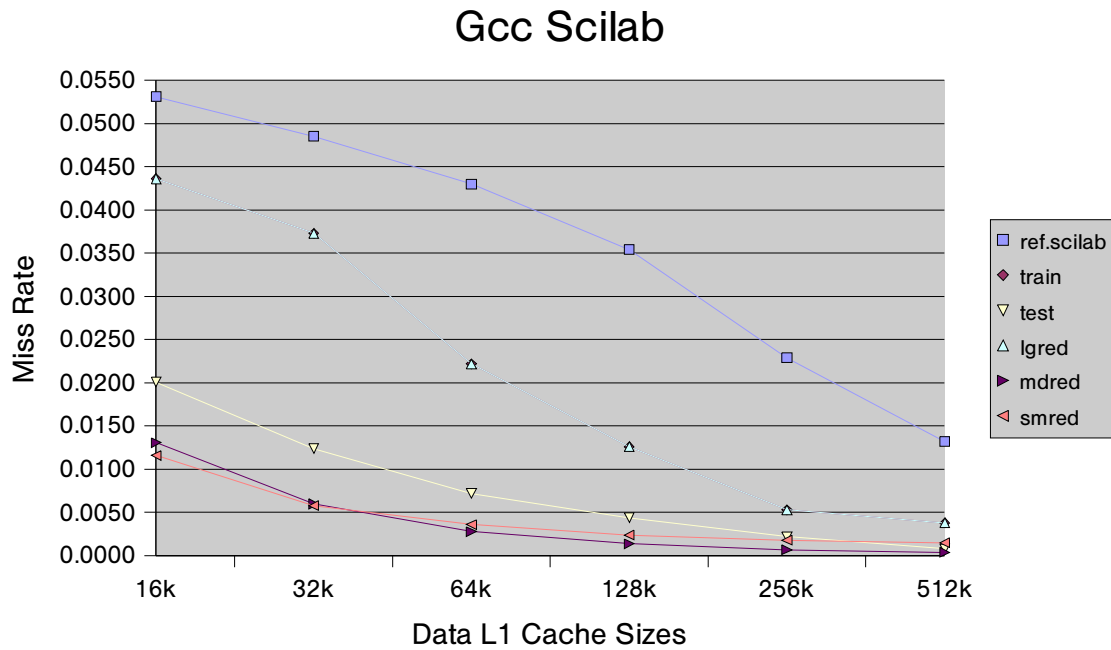
176.gcc

O3 program Inst type	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi
load	23.25	24.26	0.04	25.45	0.21	24.26	0.04	26.07	0.34	26.10	0.35
store	18.49	17.15	0.10	14.29	0.95	17.15	0.10	14.00	1.09	13.36	1.42
unconditional branch	2.67	3.35	0.17	4.33	1.03	3.35	0.17	4.71	1.56	4.77	1.65
conditional branch	15.27	15.43	0.00	15.66	0.01	15.43	0.00	15.43	0.00	15.76	0.02
int computation	40.31	39.81	0.01	40.26	0.00	39.81	0.01	39.79	0.01	40.01	0.00
fp computation	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
trap	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
Sum	99.99	100.00	0.32	99.99	2.20	100.00	0.32	100.00	3.00	100.00	3.44
	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi

90% Confidence level (7 entries) = 10.645

Cache profile

The following chart shows level 1 data cache miss rates for the ref, train, test, LgRed, MdRed, and SmRed datasets. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the sim-cache simulator from the SimpleScalar suite. Miss rate is stated as the ratio of level 1 misses to total level 1 accesses.



Instruction Counts for all Datasets

The following table shows the instruction counts and estimated simulation time for the reference (Ref), train, test, and large (LgRed), medium(MdRed), and small (SmRed) reduced datasets.

Note: The large reduced (LgRed) is the same as the train dataset for this benchmark.

Instruction counts are from the simulated benchmark, compiled at optimization level O0 and run with each input dataset. Estimated simulation times are calculated using a 45,000 instructions per second factor. This factor was determined by observing the simulation rate of a simulator similar to sim-outorder, run on a machine similar to the SPEC 2000 reference machine (a 333 Mhz Sparc).

	<u>Ref</u>	<u>Train</u>	<u>Test</u>	<u>LgRed</u>	<u>MdRed</u>	<u>SmRed</u>
Instruction Count						
(in millions)	78560	6371	2527	6371	683	115
Simulation Time						
(in hours)	484.9	39.3	15.6	39.3	4.2	0.7