

176.gcc, ref.200

Datasets profile vs. Reference Dataset

The following are the profiles for the 176.gcc, ref.200 benchmark. For more details about our profile development and dataset reduction methodology, refer to the paper by AJ KleinOsowski and David J. Lilja, "MinneSPEC: A New SPEC Benchmark Workload for Simulation-Based Computer Architecture Research", Computer Architecture Letters, Volume 1, June 2002. This paper is available in electronic form at <http://www.arctic.umn.edu/~lilja/minnespec/index.html>



[http:// www.arctic.umn.edu](http://www.arctic.umn.edu)

176.gcc, ref.200

Function level execution profile at optimization level O0

The following table contains function execution profiles and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets as compared to the full SPEC reference datasets. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the gprof profiling utility. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall execution time spent in the stated function (in the Function column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi are the terms of the chi-squared statistic for the stated function (in the function column).

Function	Ref	Train	Train Chi	Test	Test Chi	LgRed	LgRed Chi	MdRed	Mdred Chi	SmRed	SmRed Chi
internal_mcount	14.59	16.87	0.36	21.42	3.20	17.05	0.41	20.77	2.62	17.78	0.70
propagate_block	11.87	6.88	2.10	2.88	6.81	6.96	2.03	1.45	9.15	0.00	11.87
sched_analyze_insn	4.69	1.60	2.04	0.84	3.16	1.77	1.82	0.72	3.36	0.00	4.69
memcpy	4.66	4.52	0.00	0.84	3.13	4.44	0.01	0.72	3.33	2.22	1.28
memset	3.86	2.64	0.39	0.98	2.15	2.70	0.35	0.00	3.86	0.00	3.86
schedule_block	3.55	2.48	0.32	0.77	2.18	1.96	0.71	0.72	2.26	0.00	3.55
cse_insn	3.43	4.21	0.18	4.07	0.12	3.98	0.09	4.83	0.57	4.44	0.30
record_one_conflict	3.08	1.29	1.04	0.49	2.18	1.34	0.98	0.48	2.19	0.00	3.08
.umul	1.76	1.13	0.23	0.98	0.35	1.15	0.21	1.21	0.17	0.00	1.76
life_analysis	1.53	0.91	0.25	0.42	0.81	0.99	0.19	0.48	0.72	0.00	1.53
record_reg_classes	1.41	2.10	0.34	2.39	0.68	2.33	0.60	1.93	0.19	2.22	0.47
find_reloads	1.40	1.19	0.03	1.76	0.09	1.30	0.01	1.45	0.00	0.00	1.40
fold_rtx	0.98	1.54	0.32	1.69	0.51	1.58	0.37	1.45	0.23	1.11	0.02
invalidate	0.94	0.66	0.08	0.42	0.29	0.53	0.18	0.72	0.05	0.00	0.94
exp_equiv_p	0.92	0.50	0.19	0.70	0.05	0.62	0.10	1.93	1.11	0.00	0.92
_mcount	0.91	1.38	0.24	1.12	0.05	1.24	0.12	0.72	0.04	1.11	0.04
.rem	0.85	0.85	0.00	1.05	0.05	1.18	0.13	1.93	1.37	0.00	0.85
insert	0.84	0.85	0.00	1.47	0.47	1.12	0.09	0.97	0.02	3.33	7.38
rtx_equal_p	0.84	0.50	0.14	0.49	0.15	0.75	0.01	1.21	0.16	0.00	0.84
canon_reg	0.83	1.22	0.18	0.91	0.01	1.21	0.17	2.42	3.05	0.00	0.83
mark_target_live_regs	0.77	1.66	1.03	1.47	0.64	1.68	1.08	0.72	0.00	1.11	0.15
refers_to_regno_p	0.73	0.28	0.28	0.56	0.04	0.40	0.15	0.24	0.33	0.00	0.73
find_reg	0.72	0.31	0.23	0.21	0.36	0.43	0.12	0.00	0.72	0.00	0.72
constrain_operands	0.67	1.01	0.17	1.12	0.30	0.81	0.03	0.24	0.28	0.00	0.67
invalidate_for_call	0.62	0.66	0.00	0.42	0.06	0.68	0.01	0.00	0.62	0.00	0.62
refers_to_mem_p	0.61	0.06	0.50	0.07	0.48	0.19	0.29	0.00	0.61	1.11	0.41
reg_scan_mark_refs	0.58	0.63	0.00	1.33	0.97	0.62	0.00	1.21	0.68	0.00	0.58
reload	0.57	0.38	0.06	0.35	0.08	0.34	0.09	0.24	0.19	1.11	0.51
find_reg_note	0.56	0.50	0.01	0.70	0.03	0.40	0.05	0.24	0.18	0.00	0.56
canon_hash	0.56	1.04	0.41	0.84	0.14	0.56	0.00	0.48	0.01	1.11	0.54
force_movables	0.52	0.00	0.52	0.00	0.52	0.00	0.52	0.00	0.52	0.00	0.52
make_compound_operation	0.47	0.50	0.00	0.77	0.19	0.56	0.02	1.93	4.54	1.11	0.87
combine_movables	0.46	0.00	0.46	0.07	0.33	0.00	0.46	0.00	0.46	0.00	0.46
rtx_equal_for_loop_p	0.45	0.00	0.45	0.07	0.32	0.03	0.39	0.00	0.45	0.00	0.45
gen_rtx	0.44	0.47	0.00	0.77	0.25	0.75	0.22	1.45	2.32	2.22	7.20
simplify_binary_operation	0.44	0.60	0.06	0.63	0.08	0.53	0.02	1.69	3.55	0.00	0.44
rtx_cost	0.42	0.69	0.17	0.56	0.05	0.53	0.03	0.72	0.21	1.11	1.13
rtx_alloc	0.41	0.47	0.01	0.35	0.01	0.59	0.08	0.48	0.01	1.11	1.20
single_set	0.40	0.41	0.00	0.35	0.01	0.37	0.00	0.24	0.06	0.00	0.40
regclass	0.40	0.53	0.04	0.56	0.06	0.25	0.06	0.24	0.06	1.11	1.26
jump_optimize	0.40	0.53	0.04	0.56	0.06	0.71	0.24	0.24	0.06	0.00	0.40
subst	0.38	0.35	0.00	0.63	0.16	0.47	0.02	1.21	1.81	0.00	0.38

prune_preferences	0.37	0.09	0.21	0.00	0.37	0.25	0.04	0.24	0.05	0.00	0.37
lookup	0.37	0.41	0.00	0.35	0.00	0.37	0.00	0.00	0.37	0.00	0.37
recog_5	0.36	0.31	0.01	0.21	0.06	0.53	0.08	0.97	1.03	0.00	0.36
find_basic_block	0.35	0.75	0.46	0.21	0.06	0.87	0.77	0.00	0.35	0.00	0.35
nonzero_bits	0.34	0.88	0.86	1.12	1.79	0.75	0.49	2.17	9.85	0.00	0.34
prev_nonnote_insn	0.33	0.22	0.04	0.56	0.16	0.25	0.02	0.24	0.02	0.00	0.33
eliminate_regs	0.33	0.53	0.12	0.35	0.00	0.28	0.01	0.48	0.07	0.00	0.33
get_last_value_validate	0.32	0.19	0.05	0.42	0.03	0.25	0.02	0.24	0.02	0.00	0.32
simplify_rtx	0.31	0.41	0.03	0.42	0.04	0.37	0.01	0.97	1.41	0.00	0.31
mention_regs	0.31	0.38	0.02	0.35	0.01	0.56	0.20	1.21	2.61	1.11	2.06
unroll_loop	0.31	0.31	0.00	0.77	0.68	0.34	0.00	0.24	0.02	0.00	0.31
recog_memoized	0.31	0.60	0.27	0.42	0.04	0.47	0.08	0.48	0.09	1.11	2.06
invalidate_memory	0.30	0.25	0.01	0.21	0.03	0.25	0.01	0.00	0.30	0.00	0.30
scan_loop	0.29	0.06	0.18	0.21	0.02	0.06	0.18	0.24	0.01	0.00	0.29
yyparse	0.29	0.79	0.86	0.91	1.33	0.59	0.31	0.48	0.12	6.67	140.36
apply_change_group	0.28	0.28	0.00	0.28	0.00	0.50	0.17	0.72	0.69	0.00	0.28
register_operand	0.27	0.09	0.12	0.28	0.00	0.19	0.02	0.00	0.27	0.00	0.27
validate_change	0.27	0.16	0.04	0.14	0.06	0.47	0.15	0.00	0.27	1.11	2.61
note_stores	0.26	0.44	0.12	0.35	0.03	0.56	0.35	0.24	0.00	0.00	0.26
lookup_for_remove	0.26	0.13	0.07	0.00	0.26	0.22	0.01	0.24	0.00	0.00	0.26
general_operand	0.24	0.25	0.00	0.07	0.12	0.12	0.06	0.48	0.24	1.11	3.15
find_best_addr	0.23	0.57	0.50	0.35	0.06	0.40	0.13	0.00	0.23	2.22	17.22
try_combine	0.23	0.66	0.80	0.49	0.29	0.34	0.05	0.00	0.23	0.00	0.23
mark_jump_label	0.23	0.31	0.03	0.63	0.70	0.34	0.05	0.00	0.23	0.00	0.23
global_conflicts	0.23	0.22	0.00	0.28	0.01	0.25	0.00	0.48	0.27	0.00	0.23
add_dependence	0.23	0.09	0.09	0.00	0.23	0.19	0.01	0.00	0.23	0.00	0.23
output_asm_insn	0.22	0.28	0.02	0.14	0.03	0.25	0.00	0.00	0.22	0.00	0.22
find_equiv_reg	0.22	0.03	0.16	0.14	0.03	0.06	0.12	0.00	0.22	0.00	0.22
eliminate_regs_in_insn	0.21	0.28	0.02	0.21	0.00	0.16	0.01	0.24	0.00	0.00	0.21
canon_rtx	0.21	0.03	0.15	0.14	0.02	0.06	0.11	0.24	0.00	0.00	0.21
cse_end_of_basic_block	0.21	0.47	0.32	0.35	0.09	0.40	0.17	0.48	0.35	0.00	0.21
if_then_else_cond	0.21	0.19	0.00	0.35	0.09	0.25	0.01	0.00	0.21	1.11	3.86
copy_rtx	0.21	0.19	0.00	0.21	0.00	0.53	0.49	0.00	0.21	0.00	0.21
insert_regs	0.21	0.38	0.14	0.07	0.09	0.16	0.01	0.48	0.35	0.00	0.21
sched_analyze_2	0.21	0.28	0.02	0.35	0.09	0.28	0.02	0.72	1.24	0.00	0.21
asm_noperands	0.20	0.13	0.02	0.42	0.24	0.19	0.00	0.24	0.01	1.11	4.14
count_reg_usage	0.19	0.25	0.02	0.35	0.13	0.12	0.03	0.00	0.19	0.00	0.19
memory_address_p	0.18	0.16	0.00	0.00	0.18	0.19	0.00	0.24	0.02	0.00	0.18
make_regs_eqv	0.18	0.16	0.00	0.07	0.07	0.09	0.05	0.24	0.02	0.00	0.18
next_active_insn	0.18	0.41	0.29	0.77	1.93	0.28	0.06	0.24	0.02	0.00	0.18
cse_basic_block	0.18	0.38	0.22	0.28	0.06	0.31	0.09	0.24	0.02	0.00	0.18
record_conflicts	0.17	0.22	0.01	0.07	0.06	0.19	0.00	0.24	0.03	0.00	0.17
volatile_refs_p	0.17	0.09	0.04	0.07	0.06	0.19	0.00	0.24	0.03	0.00	0.17
instantiate_virtual_regs_1	0.16	0.16	0.00	0.07	0.05	0.19	0.01	0.24	0.04	0.00	0.16
priority	0.16	0.25	0.05	0.14	0.00	0.16	0.00	0.24	0.04	0.00	0.16
get_identifier	0.16	0.28	0.09	0.07	0.05	0.16	0.00	0.24	0.04	0.00	0.16
reg_fits_class_p	0.16	0.13	0.01	0.14	0.00	0.16	0.00	0.24	0.04	0.00	0.16
mark_referenced_resources	0.16	0.50	0.72	0.42	0.42	0.47	0.60	0.48	0.64	0.00	0.16
mark_set_resources	0.16	0.35	0.23	0.77	2.33	0.43	0.46	0.24	0.04	0.00	0.16
reg_overlap_mentioned_p	0.15	0.09	0.02	0.07	0.04	0.19	0.01	0.24	0.05	0.00	0.15
invalidate_from_clobbers	0.15	0.38	0.35	0.21	0.02	0.12	0.01	0.48	0.73	1.11	6.14
cse_process_notes	0.15	0.09	0.02	0.00	0.15	0.09	0.02	0.00	0.15	0.00	0.15
mark_used_regs	0.15	0.53	0.96	0.21	0.02	0.25	0.07	0.00	0.15	0.00	0.15
copy_rtx_if_shared	0.15	0.28	0.11	0.00	0.15	0.16	0.00	0.00	0.15	1.11	6.14
block_alloc	0.14	0.25	0.09	0.07	0.04	0.28	0.14	0.00	0.14	1.11	6.72
spill_hard_reg	0.14	0.03	0.09	0.00	0.14	0.03	0.09	0.00	0.14		0.14

update_live_status	0.14	0.25	0.09	0.28	0.14	0.09	0.02	0.48	0.83	0.00	0.14
record_dead_and_set_regs	0.13	0.28	0.17	0.14	0.00	0.25	0.11	0.72	2.68	0.00	0.13
record_value_for_reg	0.13	0.16	0.01	0.35	0.37	0.12	0.00	0.48	0.94	0.00	0.13
mark_used_regs_combine	0.13	0.22	0.06	0.21	0.05	0.12	0.00	0.00	0.13	0.00	0.13
__open	0.13	0.88	4.33	0.98	5.56	0.87	4.21	2.17	32.01	6.67	329.01
sched_analyze	0.12	0.09	0.01	0.28	0.21	0.09	0.01	0.00	0.12	0.00	0.12
recog	0.12	0.06	0.03	0.07	0.02	0.12	0.00	0.00	0.12	0.00	0.12
insn_extract	0.12	0.13	0.00	0.28	0.21	0.06	0.03	0.00	0.12	0.00	0.12
find_single_use_in_loop	0.12	0.09	0.01	0.07	0.02	0.06	0.03	0.00	0.12	0.00	0.12
yylex	0.12	0.35	0.44	0.70	2.80	0.22	0.08	0.24	0.12	2.22	36.75
dead_or_set_regno_p	0.11	0.16	0.02	0.35	0.52	0.19	0.06	0.24	0.15	0.00	0.11
make_new_qty	0.11	0.22	0.11	0.14	0.01	0.16	0.02	0.00	0.11	0.00	0.11
sched_analyze_1	0.11	0.09	0.00	0.07	0.01	0.06	0.02	0.48	1.24	0.00	0.11
strength_reduce	0.11	0.00	0.11	0.28	0.26	0.06	0.02	0.00	0.11	0.00	0.11
get_element	0.11	0.09	0.00	0.07	0.01	0.12	0.00	0.24	0.15	0.00	0.11
num_sign_bit_copies	0.11	0.16	0.02	0.35	0.52	0.31	0.36	0.24	0.15	0.00	0.11
simplify_shift_const	0.11	0.06	0.02	0.21	0.09	0.06	0.02	0.24	0.15	0.00	0.11
rehash_using_reg	0.11	0.25	0.18	0.21	0.09	0.06	0.02	0.00	0.11	0.00	0.11
rtx_equal_for_memref_p	0.11	0.00	0.11	0.21	0.09	0.03	0.06	0.00	0.11	0.00	0.11
fold	0.11	0.09	0.00	0.28	0.26	0.06	0.02	0.00	0.11	0.00	0.11
nonimmediate_operand	0.11	0.16	0.02	0.00	0.11	0.09	0.00	0.00	0.11	0.00	0.11
memrefs_conflict_p	0.11	0.03	0.06	0.07	0.01	0.00	0.11	0.00	0.11	0.00	0.11
can_combine_p	0.11	0.19	0.06	0.14	0.01	0.16	0.02	0.00	0.11	0.00	0.11
_doprnt	0.11	0.31	0.36	0.42	0.87	0.31	0.36	0.24	0.15	0.00	0.11
thread_jumps	0.11	0.09	0.00	0.28	0.26	0.19	0.06	0.00	0.11	0.00	0.11
schedule_select	0.10	0.09	0.00	0.21	0.12	0.16	0.04	0.00	0.10	0.00	0.10
insn_cost	0.10	0.19	0.08	0.28	0.32	0.00	0.10	0.00	0.10	0.00	0.10
delete_reg_equiv	0.10	0.22	0.14	0.07	0.01	0.19	0.08	0.00	0.10	1.11	10.20
copy_rtx_and_substitute	0.10	0.25	0.23	0.00	0.10	0.06	0.02	0.00	0.10	0.00	0.10
simplejump_p	0.10	0.28	0.32	0.14	0.02	0.25	0.23	0.72	3.84	0.00	0.10
side_effects_p	0.10	0.16	0.04	0.00	0.10	0.03	0.05	0.00	0.10	0.00	0.10
simplify_set	0.10	0.19	0.08	0.28	0.32	0.22	0.14	0.24	0.20	0.00	0.10
final_scan_insn	0.10	0.16	0.04	0.14	0.02	0.16	0.04	0.00	0.10	0.00	0.10
subst_constants	0.10	0.19	0.08	0.14	0.02	0.16	0.04	0.00	0.10	1.11	10.20
replace_regs	0.09	0.03	0.04	0.21	0.16	0.06	0.01	0.00	0.09	0.00	0.09
schedule_insn	0.09	0.03	0.04	0.14	0.03	0.06	0.01	0.24	0.25	0.00	0.09
reg_scan	0.09	0.16	0.05	0.00	0.09	0.12	0.01	0.00	0.09	0.00	0.09
reg_mentioned_p	0.09	0.06	0.01	0.35	0.75	0.19	0.11	0.00	0.09	0.00	0.09
requires_inout	0.08	0.06	0.01	0.07	0.00	0.12	0.02	0.24	0.32	0.00	0.08
get_last_value	0.08	0.00	0.08	0.21	0.21	0.03	0.03	0.00	0.08	0.00	0.08
next_insn_no_annul	0.08	0.13	0.03	0.28	0.50	0.16	0.08	0.00	0.08	0.00	0.08
fputs	0.08	0.06	0.01	0.00	0.08	0.06	0.01	0.00	0.08	0.00	0.08
set_label_offsets	0.08	0.16	0.08	0.07	0.00	0.09	0.00	0.00	0.08	0.00	0.08
shorten_branches	0.08	0.16	0.08	0.00	0.08	0.16	0.08	0.48	2.00	0.00	0.08
move_operand	0.07	0.03	0.02	0.14	0.07	0.09	0.01	0.00	0.07	0.00	0.07
combinable_i3pat	0.07	0.13	0.05	0.07	0.00	0.12	0.04	0.00	0.07	0.00	0.07
fixup_var_refs_1	0.07	0.00	0.07	0.07	0.00	0.00	0.07		0.07	0.00	0.07
preexpand_calls	0.07	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07	1.11	15.45
make_node	0.07	0.16	0.12	0.14	0.07	0.40	1.56	0.00	0.07	2.22	66.04
expand_expr	0.07	0.09	0.01	0.14	0.07	0.09	0.01	0.24	0.41	0.00	0.07
rtx_varies_p	0.07	0.09	0.01	0.07	0.00	0.00	0.07	0.00	0.07	1.11	15.45
print_operand	0.07	0.13	0.05	0.35	1.12	0.06	0.00	0.72	6.04	1.11	15.45
combine_instructions	0.07	0.16	0.12	0.07	0.00	0.09	0.01	0.24	0.41	0.00	0.07
floor_log2_wide	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
copy_cost	0.06	0.25	0.60	0.07	0.00	0.03	0.02	0.00	0.06	0.00	0.06
push_obstacks	0.06	0.09	0.02	0.07	0.00	0.25	0.60	0.00	0.06	0.00	0.06

mark_set_1	0.06	0.22	0.43	0.21	0.38	0.19	0.28	0.00	0.06	0.00	0.06
find_free_reg	0.06	0.09	0.02	0.14	0.11	0.06	0.00	0.00	0.06	0.00	0.06
attach_deaths	0.06	0.03	0.02	0.21	0.38	0.06	0.00	0.48	2.94	0.00	0.06
update_table_tick	0.06	0.09	0.02	0.00	0.06	0.03	0.02	0.00	0.06	0.00	0.06
_read	0.06	0.31	1.04	0.42	2.16	0.25	0.60	0.48	2.94	2.22	77.76
free_element	0.06	0.22	0.43	0.00	0.06	0.06	0.00	0.00	0.06	0.00	0.06
recog_1	0.06	0.06	0.00	0.28	0.81	0.12	0.06	0.00	0.06	0.00	0.06
oballoc	0.06	0.16	0.17	0.14	0.11	0.16	0.17	0.00	0.06	1.11	18.38
next_label	0.06	0.13	0.08	0.14	0.11	0.16	0.17	0.00	0.06	0.00	0.06
insn_unit	0.06	0.06	0.00	0.00	0.06	0.06	0.00	0.00	0.06	0.00	0.06
gen_lowpart_common	0.06	0.09	0.02	0.35	1.40	0.12	0.06	0.00	0.06	0.00	0.06
init_alias_analysis	0.06	0.03	0.02	0.07	0.00	0.00	0.06	0.24	0.54	0.00	0.06
schedule_insns	0.06	0.03	0.02	0.14	0.11	0.12	0.06	0.00	0.06	0.00	0.06
cancel_changes	0.06	0.06	0.00	0.14	0.11	0.03	0.02	0.00	0.06	0.00	0.06
recog_2	0.06	0.06	0.00	0.14	0.11	0.00	0.06	0.00	0.06	0.00	0.06
redundant_insn	0.06	0.06	0.00	0.14	0.11	0.16	0.17	0.48	2.94	0.00	0.06
choose_reload_regs	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06		0.06
push_reload	0.06	0.00	0.06	0.00	0.06	0.03	0.02	0.00	0.06		0.06
.urem	0.05	0.06	0.00	0.07	0.01	0.06	0.00	0.24	0.72	0.00	0.05
cse_rtx_addr_varies_p	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
_close	0.05	0.22	0.58	0.21	0.51	0.22	0.58	0.24	0.72	2.22	94.18
rank_for_schedule	0.05	0.09	0.03	0.14	0.16	0.00	0.05	0.24	0.72	0.00	0.05
insn_dead_p	0.05	0.06	0.00	0.00	0.05	0.09	0.03	0.00	0.05	0.00	0.05
loop_reg_used_before_p	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
true_regnum	0.05	0.09	0.03	0.00	0.05	0.03	0.01	0.24	0.72	0.00	0.05
remove_from_table	0.05	0.06	0.00	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
expand_inline_function	0.05	0.03	0.01	0.14	0.16	0.12	0.10	0.24	0.72	0.00	0.05
use_crosses_set_p	0.05	0.00	0.05	0.00	0.05	0.03	0.01	0.00	0.05	1.11	22.47
reload_as_needed	0.05	0.09	0.03	0.07	0.01	0.06	0.00	0.00	0.05	0.00	0.05
global_alloc	0.05	0.06	0.00	0.07	0.01	0.03	0.01	0.24	0.72	0.00	0.05
post_mark_life	0.05	0.03	0.01	0.00	0.05	0.03	0.01	0.00	0.05	0.00	0.05
find_comparison_args	0.05	0.06	0.00	0.21	0.51	0.06	0.00	0.24	0.72	0.00	0.05
sched_note_set	0.04	0.03	0.00	0.07	0.02	0.00	0.04	0.24	1.00	0.00	0.04
count_loop_regs_set	0.04	0.03	0.00	0.07	0.02	0.00	0.04	0.00	0.04	0.00	0.04
dbr_schedule	0.04	0.06	0.01	0.14	0.25	0.12	0.16	0.00	0.04	0.00	0.04
find_insn_list	0.04	0.03	0.00	0.00	0.04	0.03	0.00	0.00	0.04	0.00	0.04
equiv_constant	0.04	0.09	0.06	0.21	0.72	0.19	0.56	0.24	1.00	0.00	0.04
delete_insn	0.04	0.00	0.04	0.07	0.02	0.06	0.01	0.00	0.04	0.00	0.04
plus_constant_wide	0.04	0.03	0.00	0.00	0.04	0.06	0.01	0.00	0.04	0.00	0.04
find_regno_note	0.04	0.03	0.00	0.07	0.02	0.09	0.06	0.00	0.04	0.00	0.04
next_real_insn	0.04	0.03	0.00	0.07	0.02	0.00	0.04	0.00	0.04	0.00	0.04
recog_for_combine	0.04	0.03	0.00	0.14	0.25	0.03	0.00	0.00	0.04	0.00	0.04
make_field_assignment	0.04	0.00	0.04	0.07	0.02	0.00	0.04	0.00	0.04	0.00	0.04
force_to_mode	0.04	0.19	0.56	0.28	1.44	0.16	0.36	0.24	1.00	0.00	0.04
record_address_regs	0.04	0.03	0.00	0.00	0.04	0.06	0.01	0.00	0.04	0.00	0.04
cse_main	0.04	0.06	0.01	0.07	0.02	0.03	0.00	0.00	0.04	0.00	0.04
delete_dead_from_cse	0.04	0.03	0.00	0.14	0.25	0.09	0.06	0.00	0.04	0.00	0.04
update_equiv_regs	0.04	0.09	0.06	0.00	0.04	0.06	0.01	0.00	0.04	0.00	0.04
memcmp	0.04	0.00	0.04	0.14	0.25	0.00	0.04	0.00	0.04	0.00	0.04
mark_modified_reg	0.04	0.06	0.01	0.00	0.04	0.06	0.01	0.00	0.04	0.00	0.04
pop_obstacks	0.04	0.03	0.00	0.00	0.04	0.06	0.01	0.24	1.00	0.00	0.04
address_operand	0.04	0.00	0.04	0.00	0.04	0.06	0.01	0.00	0.04	0.00	0.04
dead_or_set_p	0.04	0.09	0.06	0.14	0.25	0.03	0.00	0.00	0.04	0.00	0.04
set_nonvarying_address_											
components	0.04	0.03	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
move_movables	0.04	0.00	0.04	0.07	0.02	0.00	0.04	0.00	0.04	0.00	0.04
get_related_value	0.04	0.00	0.04	0.00	0.04	0.00	0.04		0.04	0.00	0.04

condjump_p	0.04	0.09	0.06	0.35	2.40	0.06	0.01	0.00	0.04	0.00	0.04
volatile_insn_p	0.04	0.03	0.00	0.00	0.04	0.03	0.00	0.00	0.04	0.00	0.04
qty_sugg_compare_1	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
simplify_plus_minus	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
add_insn	0.03	0.06	0.03	0.07	0.05	0.06	0.03	0.24	1.47	0.00	0.03
reg_or_0_operand	0.03	0.06	0.03	0.07	0.05	0.03	0.00	0.00	0.03	0.00	0.03
actual_hazard_this_instance	0.03	0.09	0.12	0.07	0.05	0.06	0.03	0.24	1.47	0.00	0.03
record_dead_and_set_regs_1	0.03	0.03	0.00	0.07	0.05	0.03	0.00	0.00	0.03	1.11	38.88
reemit_notes	0.03	0.13	0.33	0.14	0.40	0.03	0.00	0.00	0.03	0.00	0.03
gen_rtx_combine	0.03	0.03	0.00	0.14	0.40	0.06	0.03	0.00	0.03	0.00	0.03
gen_lowpart_if_possible	0.03	0.06	0.03	0.07	0.05	0.06	0.03	0.00	0.03	0.00	0.03
rtx_addr_varies_p	0.03	0.03	0.00	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
exact_log2_wide	0.03	0.00	0.03	0.07	0.05	0.06	0.03	0.00	0.03	0.00	0.03
expand_field_assignment	0.03	0.06	0.03	0.00	0.03	0.12	0.27	0.00	0.03	0.00	0.03
undo_all	0.03	0.03	0.00	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
invariant_p	0.03	0.00	0.03	0.14	0.40	0.00	0.03	0.00	0.03	0.00	0.03
scan_paradoxical_subregs	0.03	0.03	0.00	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
expand_binop	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
_realbufend	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
prev_real_insn	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
find_split_point	0.03	0.03	0.00	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
find_basic_blocks	0.03	0.09	0.12	0.14	0.40	0.03	0.00	0.00	0.03	0.00	0.03
loop_optimize	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
even_relop	0.03	0.09	0.12	0.14	0.40	0.09	0.12	0.24	1.47	0.00	0.03
split_insns	0.03	0.03	0.00	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
lookup_as_function	0.03	0.00	0.03	0.07	0.05	0.03	0.00	0.24	1.47	0.00	0.03
qty_compare_1	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
strict_memory_address_p	0.03	0.06	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
qsort	0.03	0.00	0.03	0.14	0.40	0.00	0.03	0.00	0.03	0.00	0.03
validate_replace_rtx_1	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
build_binary_op	0.03	0.06	0.03	0.14	0.40	0.00	0.03	0.48	6.75	0.00	0.03
merge_equiv_classes	0.03	0.03	0.00	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
mostly_false_jump	0.03	0.03	0.00	0.00	0.03	0.06	0.03	0.00	0.03	0.00	0.03
odd_relop	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
.div	0.03	0.00	0.03	0.14	0.40	0.03	0.00	0.00	0.03	0.00	0.03
alter_reg	0.03	0.00	0.03	0.14	0.40	0.00	0.03	0.00	0.03	0.00	0.03
gen_sequence	0.03	0.06	0.03	0.07	0.05	0.03	0.00	0.24	1.47	0.00	0.03
find_reloads_address	0.03	0.03	0.00	0.00	0.03	0.06	0.03	0.00	0.03	0.00	0.03
new_basic_block	0.03	0.03	0.00	0.00	0.03	0.06	0.03	0.24	1.47	0.00	0.03
finish_sometimes_live	0.03	0.03	0.00	0.07	0.05	0.06	0.03	0.24	1.47	0.00	0.03
find_and_verify_loops	0.03	0.03	0.00	0.07	0.05	0.09	0.12	0.00	0.03	0.00	0.03
actual_hazard	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
new_sometimes_live	0.03	0.09	0.12	0.21	1.08	0.09	0.12	0.00	0.03	0.00	0.03
combine_reloads	0.03	0.03	0.00	0.07	0.05	0.09	0.12	0.24	1.47	0.00	0.03
immediate_operand	0.03	0.06	0.03	0.07	0.05	0.00	0.03	0.00	0.03	0.00	0.03
start_sequence	0.03	0.00	0.03	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
try_constants	0.03	0.03	0.00	0.00	0.03	0.06	0.03	0.00	0.03	0.00	0.03
emit_move_insn_1	0.03	0.03	0.00	0.00	0.03	0.03	0.00	0.00	0.03	0.00	0.03
expand_preferences	0.03	0.09	0.12	0.07	0.05	0.03	0.00	0.00	0.03	0.00	0.03
output_operand	0.02	0.03	0.00	0.00	0.02	0.22	2.00	0.00	0.02	0.00	0.02
emit_insn	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
memccpy	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
protect_from_queue	0.02	0.09	0.25	0.00	0.02	0.06	0.08	0.00	0.02	0.00	0.02
potential_hazard	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
recog_3	0.02		0.02		0.02		0.02		0.02		0.02
rtvec_alloc	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02

reload_reg_free_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
allocate_reload_reg	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
getpid	0.02	0.09	0.25	0.28	3.38	0.09	0.25	0.48	10.58	1.11	59.41
safe_hash	0.02	0.09	0.25	0.07	0.13	0.06	0.08	0.48	10.58	0.00	0.02
expand_call	0.02	0.09	0.25	0.14	0.72	0.06	0.08	0.00	0.02	0.00	0.02
max_reg_num	0.02	0.06	0.08	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
result_ready_cost	0.02	0.03	0.00	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
blockage_range	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
mark_reg_store	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
forget_old_reloads_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
set_preference	0.02	0.03	0.00	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
build1	0.02	0.00	0.02	0.14	0.72	0.00	0.02	0.24	2.42	1.11	59.41
find_reloads_address_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
instantiate_virtual_regs	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
get_attr_type	0.02	0.03	0.00	0.07	0.13	0.03	0.00	0.00	0.02	0.00	0.02
schedule_unit	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
reg_referenced_p	0.02	0.06	0.08	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
apply_distributive_law	0.02	0.03	0.00	0.14	0.72	0.00	0.02	0.00	0.02	0.00	0.02
mark_not_elimidable	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
reg_is_born	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
emit_move_sequence	0.02	0.06	0.08	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
create_reg_dead_note	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.24	2.42	0.00	0.02
simplify_relational_operation	0.02	0.09	0.25	0.14	0.72	0.09	0.25	0.00	0.02	0.00	0.02
emit_reload_insns	0.02	0.03	0.00	0.00	0.02	0.00	0.02	0.00	0.02		0.02
prescan_loop	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
unshare_all_rtl	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
make_insn_raw	0.02	0.06	0.08	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
adjust_priority	0.02	0.00	0.02	0.00	0.02	0.06	0.08	0.00	0.02	0.00	0.02
mark_home_live	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
note_mem_written	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
true_dependence	0.02	0.03	0.00	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_move_insn	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
const_binop	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
record_jump_cond	0.02	0.19	1.45	0.07	0.13	0.12	0.50	0.24	2.42	0.00	0.02
distribute_notes	0.02	0.03	0.00	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
function_units_used	0.02	0.09	0.25	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
next_nonnote_insn	0.02	0.13	0.61	0.00	0.02	0.06	0.08	0.24	2.42	0.00	0.02
obfree	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
resource_conflicts_p	0.02	0.13	0.61	0.00	0.02	0.03	0.00	0.24	2.42	0.00	0.02
allocno_compare	0.02	0.03	0.00	0.07	0.13	0.03	0.00	0.00	0.02	0.00	0.02
subst_reg_equivs	0.02	0.03	0.00	0.00	0.02	0.03	0.00	0.24	2.42	0.00	0.02
combine_regs	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
split_tree	0.02	0.00	0.02	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
alloc_qty	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
copy_for_inline	0.02	0.03	0.00	0.07	0.13	0.06	0.08	0.24	2.42	0.00	0.02
collect_iterators	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
local_alloc	0.02	0.06	0.08	0.07	0.13	0.00	0.02	0.00	0.02	0.00	0.02
order_regs_for_reload	0.02	0.00	0.02	0.00	0.02	0.03	0.00	0.00	0.02	0.00	0.02
fixup_var_refs_insns	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02	0.00	0.02
_brk_unlocked	0.02	0.22	2.00		0.02	0.28	3.38	0.24	2.42	2.22	242.00
atoi	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_set_regs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_reg_rtx	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
swap_sort	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.24	5.29	0.00	0.01
try_split	0.01	0.00	0.01	0.07	0.36	0.09	0.64	0.00	0.01	0.00	0.01
peephole	0.01	0.03	0.04	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01

find_regno_fusage	0.01	0.03	0.04	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
insn_sets_resource_p	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.24	5.29	0.00	0.01
rare_destination	0.01	0.06	0.25	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
may_trap_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.24	5.29	0.00	0.01
_malloc_unlocked	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	1.11	121.00
attach_deaths_insn	0.01	0.06	0.25	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01
mark_reg_death	0.01	0.06	0.25	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
output_addr_const	0.01	0.00	0.01	0.00	0.01	0.06	0.25	0.00	0.01	0.00	0.01
build	0.01	0.00	0.01	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01
recog_6	0.01	0.03	0.04	0.07	0.36	0.09	0.64	0.24	5.29	0.00	0.01
use_related_value	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01	0.00	0.01
cse_gen_binary	0.01	0.00	0.01	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01
add_insn_before	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
prev_label	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
reset_used_flags	0.01	0.09	0.64	0.14	1.69	0.00	0.01	0.24	5.29	0.00	0.01
change_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
_libc_write	0.01	0.03	0.04	0.00	0.01	0.06	0.25	0.24	5.29	0.00	0.01
fill_simple_delay_slots	0.01	0.06	0.25	0.07	0.36	0.03	0.04	0.24	5.29	0.00	0.01
relax_delay_slots	0.01	0.03	0.04	0.07	0.36	0.06	0.25	0.00	0.01	0.00	0.01
queue_insn	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
emit_insns_before	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
prev_active_insn	0.01	0.13	1.44	0.21	4.00	0.12	1.21	0.00	0.01	0.00	0.01
mark_reg_clobber	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.24	5.29	0.00	0.01
follow_jumps	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_insn_mem_dependence	0.01	0.03	0.04	0.07	0.36	0.03	0.04	0.24	5.29	0.00	0.01
gen_movsi	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
default_conversion	0.01	0.06	0.25	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
force_reg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
realloc	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_rtxvec	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
modified_between_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
simplify_comparison	0.01	0.13	1.44	0.28	7.29	0.22	4.41	0.24	5.29	0.00	0.01
simplify_if_then_else	0.01	0.09	0.64	0.00	0.01	0.03	0.04	0.24	5.29	0.00	0.01
copy_node	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
arith32_operand	0.01	0.00	0.01	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
prepare_unit	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.24	5.29	0.00	0.01
reg_preferred_class	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
end_sequence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
invalidate_skipped_set	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
reg_class_subset_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
birthing_insn_p	0.01	0.00	0.01	0.07	0.36	0.03	0.04	0.48	22.09	0.00	0.01
alu_unit_blockage_range	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
anti_dependence	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
mem110_unit_blockage	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_reg_fusage	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reverse_condition	0.01	0.06	0.25	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
force_fit_type	0.01	0.03	0.04	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
cse_set_around_loop	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
reg_used_between_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
get_jump_flags	0.01	0.00	0.01	0.00	0.01	0.06	0.25	0.00	0.01	0.00	0.01
memory_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mostly_true_jump	0.01	0.03	0.04	0.00	0.01	0.06	0.25	0.00	0.01	0.00	0.01
validate_equiv_mem	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
distribute_links	0.01	0.00	0.01	0.00	0.01	0.06	0.25	0.00	0.01	0.00	0.01
find_symbolic_term	0.01		0.01	0.00	0.01		0.01		0.01		0.01
rtx_renumbered_equal_p	0.01	0.03	0.04	0.21	4.00	0.12	1.21	0.00	0.01	0.00	0.01

build_unary_op	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
break_out_memory_refs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
move_deaths	0.01	0.03	0.04	0.07	0.36	0.06	0.25	0.00	0.01	0.00	0.01
fill_slots_from_thread	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
cse_around_loop	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
final	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
set_nonzero_bits_and_sig n_copies	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
output_asm_name	0.01	0.03	0.04	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
alu_unit_blockage	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.24	5.29	0.00	0.01
insn_default_length	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_stores	0.01	0.03	0.04	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
wipe_dead_reg	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
integer_zerop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
assemble_name	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
ungetc	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
stop_search_p	0.01	0.06	0.25	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
legitimize_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
print_operand_address	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
t_delete	0.01	0.00	0.01	0.07	0.36	0.03	0.04	0.00	0.01	0.00	0.01
t_splay	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
own_thread_p	0.01	0.03	0.04	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
find_cross_jump	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
delete_from_jump_chain	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
div_and_round_double	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
memory_operand	0.01	0.03	0.04	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
preserve_subexpressions_ p	0.01	0.00	0.01	0.07	0.36	0.00	0.01	0.00	0.01	0.00	0.01
num_delay_slots	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_is_set	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
strlen	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_set_p	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
putc	0.01	0.03	0.04	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
mark_life	0.01	0.03	0.04	0.00	0.01	0.06	0.25	0.00	0.01	0.00	0.01
build_int_2_wide	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
decl_function_context	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
comparison_dominates_p	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
push_secondary_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
classify_integer	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
unsigned_conversion_war ning	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
simplify_ternary_operatio n	0.01	0.03	0.04	0.07	0.36	0.00	0.01	0.24	5.29	0.00	0.01
no_labels_between_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
int_fits_type_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_temp_slot_from_add ress	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
fold_convert	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
internal_build_compound _expr	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
rtx_equal_for_thread_p	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
eshup1	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
flush_pending_lists	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
emit_delay_sequence	0.01	0.09	0.64	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
memref_referenced_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
pushdecl	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
update_block	0.01	0.03	0.04	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_expr_stmt	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_label_ref	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

force_operand	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
store_expr	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.24	5.29	0.00	0.01
invalidate_skipped_block	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_mult	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
queued_subexp_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
grokdeclarator	0.01	0.00	0.01	0.14	1.69	0.00	0.01	0.00	0.01	3.33	1102.24
flow_analysis	0.01	0.00	0.01	0.00	0.01	0.03	0.04	0.00	0.01	0.00	0.01
Sum	99.56	97.99	52.44	95.95	118.27	97.74	54.10	96.61	316.29	95.50	2616.73
	Ref	Train	Train	Test	Test	LgRed	LgRed	MdRed	Mdred	SmRed	SmRed
			Chi		Chi		Chi		Chi		Chi

90% Confidence level (438 entries) = 475.290

Function level execution profile at optimization level O1

The following table contains function execution profiles and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets as compared to the full SPEC reference datasets. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the gprof profiling utility. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall execution time spent in the stated function (in the Function column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi are the terms of the chi-squared statistic for the stated function (in the function column).

Function	Ref	Train	Train Chi	Test	Test Chi	LgRed	LgRed Chi	MdRed	Mdred Chi	SmRed	SmRed Chi
internal_mcount	21.79	24.12	0.25	30.33	3.35	23.96	0.22	26.12	0.86	17.19	0.97
memcpy	15.07	14.14	0.06	3.37	9.08	14.42	0.03	2.61	10.30	0.00	15.07
memset	5.84	4.62	0.25	1.41	3.36	4.43	0.34	1.49	3.24	0.00	5.84
propagate_block	5.26	2.43	1.52	0.76	3.85	2.74	1.21	0.37	4.55	0.00	5.26
.umul	2.81	1.74	0.41	1.30	0.81	1.83	0.34	0.37	2.12	1.56	0.56
cse_insn	2.49	2.75	0.03	3.48	0.39	3.15	0.17	4.10	1.04	6.25	5.68
record_one_conflict	1.99	0.78	0.74	0.33	1.38	0.91	0.59	0.00	1.99	0.00	1.99
_mcount	1.56	1.83	0.05	1.96	0.10	1.32	0.04	2.24	0.30		1.56
schedule_block	1.49	0.64	0.48	0.65	0.47	1.14	0.08	0.75	0.37	0.00	1.49
sched_analyze_insn	1.23	0.50	0.43	0.54	0.39	0.55	0.38	0.37	0.60	0.00	1.23
find_reloads	1.22	0.96	0.06	1.85	0.33	1.23	0.00	0.00	1.22	0.00	1.22
.rem	1.13	1.01	0.01	1.09	0.00	1.32	0.03	1.12	0.00	3.12	3.50
life_analysis	0.98	0.32	0.44	0.00	0.98	0.59	0.16	0.37	0.38	0.00	0.98
invalidate	0.91	0.32	0.38	0.43	0.25	0.23	0.51	0.00	0.91	0.00	0.91
fold_rtx	0.75	1.05	0.12	1.09	0.15	1.32	0.43	1.49	0.73	0.00	0.75
record_reg_classes	0.73	1.05	0.14	0.76	0.00	1.37	0.56	3.36	9.48	0.00	0.73
canon_reg	0.69	1.56	1.10	0.43	0.10	1.00	0.14	0.37	0.15	0.00	0.69
insert	0.69	0.69	0.00	0.54	0.03	1.05	0.19	1.49	0.93	1.56	1.10
exp_equiv_p	0.67	0.27	0.24	0.33	0.17	0.64	0.00	0.37	0.13	1.56	1.18
find_reg_note	0.66	0.18	0.35	0.22	0.29	0.46	0.06	0.75	0.01	0.00	0.66
force_movables	0.65	0.00	0.65	0.00	0.65	0.00	0.65	0.00	0.65	0.00	0.65
find_reg	0.63	0.27	0.21	0.22	0.27	0.32	0.15	0.75	0.02	0.00	0.63
refers_to_regno_p	0.58	0.46	0.02	0.65	0.01	0.46	0.02	1.12	0.50	0.00	0.58
rtx_equal_p	0.58	0.55	0.00	0.54	0.00	0.50	0.01	1.49	1.43	0.00	0.58
canon_hash	0.55	0.41	0.04	0.87	0.19	0.91	0.24	0.00	0.55	1.56	1.85
combine_movables	0.53	0.05	0.43	0.11	0.33	0.05	0.43	0.00	0.53	0.00	0.53
refers_to_mem_p	0.52	0.05	0.42	0.00	0.52	0.14	0.28	0.00	0.52	0.00	0.52
reg_scan_mark_refs	0.52	0.50	0.00	1.41	1.52	0.37	0.04	0.00	0.52	0.00	0.52
constrain_operands	0.47	0.59	0.03	0.43	0.00	0.73	0.14	0.75	0.17	0.00	0.47
invalidate_memory	0.42	0.41	0.00	0.22	0.10	0.18	0.14	0.00	0.42	0.00	0.42
jump_optimize	0.41	0.41	0.00	0.43	0.00	0.68	0.18	0.37	0.00	0.00	0.41
single_set	0.40	0.23	0.07	0.65	0.16	0.41	0.00	1.12	1.30	0.00	0.40
gen_rtx	0.40	0.27	0.04	0.43	0.00	0.23	0.07	0.75	0.31	1.56	3.36
reload	0.40	0.27	0.04	0.43	0.00	0.05	0.31	0.00	0.40	1.56	3.36
regclass	0.39	0.46	0.01	0.54	0.06	0.32	0.01	0.37	0.00	1.56	3.51
lookup	0.39	0.18	0.11	0.22	0.07	0.27	0.04	0.37	0.00	0.00	0.39
subst	0.39	0.78	0.39	0.54	0.06	0.37	0.00	0.37	0.00	0.00	0.39
rtx_cost	0.38	0.59	0.12	0.76	0.38	0.64	0.18	1.87	5.84	0.00	0.38
note_stores	0.36	0.73	0.38	0.22	0.05	0.46	0.03	0.37	0.00	1.56	4.00
mark_target_live_regs	0.36	0.55	0.10	0.22	0.05	0.37	0.00	0.37	0.00	0.00	0.36
recog_5	0.35	0.37	0.00	0.22	0.05	0.37	0.00	0.00	0.35	0.00	0.35
rtx_equal_for_loop_p	0.34	0.00	0.34	0.00	0.34	0.00	0.34	0.00	0.34	0.00	0.34
simplify_binary_operation	0.34	0.92	0.99	0.43	0.02	0.41	0.01	1.12	1.79	0.00	0.34

rtx_alloc	0.31	0.27	0.01	0.76	0.65	0.23	0.02	0.75	0.62	3.12	25.47
make_compound_operation	0.31	0.55	0.19	0.98	1.45	0.46	0.07	0.37	0.01	0.00	0.31
invalidate_for_call	0.31	0.32	0.00	0.11	0.13	0.27	0.01	0.00	0.31	0.00	0.31
mention_regs	0.30	0.41	0.04	0.87	1.08	0.41	0.04	0.37	0.02	1.56	5.29
copy_rtx	0.29	0.32	0.00	0.54	0.22	0.46	0.10	0.37	0.02	0.00	0.29
eliminate_regs	0.29	0.46	0.10	0.43	0.07	0.37	0.02	0.37	0.02	0.00	0.29
validate_change	0.28	0.14	0.07	0.00	0.28	0.32	0.01	0.00	0.28	0.00	0.28
mark_jump_label	0.28	0.55	0.26	0.33	0.01	0.46	0.12	0.00	0.28	0.00	0.28
recog_memoized	0.27	0.18	0.03	0.43	0.09	0.32	0.01	0.37	0.04	0.00	0.27
simplify_rtx	0.27	0.55	0.29	0.76	0.89	0.46	0.13	0.37	0.04	1.56	6.16
global_conflicts	0.27	0.18	0.03	0.11	0.09	0.18	0.03	0.00	0.27	0.00	0.27
prune_preferences	0.26	0.14	0.06	0.00	0.26	0.09	0.11	0.00	0.26	0.00	0.26
try_combine	0.25	0.32	0.02	0.22	0.00	0.41	0.10	0.75	1.00	0.00	0.25
cse_basic_block	0.25	0.41	0.10	0.33	0.03	0.37	0.06	0.75	1.00	0.00	0.25
apply_change_group	0.24	0.23	0.00	0.11	0.07	0.23	0.00	0.00	0.24	0.00	0.24
lookup_for_remove	0.24	0.05	0.15	0.00	0.24	0.05	0.15	0.00	0.24	0.00	0.24
nonzero_bits	0.24	0.27	0.00	1.20	3.84	0.46	0.20	0.75	1.08	0.00	0.24
yyparse	0.24	0.46	0.20	0.43	0.15	0.37	0.07	0.75	1.08	1.56	7.26
scan_loop	0.23	0.00	0.23	0.11	0.06	0.00	0.23	0.00	0.23	0.00	0.23
register_operand	0.22	0.23	0.00	0.22	0.00	0.14	0.03	0.00	0.22	0.00	0.22
canon_rtx	0.22	0.00	0.22	0.11	0.06	0.05	0.13	0.00	0.22	0.00	0.22
prev_nonnote_insn	0.20	0.37	0.14	0.43	0.26	0.18	0.00	0.00	0.20	0.00	0.20
get_identifier	0.20	0.23	0.00	0.22	0.00	0.09	0.06	0.00	0.20	1.56	9.25
sched_analyze_2	0.20	0.32	0.07	0.43	0.26	0.27	0.02	0.00	0.20	0.00	0.20
find_equiv_reg	0.19	0.05	0.10	0.00	0.19	0.05	0.10	0.00	0.19	0.00	0.19
volatile_refs_p	0.18	0.37	0.20	0.22	0.01	0.18	0.00	0.00	0.18	0.00	0.18
find_best_addr	0.18	0.27	0.05	0.11	0.03	0.37	0.20	0.00	0.18	0.00	0.18
count_reg_usage	0.18	0.09	0.05	0.11	0.03	0.23	0.01	0.37	0.20	0.00	0.18
unroll_loop	0.17	0.23	0.02	0.65	1.36	0.09	0.04	0.00	0.17	0.00	0.17
general_operand	0.17	0.05	0.08	0.00	0.17	0.23	0.02	0.00	0.17	0.00	0.17
next_active_insn	0.17	0.32	0.13	0.11	0.02	0.32	0.13	0.37	0.24	0.00	0.17
asm_noperands	0.16	0.18	0.00	0.22	0.02	0.27	0.08	0.37	0.28	0.00	0.16
copy_rtx_if_shared	0.16	0.18	0.00	0.11	0.02	0.14	0.00	0.37	0.28	0.00	0.16
record_conflicts	0.16	0.05	0.08	0.00	0.16	0.05	0.08	0.00	0.16	0.00	0.16
add_dependence	0.16	0.05	0.08	0.22	0.02	0.09	0.03	0.00	0.16	0.00	0.16
_doprnt	0.16	0.14	0.00	0.43	0.46	0.37	0.28	0.75	2.18	0.00	0.16
__open	0.16	1.05	4.95	2.28	28.09	1.19	6.63	3.36	64.00	14.06	1207.56
get_last_value_validate	0.16	0.14	0.00	0.43	0.46	0.05	0.08	0.00	0.16	0.00	0.16
make_regs_eqv	0.16	0.14	0.00	0.11	0.02	0.18	0.00	0.00	0.16	0.00	0.16
mark_referenced_resources	0.15	0.46	0.64	0.33	0.22	0.37	0.32	0.75	2.40	1.56	13.25
if_then_else_cond	0.15	0.09	0.02	0.11	0.01	0.05	0.07	0.00	0.15	0.00	0.15
mark_set_resources	0.15	0.55	1.07	0.65	1.67	0.23	0.04	0.37	0.32	0.00	0.15
cse_end_of_basic_block	0.15	0.32	0.19	0.11	0.01	0.14	0.00	0.00	0.15	0.00	0.15
schedule_insn	0.15	0.14	0.00	0.11	0.01	0.14	0.00	0.37	0.32	0.00	0.15
recog	0.14	0.18	0.01	0.11	0.01	0.14	0.00	0.00	0.14	0.00	0.14
reg_fits_class_p	0.14	0.23	0.06	0.33	0.26	0.09	0.02	0.75	2.66	0.00	0.14
find_basic_block	0.14	0.23	0.06	0.11	0.01	0.32	0.23	0.00	0.14	0.00	0.14
insert_regs	0.13	0.05	0.05	0.22	0.06	0.27	0.15	0.75	2.96	0.00	0.13
insn_extract	0.13	0.09	0.01	0.22	0.06	0.18	0.02	0.75	2.96	0.00	0.13
priority	0.13	0.05	0.05	0.11	0.00	0.23	0.08	0.00	0.13	0.00	0.13
make_new_qty	0.12	0.18	0.03	0.22	0.08	0.09	0.01	0.37	0.52	0.00	0.12
cse_process_notes	0.12	0.09	0.01	0.11	0.00	0.00	0.12	0.00	0.12	0.00	0.12
block_alloc	0.12	0.18	0.03	0.00	0.12	0.09	0.01	0.00	0.12	0.00	0.12
rehash_using_reg	0.12	0.18	0.03	0.11	0.00	0.00	0.12	0.37	0.52	0.00	0.12
yylex	0.12	0.18	0.03	0.43	0.80	0.41	0.70	0.00	0.12	3.12	75.00
output_asm_insn	0.12	0.18	0.03	0.33	0.37	0.09	0.01	0.37	0.52	0.00	0.12
spill_hard_reg	0.12	0.00	0.12	0.00	0.12	0.00	0.12	0.00	0.12		0.12

instantiate_virtual_regs_1	0.12	0.18	0.03	0.22	0.08	0.09	0.01	0.00	0.12	0.00	0.12
copy_rtx_and_substitute	0.12	0.23	0.10	0.11	0.00	0.23	0.10	0.00	0.12	1.56	17.28
eliminate_regs_in_insn	0.11	0.09	0.00	0.33	0.44	0.09	0.00	0.00	0.11	0.00	0.11
reg_scan	0.11	0.46	1.11	0.11	0.00	0.14	0.01	0.37	0.61	0.00	0.11
memory_address_p	0.11	0.23	0.13	0.33	0.44	0.14	0.01	0.00	0.11	0.00	0.11
rtx_varies_p	0.11	0.05	0.03	0.00	0.11	0.00	0.11	0.00	0.11	0.00	0.11
reg_overlap_mentioned_p	0.10	0.09	0.00	0.11	0.00	0.00	0.10	0.00	0.10	0.00	0.10
delete_reg_equiv	0.10	0.14	0.02	0.33	0.53	0.50	1.60	0.37	0.73	0.00	0.10
simplejump_p	0.10	0.09	0.00	0.11	0.00	0.18	0.06	0.00	0.10	0.00	0.10
num_sign_bit_copies	0.10	0.18	0.06	0.00	0.10	0.18	0.06	0.37	0.73	0.00	0.10
get_last_value	0.10	0.05	0.03	0.11	0.00	0.00	0.10	0.37	0.73	0.00	0.10
schedule_select	0.10	0.23	0.17	0.00	0.10	0.05	0.03	0.00	0.10	0.00	0.10
.urem	0.10	0.14	0.02	0.22	0.14	0.18	0.06	0.00	0.10	0.00	0.10
_libc_read	0.10	0.73	3.97	0.87	5.93	0.78	4.62	1.87	31.33	6.25	378.23
dead_or_set_regno_p	0.09	0.18	0.09	0.11	0.00	0.00	0.09	0.00	0.09	0.00	0.09
replace_regs	0.09	0.00	0.09	0.22	0.19	0.09	0.00	0.00	0.09	0.00	0.09
next_insn_no_annul	0.09	0.05	0.02	0.11	0.00	0.05	0.02	0.00	0.09	0.00	0.09
rtx_equal_for_memref_p	0.09	0.05	0.02	0.00	0.09	0.00	0.09	0.00	0.09	0.00	0.09
mark_used_regs	0.09	0.14	0.03	0.54	2.25	0.37	0.87	0.37	0.87	0.00	0.09
can_combine_p	0.09	0.14	0.03	0.33	0.64	0.00	0.09	0.00	0.09	0.00	0.09
volatile_insn_p	0.09	0.00	0.09	0.00	0.09	0.00	0.09	0.00	0.09	0.00	0.09
mark_used_regs_combine	0.09	0.18	0.09	0.22	0.19	0.18	0.09	0.37	0.87	0.00	0.09
record_value_for_reg	0.09	0.27	0.36	0.00	0.09	0.18	0.09	0.00	0.09	0.00	0.09
sched_analyze_1	0.09	0.14	0.03	0.00	0.09	0.18	0.09	0.00	0.09	0.00	0.09
final_scan_insn	0.09	0.27	0.36	0.11	0.00	0.14	0.03	0.00	0.09	0.00	0.09
sched_analyze	0.09	0.18	0.09	0.33	0.64	0.05	0.02	0.00	0.09	0.00	0.09
thread_jumps	0.09	0.14	0.03	0.11	0.00	0.27	0.36	0.00	0.09	0.00	0.09
combine_instructions	0.09	0.09	0.00	0.22	0.19	0.23	0.22	0.00	0.09	0.00	0.09
reg_mentioned_p	0.08	0.23	0.28	0.33	0.78	0.18	0.13	0.00	0.08	0.00	0.08
side_effects_p	0.08	0.14	0.05	0.11	0.01	0.05	0.01	0.00	0.08	0.00	0.08
attach_deaths	0.08	0.14	0.05	0.11	0.01	0.05	0.01	0.00	0.08	0.00	0.08
recog_1	0.08	0.05	0.01	0.11	0.01	0.09	0.00	0.00	0.08	0.00	0.08
find_single_use_in_loop	0.08	0.14	0.05	0.00	0.08	0.00	0.08	0.00	0.08	0.00	0.08
simplify_set	0.08	0.05	0.01	0.00	0.08	0.09	0.00	0.00	0.08	0.00	0.08
expand_expr	0.08	0.18	0.13	0.11	0.01	0.14	0.05	0.00	0.08	1.56	27.38
remove_from_table	0.08	0.05	0.01	0.22	0.25	0.14	0.05	0.00	0.08	0.00	0.08
update_live_status	0.07	0.09	0.01	0.00	0.07	0.05	0.01	0.00	0.07	0.00	0.07
move_operand	0.07	0.09	0.01	0.33	0.97	0.09	0.01	0.00	0.07	0.00	0.07
print_operand	0.07	0.09	0.01	0.00	0.07	0.14	0.07	0.00	0.07	0.00	0.07
fputs	0.07	0.05	0.01	0.22	0.32	0.05	0.01	0.00	0.07	0.00	0.07
mark_set_1	0.07	0.14	0.07	0.22	0.32	0.00	0.07	0.00	0.07	0.00	0.07
record_dead_and_set_regs	0.07	0.09	0.01	0.22	0.32	0.14	0.07	0.00	0.07	0.00	0.07
floor_log2_wide	0.07	0.00	0.07	0.22	0.32	0.05	0.01	0.00	0.07	0.00	0.07
find_free_reg	0.07	0.09	0.01	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07
shorten_branches	0.07	0.00	0.07	0.00	0.07	0.05	0.01	0.75	6.61	0.00	0.07
nonimmediate_operand	0.07	0.00	0.07	0.11	0.02	0.05	0.01	0.75	6.61	0.00	0.07
subst_constants	0.07	0.05	0.01	0.22	0.32	0.00	0.07	0.37	1.29	0.00	0.07
simplify_shift_const	0.07	0.09	0.01	0.33	0.97	0.00	0.07	1.12	15.75	0.00	0.07
fold	0.07	0.09	0.01	0.11	0.02	0.00	0.07	0.00	0.07	0.00	0.07
next_label	0.07	0.00	0.07	0.11	0.02	0.14	0.07	0.00	0.07	0.00	0.07
strength_reduce	0.07	0.00	0.07	0.00	0.07	0.05	0.01	0.00	0.07	0.00	0.07
get_element	0.06	0.09	0.02	0.22	0.43	0.05	0.00	0.00	0.06	0.00	0.06
fixup_var_refs_1	0.06	0.00	0.06	0.00	0.06	0.00	0.06		0.06	0.00	0.06
_libc_close	0.06	0.18	0.24	0.98	14.11	0.27	0.74	1.87	54.60	0.00	0.06
free_element	0.06	0.05	0.00	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06
set_label_offsets	0.06	0.09	0.02	0.11	0.04	0.14	0.11	0.00	0.06	0.00	0.06
.div	0.06	0.18	0.24	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06

invalidate_from_clobbers	0.06	0.00	0.06	0.00	0.06	0.09	0.02	0.37	1.60	0.00	0.06
push_obstacks	0.06	0.00	0.06	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06
make_node	0.06	0.14	0.11	0.11	0.04	0.05	0.00	0.00	0.06	1.56	37.50
requires_inout	0.06	0.14	0.11	0.11	0.04	0.32	1.13	0.00	0.06	0.00	0.06
cse_rtx_addr_varies_p	0.06	0.00	0.06	0.11	0.04	0.05	0.00	0.00	0.06	0.00	0.06
recog_2	0.06	0.14	0.11	0.33	1.22	0.05	0.00	0.00	0.06	0.00	0.06
qty_sugg_compare_1	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
push_reload	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06		0.06
true_regnum	0.05	0.05	0.00	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
memrefs_conflict_p	0.05	0.05	0.00	0.11	0.07	0.05	0.00	0.00	0.05	0.00	0.05
update_table_tick	0.05	0.14	0.16	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
even_relop	0.05	0.00	0.05	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
recog_for_combine	0.05	0.00	0.05	0.11	0.07	0.09	0.03	0.00	0.05	0.00	0.05
update_equiv_regs	0.05	0.05	0.00	0.00	0.05	0.09	0.03	0.00	0.05	0.00	0.05
find_regno_note	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
choose_reload_regs	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05		0.05
init_alias_analysis	0.05	0.05	0.00	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
next_real_insn	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
record_address_regs	0.05	0.05	0.00	0.00	0.05	0.05	0.00	0.37	2.05	0.00	0.05
expand_inline_function	0.05	0.05	0.00	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
insn_dead_p	0.04	0.09	0.06	0.11	0.12	0.05	0.00	0.37	2.72	0.00	0.04
delete_insn	0.04	0.09	0.06	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
post_mark_life	0.04	0.09	0.06	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
dbr_schedule	0.04	0.09	0.06	0.11	0.12	0.09	0.06	0.00	0.04	0.00	0.04
reload_as_needed	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
combine_reloads	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
qsort	0.04	0.05	0.00	0.00	0.04	0.09	0.06	0.00	0.04	0.00	0.04
move_movables	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
gen_lowpart_common	0.04	0.09	0.06	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
rank_for_schedule	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
condjump_p	0.04	0.18	0.49	0.00	0.04	0.14	0.25	0.37	2.72	0.00	0.04
combinable_i3pat	0.04	0.09	0.06	0.11	0.12	0.00	0.04	0.75	12.60	0.00	0.04
expand_call	0.04	0.00	0.04	0.00	0.04	0.09	0.06	0.00	0.04	0.00	0.04
global_alloc	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
emit_insn	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
use_crosses_set_p	0.04	0.09	0.06	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
simplify_plus_minus	0.04	0.00	0.04	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
cse_main	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.37	2.72	0.00	0.04
schedule_insns	0.04	0.09	0.06	0.33	2.10	0.00	0.04	0.00	0.04	0.00	0.04
memcmp	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
rtx_addr_varies_p	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
sched_note_set	0.03	0.05	0.01	0.22	1.20	0.05	0.01	0.00	0.03	0.00	0.03
result_ready_cost	0.03	0.00	0.03	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
gen_rtx_combine	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
redundant_insn	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.37	3.85	0.00	0.03
preexpand_calls	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
new_basic_block	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
find_basic_blocks	0.03	0.05	0.01	0.11	0.21	0.09	0.12	0.00	0.03	0.00	0.03
output_operand	0.03	0.05	0.01	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
dead_or_set_p	0.03	0.05	0.01	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
mark_modified_reg	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
set_nonvarying_address_components	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
lookup_as_function	0.03	0.05	0.01	0.22	1.20	0.05	0.01	0.00	0.03	0.00	0.03
plus_constant_wide	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
gen_sequence	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
_realbufend	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03

expand_field_assignment	0.03	0.05	0.01	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
cancel_changes	0.03	0.05	0.01	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
oballoc	0.03	0.00	0.03	0.11	0.21	0.09	0.12	0.37	3.85	0.00	0.03
alter_reg	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
scan_paradoxical_subregs	0.03	0.05	0.01	0.11	0.21	0.09	0.12	0.00	0.03	0.00	0.03
recog_3	0.03		0.03		0.03		0.03		0.03		0.03
emit_move_insn	0.03	0.00	0.03	0.11	0.21	0.09	0.12	0.00	0.03	0.00	0.03
count_loop_regs_set	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
_libc_write	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.75	17.28	0.00	0.03
address_operand	0.03	0.05	0.01	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
get_related_value	0.03	0.00	0.03	0.00	0.03	0.00	0.03		0.03	0.00	0.03
prev_active_insn	0.03	0.09	0.12	0.22	1.20	0.05	0.01	0.00	0.03	0.00	0.03
undo_all	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
emit_move_insn_1	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
rare_destination	0.03	0.05	0.01	0.11	0.21	0.14	0.40	0.75	17.28	0.00	0.03
validate_replace_rtx_1	0.03	0.09	0.12	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
fixup_var_refs_insns	0.03	0.00	0.03	0.11	0.21	0.00	0.03		0.03	0.00	0.03
add_insn	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
memccpy	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
pop_obstacks	0.02	0.05	0.05	0.00	0.02	0.09	0.25	0.00	0.02	0.00	0.02
mark_set_regs	0.02	0.09	0.25	0.33	4.81	0.00	0.02	0.00	0.02	0.00	0.02
equiv_constant	0.02	0.05	0.05	0.11	0.41	0.05	0.05	0.37	6.13	0.00	0.02
obfree	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
qty_compare_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
rtvec_alloc	0.02	0.05	0.05	0.11	0.41	0.05	0.05	0.37	6.13	0.00	0.02
find_comparison_args	0.02	0.32	4.50	0.22	2.00	0.00	0.02	0.75	26.65	0.00	0.02
record_jump_cond	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_reloads_address_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
_brk_unlocked	0.02	0.14	0.72	0.11	0.41	0.14	0.72	0.37	6.13	1.56	118.58
prev_real_insn	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
record_dead_and_set_regs_1	0.02	0.00	0.02	0.00	0.02	0.14	0.72	0.37	6.13	0.00	0.02
memory_operand	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
.mul	2.81	1.74	0.41	1.30	0.81	1.83	0.34	0.75	1.51	1.56	0.56
try_split	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
strict_memory_address_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_reload_insns	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
delete_dead_from_cse	0.02	0.00	0.02	0.22	2.00	0.00	0.02	0.00	0.02	0.00	0.02
final	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
reg_or_0_operand	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
safe_hash	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
make_insn_raw	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
reemit_notes	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.37	6.13	0.00	0.02
invariant_p	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
forget_old_reloads_1	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
emit_move_sequence	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
subst_reg_equivs	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
simplify_relational_operation	0.02	0.09	0.25	0.22	2.00	0.14	0.72	0.37	6.13	0.00	0.02
_malloc_unlocked	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
allocate_reload_reg	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
loop_optimize	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
expand_preferences	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
copy_cost	0.02	0.05	0.05	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
exact_log2_wide	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
max_reg_num	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
num_validated_changes	0.02	0.00	0.02	0.00	0.02	0.18	1.28	0.00	0.02	0.00	0.02
immediate_operand	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
reg_referenced_p	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02

end_sequence	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mark_reg_store	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
set_preference	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_reloads_address	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
mem110_unit_blockage	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
assemble_name	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
print_operand_address	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
realloc	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
getpid	0.02	0.46	9.68	0.33	4.81	0.18	1.28	0.75	26.65	4.69	1090.45
store_expr	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mostly_false_jump	0.02	0.00	0.02	0.22	2.00	0.09	0.25	0.00	0.02	0.00	0.02
flow_analysis	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
unshare_all_rtl	0.02	0.00	0.02	0.00	0.02	0.09	0.25	0.00	0.02	0.00	0.02
gen_lowpart_if_possible	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
arith32_operand	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
get_attr_type	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
function_units_used	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
mark_home_live	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
split_insns	0.01	0.09	0.64	0.00	0.01	0.09	0.64	0.37	12.96	0.00	0.01
start_sequence	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
invalidate_skipped_set	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
strlen	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
build	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
create_reg_dead_note	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
recog_6	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
cse_gen_binary	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.37	12.96	0.00	0.01
record_jump_equiv	0.01	0.05	0.16	0.33	10.24	0.00	0.01	0.00	0.01	1.56	240.25
free_pending_lists	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
eshup1	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
loop_reg_used_before_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
subst_indexed_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
size_in_bytes	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
collect_iterators	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
prescan_loop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
fill_simple_delay_slots	0.01	0.09	0.64	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
local_alloc	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
order_regs_for_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_and_verify_loops	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
odd_relop	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
new_sometimes_live	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
check_asm_operands	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
next_nonnote_insn	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
gen_reg_rtx	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
apply_distributive_law	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
allocno_compare	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
note_mem_written	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
add_insn_mem_dependence	0.01	0.00	0.01	0.22	4.41	0.09	0.64	0.00	0.01	0.00	0.01
build1	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
anti_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
default_conversion	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_insn_before	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_split_point	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
immed_double_const	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
distribute_links	0.01	0.09	0.64	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
find_symbolic_term	0.01		0.01	0.00	0.01		0.01		0.01		0.01
copy_node	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
finish_sometimes_live	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

break_out_memory_refs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
grokdeclarator	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	3.12	967.21
atoi	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
protect_from_queue	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
make_field_assignment	0.01	0.09	0.64	0.00	0.01	0.05	0.16	0.37	12.96	0.00	0.01
insn_default_length	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_not_elimidable	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
reg_is_set	0.01	0.09	0.64	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
try_constants	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
mark_reg_death	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
fprintf	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
find_regno_fusage	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
output_addr_const	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
force_to_mode	0.01	0.00	0.01	0.11	1.00	0.18	2.89	0.00	0.01	0.00	0.01
wipe_dead_reg	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
gen_movsi	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reverse_condition	0.01	0.00	0.01	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
use_related_value	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01	0.00	0.01
combine_regs	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
force_reg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
t_splay	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
const_binop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
memory_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
int_size_in_bytes	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
build_binary_op	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
validate_equiv_mem	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
change_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
parser_build_binary_op	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reload_reg_reaches_end_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
simplify_if_then_else	0.01	0.05	0.16	0.00	0.01	0.14	1.69	0.00	0.01	0.00	0.01
expand_expr_stmt	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mul_double	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
merge_equiv_classes	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.37	12.96	0.00	0.01
qst	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
instantiate_virtual_regs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
ferror_unlocked	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_preferred_class	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
set_nonzero_bits_and_sign_copies	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
mark_reg_clobber	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
alu_unit_blockage	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_stores	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
attach_deaths_insn	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
reg_is_born	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
true_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
alu_unit_blockage_range	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
follow_jumps	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
putc	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
_ungetc_unlocked	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
force_fit_type	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
stop_search_p	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
get_integer_term	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01	0.00	0.01
convert	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
legitimize_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mutex_lock	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
walk_alter_subreg	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
no_labels_between_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reset_used_flags	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.37	12.96	0.00	0.01

convert_to_integer	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_movdf	0.01		0.01		0.01		0.01		0.01		0.01
_obstack_newchunk	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
simplify_unary_operation	0.01	0.05	0.16	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
expand_binop	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
emit_delay_sequence	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
build_array_ref	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_assignment	0.01	0.00	0.01	0.22	4.41	0.00	0.01	0.00	0.01	0.00	0.01
synth_mult	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_mult	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
move_deaths	0.01	0.05	0.16	0.22	4.41	0.00	0.01	0.00	0.01	0.00	0.01
redirect_exp	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
fill_slots_from_thread	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
shorten_compare	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
remove_invalid_refs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
relax_delay_slots	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
save_for_inline_copying	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
Sum	102.09	99.25	62.28	98.12	184.33	100.31	54.87	95.45	498.09	90.56	4321.19
	Ref	Train	Train	Test	Test	LgRed	LgRed	MdRed	Mdred	SmRed	SmRed
			Chi		Chi		Chi		Chi		Chi

90% Confidence level (401 entries) = 436.649

Function level execution profile at optimization level O2

The following table contains function execution profiles and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets as compared to the full SPEC reference datasets. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the gprof profiling utility. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall execution time spent in the stated function (in the Function column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi are the terms of the chi-squared statistic for the stated function (in the function column).

Function	Ref	Train	Train Chi	Test	Test Chi	LgRed	LgRed Chi	MdRed	Mdred	SmRed	SmRed Chi
internal_mcount	23.66	26.06	0.24	31.55	2.63	24.59	0.04	34.35	4.83	29.69	1.54
memcpy	7.92	7.55	0.02	2.58	3.60	7.06	0.09	0.38	7.18	0.00	7.92
memset	6.30	3.92	0.90	1.93	3.03	5.28	0.17	0.76	4.87	0.00	6.30
propagate_block	4.97	3.32	0.55	0.97	3.22	2.59	1.14	0.76	3.57	0.00	4.97
.umul	2.96	1.86	0.41	1.82	0.44	1.78	0.47	1.53	0.69	1.56	0.66
cse_insn	2.88	3.52	0.14	4.40	0.80	2.95	0.00	4.96	1.50	1.56	0.61
sched_analyze_insn	2.73	1.21	0.85	0.00	2.73	1.27	0.78	0.00	2.73	0.00	2.73
record_one_conflict	1.65	0.35	1.02	0.00	1.65	0.56	0.72	0.00	1.65	0.00	1.65
_mcount	1.65	1.66	0.00	1.72	0.00	2.34	0.29	1.91	0.04		1.65
schedule_block	1.56	1.11	0.13	0.64	0.54	0.71	0.46	1.15	0.11	0.00	1.56
find_reloads	1.20	0.86	0.10	1.18	0.00	1.12	0.01	1.15	0.00	0.00	1.20
life_analysis	1.12	0.50	0.34	0.32	0.57	0.51	0.33	0.38	0.49	0.00	1.12
invalidate	1.07	0.60	0.21	0.11	0.86	0.41	0.41	0.00	1.07	0.00	1.07
.rem	1.01	0.91	0.01	0.64	0.14	1.52	0.26	1.15	0.02	1.56	0.30
fold_rtx	0.89	2.11	1.67	1.39	0.28	1.22	0.12	2.29	2.20	0.00	0.89
record_reg_classes	0.81	1.56	0.69	0.97	0.03	1.52	0.62	0.38	0.23	0.00	0.81
insert	0.79	0.80	0.00	0.43	0.16	1.12	0.14	1.53	0.69	0.00	0.79
exp_equiv_p	0.73	0.30	0.25	0.32	0.23	0.86	0.02	0.76	0.00	0.00	0.73
refers_to_regno_p	0.72	0.40	0.14	0.64	0.01	0.51	0.06	0.00	0.72	0.00	0.72
find_reg_note	0.71	0.45	0.10	0.21	0.35	0.61	0.01	0.76	0.00	0.00	0.71
find_reg	0.66	0.40	0.10	0.11	0.46	0.15	0.39	0.00	0.66	0.00	0.66
rtx_equal_p	0.66	0.30	0.20	0.64	0.00	0.41	0.09	1.15	0.36	0.00	0.66
refers_to_mem_p	0.65	0.10	0.47	0.00	0.65	0.05	0.55	0.00	0.65	0.00	0.65
canon_reg	0.65	0.60	0.00	0.97	0.16	0.81	0.04	1.53	1.19	1.56	1.27
force_movables	0.65	0.00	0.65	0.11	0.45	0.00	0.65	0.00	0.65	0.00	0.65
combine_movables	0.63	0.00	0.63	0.00	0.63	0.00	0.63	0.00	0.63	0.00	0.63
constrain_operands	0.54	0.80	0.13	1.07	0.52	0.71	0.05	0.00	0.54	0.00	0.54
reg_scan_mark_refs	0.53	0.50	0.00	0.32	0.08	0.61	0.01	1.15	0.73	0.00	0.53
invalidate_memory	0.53	0.20	0.21	0.21	0.19	0.25	0.15	0.00	0.53	1.56	2.00
rtx_cost	0.50	0.65	0.05	0.32	0.06	0.41	0.02	1.15	0.85	0.00	0.50
canon_hash	0.48	0.70	0.10	0.75	0.15	1.02	0.61	0.76	0.16	0.00	0.48
subst	0.47	0.70	0.11	0.64	0.06	0.20	0.16	0.76	0.18	0.00	0.47
jump_optimize	0.44	0.45	0.00	0.75	0.22	0.56	0.03	0.38	0.01	1.56	2.85
regclass	0.44	0.35	0.02	0.32	0.03	0.56	0.03	1.15	1.15	0.00	0.44
note_stores	0.43	0.60	0.07	0.43	0.00	0.30	0.04	0.76	0.25	0.00	0.43
lookup	0.43	0.20	0.12	0.11	0.24	0.30	0.04	0.38	0.01	0.00	0.43
gen_rtx	0.42	0.60	0.08	0.43	0.00	0.15	0.17	0.00	0.42	1.56	3.09
recog_5	0.42	0.55	0.04	0.11	0.23	0.51	0.02	0.00	0.42	0.00	0.42
single_set	0.41	0.35	0.01	0.21	0.10	0.30	0.03	0.38	0.00	0.00	0.41
mark_target_live_regs	0.40	0.86	0.53	0.86	0.53	0.76	0.32	0.76	0.32	0.00	0.40
rtx_equal_for_loop_p	0.37	0.00	0.37	0.00	0.37	0.05	0.28	0.00	0.37	0.00	0.37
simplify_binary_operation	0.37	0.45	0.02	0.64	0.20	0.56	0.10	1.15	1.64	3.12	20.44
mark_jump_label	0.36	0.55	0.10	0.86	0.69	0.46	0.03	1.15	1.73	0.00	0.36

make_compound_operation	0.34	0.20	0.06	0.54	0.12	0.30	0.00	0.38	0.00	0.00	0.34
copy_rtx	0.33	0.50	0.09	0.32	0.00	0.51	0.10	0.38	0.01	0.00	0.33
rtx_alloc	0.32	0.55	0.17	0.43	0.04	0.46	0.06	0.38	0.01	0.00	0.32
simplify_rtx	0.31	0.45	0.06	0.75	0.62	0.20	0.04	0.38	0.02	0.00	0.31
invalidate_for_call	0.31	0.40	0.03	0.21	0.03	0.36	0.01	0.00	0.31	0.00	0.31
reload	0.31	0.20	0.04	0.11	0.13	0.30	0.00	0.00	0.31	0.00	0.31
recog_memoized	0.31	0.25	0.01	0.43	0.05	0.30	0.00	0.00	0.31	0.00	0.31
register_operand	0.30	0.40	0.03	0.43	0.06	0.36	0.01	0.00	0.30	0.00	0.30
apply_change_group	0.29	0.35	0.01	0.00	0.29	0.25	0.01	0.76	0.76	0.00	0.29
try_combine	0.27	0.30	0.00	0.11	0.09	0.66	0.56	0.38	0.04	0.00	0.27
prev_nonnote_insn	0.27	0.25	0.00	0.21	0.01	0.20	0.02	1.15	2.87	0.00	0.27
eliminate_regs	0.27	0.50	0.20	0.21	0.01	0.25	0.00	0.38	0.04	0.00	0.27
nonzero_bits	0.25	0.20	0.01	0.97	2.07	0.46	0.18	0.38	0.07	1.56	6.86
lookup_for_remove	0.25	0.05	0.16	0.00	0.25	0.15	0.04	0.00	0.25	0.00	0.25
find_equiv_reg	0.24	0.00	0.24	0.11	0.07	0.00	0.24	0.00	0.24	0.00	0.24
sched_analyze_2	0.23	0.25	0.00	0.43	0.17	0.15	0.03	0.38	0.10	0.00	0.23
get_identifier	0.23	0.10	0.07	0.32	0.04	0.20	0.00	0.00	0.23	0.00	0.23
validate_change	0.23	0.10	0.07	0.21	0.00	0.25	0.00	0.38	0.10	0.00	0.23
mention_regs	0.23	0.35	0.06	0.43	0.17	0.15	0.03	0.38	0.10	1.56	7.69
cse_basic_block	0.23	0.50	0.32	0.32	0.04	0.61	0.63	0.76	1.22	0.00	0.23
global_conflicts	0.23	0.45	0.21	0.21	0.00	0.25	0.00	0.38	0.10	0.00	0.23
unroll_loop	0.22	0.20	0.00	0.21	0.00	0.25	0.00	0.00	0.22	0.00	0.22
cse_end_of_basic_block	0.22	0.10	0.07	0.43	0.20	0.25	0.00	0.00	0.22	0.00	0.22
volatile_refs_p	0.21	0.20	0.00	0.11	0.05	0.15	0.02	0.38	0.14	0.00	0.21
prune_preferences	0.21	0.05	0.12	0.11	0.05	0.05	0.12	0.00	0.21	0.00	0.21
mark_set_resources	0.21	0.55	0.55	0.32	0.06	1.07	3.52	0.38	0.14	1.56	8.68
insn_extract	0.20	0.20	0.00	0.43	0.26	0.25	0.01	0.38	0.16	0.00	0.20
find_best_addr	0.20	0.35	0.11	0.11	0.04	0.10	0.05	0.38	0.16	1.56	9.25
reg_fits_class_p	0.19	0.20	0.00	0.21	0.00	0.41	0.25	0.00	0.19	0.00	0.19
general_operand	0.19	0.10	0.04	0.21	0.00	0.25	0.02	0.00	0.19	0.00	0.19
__open	0.19	0.86	2.36	1.72	12.32	1.42	7.96	2.67	32.37	7.81	305.60
mark_referenced_resources	0.19	0.60	0.88	0.86	2.36	0.71	1.42	1.15	4.85	0.00	0.19
priority	0.18	0.20	0.00	0.54	0.72	0.25	0.03	0.00	0.18	0.00	0.18
_doprnt	0.18	0.25	0.03	0.43	0.35	0.20	0.00	0.38	0.22	4.69	113.00
expand_expr	0.18	0.10	0.04	0.11	0.03	0.15	0.01	0.00	0.18	0.00	0.18
insert_regs	0.17	0.15	0.00	0.32	0.13	0.25	0.04	0.00	0.17	0.00	0.17
copy_rtx_if_shared	0.17	0.10	0.03	0.11	0.02	0.25	0.04	1.15	5.65	0.00	0.17
make_regs_eqv	0.17	0.15	0.00	0.21	0.01	0.05	0.08	0.00	0.17	0.00	0.17
count_reg_usage	0.17	0.30	0.10	0.21	0.01	0.10	0.03	0.38	0.26	0.00	0.17
eliminate_regs_in_insn	0.17	0.20	0.01	0.11	0.02	0.05	0.08	0.00	0.17	0.00	0.17
yyparse	0.17	0.50	0.64	0.54	0.81	0.41	0.34	0.00	0.17	3.12	51.19
canon_rtx	0.16	0.00	0.16	0.00	0.16	0.00	0.16	0.00	0.16	0.00	0.16
asm_noperands	0.16	0.10	0.02	0.11	0.02	0.00	0.16	0.76	2.25	0.00	0.16
yylex	0.16	0.20	0.01	0.54	0.90	0.41	0.39	0.38	0.30	0.00	0.16
instantiate_virtual_regs_1	0.15	0.15	0.00	0.32	0.19	0.05	0.07	0.00	0.15	0.00	0.15
schedule_select	0.15	0.25	0.07	0.21	0.02	0.10	0.02	0.00	0.15	0.00	0.15
if_then_else_cond	0.15	0.00	0.15	0.21	0.02	0.10	0.02	0.00	0.15	0.00	0.15
invalidate_from_clobbers	0.15	0.15	0.00	0.64	1.60	0.10	0.02	0.00	0.15	0.00	0.15
memory_address_p	0.14	0.10	0.01	0.32	0.23	0.20	0.03	0.38	0.41	0.00	0.14
mark_used_regs	0.14	0.10	0.01	0.11	0.01	0.20	0.03	0.00	0.14	0.00	0.14
scan_loop	0.14	0.00	0.14	0.11	0.01	0.00	0.14	0.00	0.14	0.00	0.14
add_dependence	0.14	0.10	0.01	0.00	0.14	0.10	0.01	0.00	0.14	0.00	0.14
spill_hard_reg	0.14	0.05	0.06	0.00	0.14	0.05	0.06	0.00	0.14		0.14
get_last_value_validate	0.14	0.25	0.09	0.43	0.60	0.05	0.06	0.00	0.14	0.00	0.14
find_basic_block	0.14	0.30	0.18	0.11	0.01	0.30	0.18	0.00	0.14	0.00	0.14
delete_reg_equiv	0.14	0.20	0.03	0.11	0.01	0.20	0.03	0.00	0.14	0.00	0.14
reg_scan	0.14	0.10	0.01	0.11	0.01	0.20	0.03	0.00	0.14	0.00	0.14

recog	0.13	0.20	0.04	0.00	0.13	0.30	0.22	0.38	0.48	0.00	0.13
next_active_insn	0.12	0.30	0.27	0.00	0.12	0.36	0.48	0.38	0.56	0.00	0.12
make_new_qty	0.12	0.20	0.05	0.00	0.12	0.00	0.12	0.00	0.12	0.00	0.12
cse_process_notes	0.12	0.00	0.12	0.11	0.00	0.20	0.05	0.00	0.12	0.00	0.12
record_conflicts	0.12	0.15	0.01	0.11	0.00	0.10	0.00	0.00	0.12	0.00	0.12
_libc_read	0.12	0.75	3.31	0.97	6.02	0.66	2.43	1.91	26.70	4.69	174.04
copy_rtx_and_substitute	0.11	0.20	0.07	0.11	0.00	0.36	0.57	0.00	0.11	0.00	0.11
schedule_insn	0.11	0.00	0.11	0.11	0.00	0.15	0.01	0.00	0.11	0.00	0.11
final_scan_insn	0.11	0.10	0.00	0.21	0.09	0.20	0.07	0.00	0.11	0.00	0.11
output_asm_insn	0.11	0.35	0.52	0.32	0.40	0.30	0.33	0.00	0.11	1.56	19.11
rehash_using_reg	0.11	0.20	0.07	0.21	0.09	0.15	0.01	0.00	0.11	0.00	0.11
memcmp	0.11	0.05	0.03	0.11	0.00	0.05	0.03	0.38	0.66	0.00	0.11
replace_regs	0.11	0.05	0.03	0.11	0.00	0.05	0.03	0.00	0.11	0.00	0.11
sched_analyze_1	0.11	0.10	0.00	0.21	0.09	0.20	0.07	0.00	0.11	0.00	0.11
make_node	0.10	0.15	0.02	0.32	0.48	0.10	0.00	0.76	4.36	1.56	21.32
block_alloc	0.10	0.10	0.00	0.32	0.48	0.10	0.00	0.00	0.10	0.00	0.10
reg_overlap_mentioned_p	0.10	0.05	0.03	0.32	0.48	0.00	0.10	0.38	0.78	0.00	0.10
record_value_for_reg	0.10	0.15	0.02	0.11	0.00	0.15	0.02	0.00	0.10	0.00	0.10
get_last_value	0.10	0.10	0.00	0.11	0.00	0.00	0.10	0.00	0.10	0.00	0.10
mark_used_regs_combine	0.10	0.25	0.23	0.21	0.12	0.05	0.03	0.00	0.10	0.00	0.10
simplejump_p	0.09	0.25	0.28	0.43	1.28	0.10	0.00	0.00	0.09	0.00	0.09
floor_log2_wide	0.09	0.05	0.02	0.11	0.00	0.05	0.02	0.38	0.93	0.00	0.09
side_effects_p	0.09	0.05	0.02	0.00	0.09	0.10	0.00	0.00	0.09	0.00	0.09
record_dead_and_set_regs	0.09	0.20	0.13	0.21	0.16	0.05	0.02	0.00	0.09	0.00	0.09
find_single_use_in_loop	0.09	0.10	0.00	0.21	0.16	0.05	0.02	0.38	0.93	0.00	0.09
fold	0.09	0.10	0.00	0.11	0.00	0.05	0.02	0.00	0.09	0.00	0.09
rtx_varies_p	0.09	0.00	0.09	0.00	0.09	0.10	0.00	0.00	0.09	0.00	0.09
simplify_shift_const	0.09	0.05	0.02	0.11	0.00	0.10	0.00	0.00	0.09	0.00	0.09
thread_jumps	0.09	0.10	0.00	0.11	0.00	0.20	0.13	0.00	0.09	0.00	0.09
update_live_status	0.08	0.15	0.06	0.21	0.21	0.20	0.18	0.38	1.13	0.00	0.08
remove_from_table	0.08	0.15	0.06	0.00	0.08	0.10	0.01	0.00	0.08	0.00	0.08
recog_1	0.08	0.00	0.08	0.21	0.21	0.20	0.18	0.00	0.08	0.00	0.08
num_sign_bit_copies	0.08	0.20	0.18	0.54	2.65	0.05	0.01	0.38	1.13	0.00	0.08
update_table_tick	0.08	0.05	0.01	0.11	0.01	0.10	0.01	0.00	0.08	0.00	0.08
rtx_equal_for_memref_p	0.08	0.05	0.01	0.00	0.08	0.05	0.01	0.00	0.08	0.00	0.08
combine_instructions	0.08	0.00	0.08	0.11	0.01	0.10	0.01	0.00	0.08	0.00	0.08
push_reload	0.08	0.00	0.08	0.00	0.08	0.00	0.08	0.00	0.08		0.08
free_element	0.07	0.00	0.07	0.21	0.28	0.05	0.01	0.00	0.07	0.00	0.07
gen_lowpart_if_possible	0.07	0.05	0.01	0.11	0.02	0.05	0.01	0.00	0.07	0.00	0.07
get_element	0.07	0.15	0.09	0.21	0.28	0.15	0.09	0.00	0.07	0.00	0.07
nonimmediate_operand	0.07	0.05	0.01	0.00	0.07	0.00	0.07	0.00	0.07	0.00	0.07
attach_deaths	0.07	0.20	0.24	0.11	0.02	0.15	0.09	0.38	1.37	0.00	0.07
subst_constants	0.07	0.05	0.01	0.11	0.02	0.36	1.20	0.00	0.07	0.00	0.07
_libc_close	0.07	0.30	0.76	0.32	0.89	0.46	2.17	1.15	16.66	7.81	855.82
.urem	0.07	0.00	0.07	0.00	0.07	0.20	0.24	0.00	0.07	0.00	0.07
next_insn_no_annul	0.07	0.15	0.09	0.11	0.02	0.20	0.24	0.00	0.07	0.00	0.07
recog_2	0.07	0.05	0.01	0.21	0.28	0.05	0.01	0.00	0.07	0.00	0.07
print_operand	0.07	0.05	0.01	0.00	0.07	0.10	0.01	0.00	0.07	0.00	0.07
set_label_offsets	0.07	0.10	0.01	0.00	0.07	0.10	0.01	0.00	0.07	0.00	0.07
gen_lowpart_common	0.06	0.10	0.03	0.21	0.38	0.15	0.14	0.38	1.71	0.00	0.06
can_combine_p	0.06	0.15	0.14	0.11	0.04	0.15	0.14	0.00	0.06	0.00	0.06
add_insn	0.06	0.10	0.03	0.21	0.38	0.00	0.06	0.00	0.06	0.00	0.06
dead_or_set_regno_p	0.06	0.05	0.00	0.11	0.04	0.10	0.03	0.76	8.17	0.00	0.06
reg_mentioned_p	0.06	0.15	0.14	0.00	0.06	0.25	0.60	0.00	0.06	0.00	0.06
sched_analyze	0.06	0.05	0.00	0.00	0.06	0.20	0.33	0.00	0.06	0.00	0.06
function_units_used	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
simplify_set	0.06	0.10	0.03	0.11	0.04	0.20	0.33	0.00	0.06	0.00	0.06

fixup_var_refs_1	0.06	0.00	0.06	0.11	0.04	0.00	0.06		0.06	0.00	0.06
next_label	0.06	0.00	0.06	0.11	0.04	0.00	0.06	0.00	0.06	0.00	0.06
reload_as_needed	0.06	0.00	0.06	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06
move_operand	0.05	0.05	0.00	0.21	0.51	0.15	0.20	0.00	0.05	0.00	0.05
rank_for_schedule	0.05	0.05	0.00	0.21	0.51	0.10	0.05	0.38	2.18	0.00	0.05
fputs	0.05	0.30	1.25	0.11	0.07	0.00	0.05	0.00	0.05	0.00	0.05
scan_paradoxical_subregs	0.05	0.10	0.05	0.00	0.05	0.25	0.80	0.00	0.05	0.00	0.05
force_to_mode	0.05	0.05	0.00	0.11	0.07	0.05	0.00	0.00	0.05	0.00	0.05
schedule_insns	0.05	0.05	0.00	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
shorten_branches	0.05	0.00	0.05	0.11	0.07	0.10	0.05	0.00	0.05	0.00	0.05
update_equiv_regs	0.05	0.00	0.05	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
memrefs_conflict_p	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
qty_sugg_compare_1	0.05	0.00	0.05	0.00	0.05	0.10	0.05	0.00	0.05	0.00	0.05
output_addr_const	0.05	0.05	0.00	0.00	0.05	0.00	0.05	0.38	2.18	0.00	0.05
condjump_p	0.05	0.40	2.45	0.00	0.05	0.10	0.05	0.00	0.05	0.00	0.05
push_obstacks	0.05	0.05	0.00	0.11	0.07	0.15	0.20	0.00	0.05	0.00	0.05
delete_insn	0.05	0.05	0.00	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
volatile_insn_p	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
find_comparison_args	0.05	0.25	0.80	0.32	1.46	0.20	0.45	0.00	0.05	1.56	45.60
init_alias_analysis	0.05	0.05	0.00	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
mark_set_1	0.05	0.00	0.05	0.11	0.07	0.20	0.45	0.00	0.05	0.00	0.05
true_regnum	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
pop_obstacks	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
record_dead_and_set_regs_1	0.04	0.05	0.00	0.00	0.04	0.10	0.09	0.00	0.04	0.00	0.04
validate_replace_rtx_1	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
new_basic_block	0.04	0.05	0.00	0.00	0.04	0.10	0.09	0.00	0.04	0.00	0.04
move_movables	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
strength_reduce	0.04	0.10	0.09	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
expand_inline_function	0.04	0.20	0.64	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
find_basic_blocks	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
exact_log2_wide	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
.div	0.04	0.00	0.04	0.00	0.04	0.15	0.30	0.00	0.04	0.00	0.04
plus_constant_wide	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
use_crosses_set_p	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
choose_reload_regs	0.04	0.00	0.04	0.11	0.12	0.00	0.04	0.00	0.04		0.04
even_relop	0.04	0.05	0.00	0.00	0.04	0.10	0.09	0.00	0.04	0.00	0.04
copy_cost	0.04	0.10	0.09	0.21	0.72	0.05	0.00	0.00	0.04	0.00	0.04
find_regno_note	0.04	0.00	0.04	0.00	0.04	0.10	0.09	0.00	0.04	0.00	0.04
rtx_addr_varies_p	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
dead_or_set_p	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
cse_rtx_addr_varies_p	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
insn_dead_p	0.04	0.10	0.09	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
set_nonvarying_address_components	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
lookup_as_function	0.04	0.20	0.64	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
combinable_i3pat	0.04	0.10	0.09	0.21	0.72	0.10	0.09	0.00	0.04	0.00	0.04
recog_3	0.04		0.04		0.04		0.04		0.04		0.04
getpid	0.04	0.10	0.09	0.11	0.12	0.05	0.00	0.76	12.96	0.00	0.04
cse_main	0.04	0.00	0.04	0.32	1.96	0.05	0.00	0.00	0.04	0.00	0.04
dbr_schedule	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
_brk_unlocked	0.04	0.35	2.40	0.32	1.96	0.20	0.64		0.04		0.04
address_operand	0.04	0.10	0.09	0.00	0.04	0.15	0.30	0.00	0.04	0.00	0.04
odd_relop	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
sched_note_set	0.04	0.00	0.04	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
recog_for_combine	0.04	0.20	0.64	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
requires_inout	0.04	0.20	0.64	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
preexpand_calls	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04

record_jump_cond	0.04	0.05	0.00	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
simplify_plus_minus	0.04	0.00	0.04	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
loop_optimize	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
get_related_value	0.03	0.00	0.03	0.00	0.03	0.00	0.03		0.03	0.00	0.03
emit_insn	0.03	0.05	0.01	0.00	0.03	0.05	0.01	0.38	4.08	0.00	0.03
oballoc	0.03	0.10	0.16	0.11	0.21	0.10	0.16	0.00	0.03	1.56	78.03
qty_compare_1	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
build1	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
find_free_reg	0.03	0.05	0.01	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
loop_reg_used_before_p	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
final	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
memccpy	0.03	0.05	0.01	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
mark_set_regs	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.38	4.08	0.00	0.03
equiv_constant	0.03	0.10	0.16	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
gen_reg_rtx	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
qsort	0.03	0.10	0.16	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
emit_reload_insns	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03		0.03
mostly_false_jump	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
count_loop_regs_set	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
_libc_write	0.03	0.05	0.01	0.00	0.03	0.10	0.16	0.00	0.03	0.00	0.03
global_alloc	0.03	0.00	0.03	0.11	0.21	0.05	0.01	0.38	4.08	0.00	0.03
_realbufend	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
output_operand	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	1.56	78.03
expand_field_assignment	0.03	0.05	0.01	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
cancel_changes	0.03	0.10	0.16	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
mark_modified_reg	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
next_real_insn	0.03	0.00	0.03	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
combine_reloads	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
get_attr_type	0.03	0.05	0.01	0.11	0.21	0.00	0.03	0.38	4.08	0.00	0.03
reg_referenced_p	0.03	0.00	0.03	0.11	0.21	0.10	0.16	0.00	0.03	0.00	0.03
invariant_p	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
emit_move_sequence	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
post_mark_life	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
redundant_insn	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
collect_iterators	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	1.56	78.03
expand_call	0.03	0.00	0.03	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
fill_simple_delay_slots	0.03	0.00	0.03	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
delete_dead_from_cse	0.03	0.00	0.03	0.21	1.08	0.00	0.03	0.00	0.03	0.00	0.03
arith32_operand	0.02	0.15	0.85	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
start_sequence	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
alu_unit_blockage	0.02	0.10	0.32	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
apply_distributive_law	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
mark_reg_death	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
true_dependence	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
emit_move_insn_1	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_move_insn	0.02	0.05	0.05	0.11	0.41	0.10	0.32	0.00	0.02	0.00	0.02
find_and_verify_loops	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
fixup_var_refs_insns	0.02	0.00	0.02	0.11	0.41	0.00	0.02		0.02	0.00	0.02
alter_reg	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
split_insns	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
undo_all	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
immediate_operand	0.02	0.10	0.32	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
strict_memory_address_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
set_preference	0.02	0.05	0.05	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
find_reloads_address	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
rtvec_alloc	0.02	0.15	0.85	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
const_binop	0.02	0.10	0.32	0.00	0.02	0.10	0.32	0.38	6.48	0.00	0.02

finish_sometimes_live	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
prescan_loop	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
max_reg_num	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
reg_or_0_operand	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
check_asm_operands	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
reemit_notes	0.02	0.05	0.05	0.00	0.02	0.10	0.32	0.00	0.02	0.00	0.02
.mul	2.96	1.86	0.41	1.82	0.44	1.78	0.47	1.53	0.69	1.56	0.66
try_split	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
allocno_compare	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
strlen	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
gen_movsi	0.02	0.00	0.02	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
build	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
integer_zero	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
default_conversion	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
subst_reg_equivs	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
push_secondary_reload	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
walk_alter_subreg	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
prev_label	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	1.56	118.58
find_split_point	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_reloads_address_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
validate_equiv_mem	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
_malloc_unlocked	0.02	0.05	0.05	0.11	0.41	0.10	0.32	0.00	0.02	0.00	0.02
relax_delay_slots	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.38	6.48	0.00	0.02
unshare_all_rtl	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
expand_preferences	0.02	0.05	0.05	0.00	0.02	0.15	0.85	0.38	6.48	0.00	0.02
num_validated_changes	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
result_ready_cost	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
prev_active_insn	0.02	0.10	0.32	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
make_field_assignment	0.02	0.10	0.32	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
end_sequence	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
gen_sequence	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mark_not_elimidable	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mark_stores	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
note_mem_written	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
fprintf	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
anti_dependence	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
assemble_name	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
record_address_regs	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
cse_gen_binary	0.02	0.15	0.85	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
combine_regs	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
may_trap_p	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
copy_for_inline	0.02	0.05	0.05	0.11	0.41	0.05	0.05	0.38	6.48	0.00	0.02
simplify_relational_operation	0.02	0.10	0.32	0.11	0.41	0.20	1.62	0.00	0.02	0.00	0.02
build_binary_op	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
rtl_renumbered_equal_p	0.02	0.00	0.02	0.00	0.02	0.10	0.32	0.00	0.02	0.00	0.02
copy_node	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
merge_equiv_classes	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
safe_hash	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
new_sometimes_live	0.01	0.00	0.01	0.21	4.00	0.00	0.01	0.00	0.01	0.00	0.01
memory_operand	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
num_delay_slots	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
mark_reg_store	0.01	0.10	0.81	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_is_born	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	1.56	240.25
peephole	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
alu_unit_blockage_range	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_rtx_combine	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

add_insn_mem_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
putc	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
create_reg_dead_note	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reverse_condition	0.01	0.10	0.81	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
output_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
memory_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
walk_fixup_memory_subreg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_binop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
simplify_if_then_else	0.01	0.10	0.81	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
div_and_round_double	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
move_deaths	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
order_regs_for_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
next_nonnote_insn	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
reg_preferred_class	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
reg_alternate_class	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
mark_reg_clobber	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
forget_old_reloads_1	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
attach_deaths_insn	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
try_constants	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
find_regno_fusage	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
insn_sets_resource_p	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
mark_life	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reload_reg_free_p	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
use_related_value	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
rare_destination	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
add_insn_before	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
alloc_qty	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
no_labels_between_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reset_used_flags	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_rvec	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
safe_from_p	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
parser_build_binary_op	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
invalidate_skipped_block	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
grokdeclarator	0.01	0.15	1.96	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
make_insn_raw	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
ferror_unlocked	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
protect_from_queue	0.01	0.10	0.81	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_home_live	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_lowpart_for_combine	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
resource_conflicts_p	0.01	0.10	0.81	0.00	0.01	0.10	0.81	0.38	13.69	0.00	0.01
reg_is_set	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
invalidate_skipped_set	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
validate_equiv_mem_from_store	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
_ungetc_unlocked	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
force_fit_type	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
decl_function_context	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
get_integer_term	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
convert	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
reg_used_between_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reversible_comparison_p	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
realloc	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
int_fits_type_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.38	13.69	0.00	0.01
find_temp_slot_from_addresses	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
record_jump_equiv	0.01	0.00	0.01	0.21	4.00	0.10	0.81	0.00	0.01	0.00	0.01
require_complete_type	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
modified_between_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

convert_to_integer	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
emit_note	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
common_type	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
simplify_comparison	0.01	0.00	0.01	0.11	1.00	0.20	3.61	0.38	13.69	0.00	0.01
check_newline	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_cross_jump	0.01	0.05	0.16	0.21	4.00	0.00	0.01	0.00	0.01	0.00	0.01
skip_white_space	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
pop_temp_slots	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_symbolic_term	0.01		0.01	0.00	0.01		0.01		0.01		0.01
distribute_notes	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
put_var_into_stack	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_move_insn	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
gen_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
allocate_reload_reg	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01		0.01
expand_expr_stmt	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
mul_double	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.38	13.69	0.00	0.01
build_unary_op	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
store_expr	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_assignment	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_mult	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
qst	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
cse_around_loop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
instantiate_virtual_regs	0.01	0.00	0.01	0.21	4.00	0.05	0.16	0.00	0.01	0.00	0.01
save_for_inline_copying	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
atoi	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
prev_real_insn	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
obfree	0.01	0.00	0.01	0.00	0.01	0.10	0.81	0.00	0.01	0.00	0.01
preserve_subexpressions_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.38	13.69	0.00	0.01
note_addr_stored	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
read_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
set_nonzero_bits_and_sign_copies	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.38	13.69	0.00	0.01
output_asm_name	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
condjump_in_parallel_p	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
reg_set_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
symbolic_address_p	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
wipe_dead_reg	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
recog_6	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
build_int_2_wide	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_operand	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
lookup_name	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
cse_set_around_loop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
insn_references_resource_p	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
unsigned_conversion_warning	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
force_reg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
combine_temp_slots	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
t_splay	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
overflow_warning	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
get_branch_condition	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
validate_replace_rtx	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_reg_pointer	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
clear_units	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
free_pending_lists	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
push_obstacks_nochange	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
gen_movdf	0.01		0.01		0.01		0.01		0.01		0.01
_free_unlocked	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_label_rtx	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

memref_referenced_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
pushdecl	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
operand_equal_p	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
m88k_function_arg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_label_notes	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
lookup_field	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
break_out_memory_refs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
fill_slots_from_thread	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
eshdn1	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
qty_sugg_compare	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
remove_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
eligible_for_annul_true	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
prepare_call_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
finish_decl	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
rest_of_decl_compilation	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
shorten_compare	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_end_bindings	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
obstack_free	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
_morecore	0.01	0.15	1.96	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
assign_parms	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
local_alloc	0.01	0.00	0.01	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
Sum	102.96	99.68	59.05	98.80	127.52	100.09	62.80	99.18	321.95	92.13	2309.60
	Ref	Train	Train	Test	Test	LgRed	LgRed	MdRed	Mdred	SmRed	SmRed
			Chi		Chi		Chi		Chi		Chi

90% Confidence level (459 entries) = 497.190

Function level execution profile at optimization level O3

The following table contains function execution profiles and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets as compared to the full SPEC reference datasets. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the gprof profiling utility. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall execution time spent in the stated function (in the Function column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi are the terms of the chi-squared statistic for the stated function (in the function column).

Function	Ref	Train	Train Chi	Test	Test Chi	LgRed	LgRed Chi	MdRed	Mdred Chi	SmRed	SmRed Chi
internal_mcount	20.93	24.97	0.78	26.78	1.64	22.74	0.16	23.79	0.39	16.92	0.77
memcpy	15.24	14.26	0.06	2.63	10.43	14.87	0.01	2.60	10.48	0.00	15.24
memset	5.93	3.83	0.74	1.43	3.41	3.84	0.74	0.37	5.21	1.54	3.25
propagate_block	4.54	2.40	1.01	0.88	2.95	1.83	1.62	1.86	1.58	0.00	4.54
cse_insn	3.93	4.20	0.02	4.39	0.05	4.44	0.07	6.32	1.45	9.23	7.15
.umul	2.62	1.38	0.59	1.32	0.65	1.74	0.30	0.74	1.35	0.00	2.62
.rem	2.21	3.14	0.39	4.06	1.55	3.02	0.30	4.83	3.11	1.54	0.20
record_one_conflict	2.18	0.88	0.78	0.55	1.22	0.91	0.74	0.00	2.18	0.00	2.18
_mcount	1.45	1.89	0.13	2.41	0.64	1.56	0.01	1.86	0.12	1.54	0.01
schedule_block	1.38	0.69	0.35	1.10	0.06	0.41	0.68	0.00	1.38	0.00	1.38
invalidate	1.23	0.32	0.67	0.22	0.83	0.41	0.55	0.37	0.60	0.00	1.23
sched_analyze_insn	1.20	0.37	0.57	0.11	0.99	0.64	0.26	0.37	0.57	1.54	0.10
life_analysis	1.05	0.69	0.12	0.44	0.35	0.87	0.03	0.00	1.05	0.00	1.05
find_reloads	0.98	1.02	0.00	0.66	0.10	1.10	0.01	0.74	0.06	0.00	0.98
insert	0.81	1.02	0.05	0.77	0.00	0.91	0.01	0.74	0.01	1.54	0.66
exp_equiv_p	0.78	0.51	0.09	0.55	0.07	0.46	0.13	0.00	0.78	0.00	0.78
fold_rtx	0.77	1.38	0.48	0.99	0.06	1.60	0.89	1.12	0.16	0.00	0.77
record_reg_classes	0.74	1.11	0.19	1.32	0.45	1.19	0.27	0.37	0.19	3.08	7.40
refers_to_regno_p	0.72	0.37	0.17	0.99	0.10	0.27	0.28	0.00	0.72	0.00	0.72
canon_reg	0.65	0.78	0.03	0.88	0.08	0.73	0.01	1.49	1.09	0.00	0.65
rtx_equal_p	0.63	0.83	0.06	0.66	0.00	0.41	0.08	1.49	1.17	1.54	1.31
constrain_operands	0.61	0.55	0.01	0.77	0.04	1.05	0.32	0.74	0.03	0.00	0.61
force_movables	0.60	0.00	0.60	0.00	0.60	0.00	0.60	0.00	0.60	0.00	0.60
find_reg_note	0.58	0.32	0.12	0.55	0.00	0.41	0.05	0.37	0.08	1.54	1.59
refers_to_mem_p	0.56	0.05	0.46	0.00	0.56	0.05	0.46	0.00	0.56	0.00	0.56
combine_movables	0.52	0.00	0.52	0.00	0.52	0.00	0.52	0.00	0.52	0.00	0.52
reg_scan_mark_refs	0.50	0.55	0.01	0.99	0.48	0.87	0.27	0.74	0.12	1.54	2.16
canon_hash	0.47	0.42	0.01	0.77	0.19	0.32	0.05	0.37	0.02	0.00	0.47
find_reg	0.46	0.18	0.17	0.11	0.27	0.18	0.17	0.00	0.46	0.00	0.46
jump_optimize	0.42	0.42	0.00	0.77	0.29	0.41	0.00	0.37	0.01	1.54	2.99
mark_target_live_regs	0.41	1.15	1.34	1.43	2.54	1.24	1.68	1.49	2.84	0.00	0.41
recog_5	0.41	0.37	0.00	0.33	0.02	0.27	0.05	0.37	0.00	0.00	0.41
single_set	0.40	0.69	0.21	0.33	0.01	0.37	0.00	0.37	0.00	0.00	0.40
invalidate_for_call	0.39	0.28	0.03	0.22	0.07	0.50	0.03	0.00	0.39	0.00	0.39
rtx_equal_for_loop_p	0.39	0.00	0.39	0.00	0.39	0.00	0.39	0.00	0.39	0.00	0.39
note_stores	0.38	0.55	0.08	0.11	0.19	0.32	0.01	0.37	0.00	0.00	0.38
simplify_binary_operation	0.37	0.23	0.05	0.77	0.43	0.50	0.05	0.00	0.37	1.54	3.70
rtx_cost	0.36	0.51	0.06	0.88	0.75	0.87	0.72	0.74	0.40	0.00	0.36
reload	0.36	0.14	0.13	0.22	0.05	0.18	0.09	0.00	0.36	0.00	0.36
subst	0.35	0.55	0.11	0.66	0.27	0.37	0.00	0.37	0.00	1.54	4.05
regclass	0.35	0.37	0.00	0.33	0.00	0.50	0.06	1.49	3.71	0.00	0.35
make_compound_operation	0.32	0.28	0.00	0.66	0.36	0.23	0.03	1.12	2.00	0.00	0.32
invalidate_from_clobbers	0.32	0.23	0.03	0.11	0.14	0.37	0.01	0.00	0.32	0.00	0.32

gen_rtx	0.32	0.46	0.06	0.88	0.98	0.23	0.03	0.37	0.01	1.54	4.65
mark_jump_label	0.31	0.51	0.13	0.22	0.03	0.32	0.00	0.37	0.01	0.00	0.31
insert_regs	0.30	0.18	0.05	0.66	0.43	0.14	0.09	0.00	0.30	0.00	0.30
eliminate_regs	0.27	0.14	0.06	0.33	0.01	0.37	0.04	0.37	0.04	0.00	0.27
cse_basic_block	0.27	0.32	0.01	0.11	0.09	0.14	0.06	1.12	2.68	0.00	0.27
yyparse	0.26	0.46	0.15	0.77	1.00	0.32	0.01	0.74	0.89	3.08	30.59
rtx_alloc	0.26	0.51	0.24	0.22	0.01	0.37	0.05	0.37	0.05	0.00	0.26
sched_analyze_2	0.25	0.32	0.02	0.11	0.08	0.32	0.02	0.74	0.96	0.00	0.25
prev_nonnote_insn	0.24	0.09	0.09	0.22	0.00	0.09	0.09	0.37	0.07	0.00	0.24
simplify_rtx	0.24	0.32	0.03	0.66	0.74	0.37	0.07	0.74	1.04	0.00	0.24
apply_change_group	0.23	0.23	0.00	0.55	0.45	0.14	0.04	0.00	0.23	1.54	7.46
find_equiv_reg	0.23	0.14	0.04	0.00	0.23	0.00	0.23	0.37	0.09	0.00	0.23
mention_regs	0.23	0.42	0.16	0.44	0.19	0.23	0.00	0.37	0.09	0.00	0.23
try_combine	0.23	0.23	0.00	0.44	0.19	0.59	0.56	0.74	1.13	0.00	0.23
register_operand	0.22	0.32	0.05	0.44	0.22	0.23	0.00	0.00	0.22	1.54	7.92
make_regs_eqv	0.22	0.09	0.08	0.00	0.22	0.14	0.03	0.00	0.22	0.00	0.22
general_operand	0.22	0.05	0.13	0.11	0.06	0.18	0.01	0.00	0.22	0.00	0.22
priority	0.22	0.14	0.03	0.00	0.22	0.18	0.01	0.37	0.10	0.00	0.22
recog_memoized	0.21	0.18	0.00	0.00	0.21	0.23	0.00	0.74	1.34	1.54	8.42
get_identifier	0.21	0.09	0.07	0.44	0.25	0.27	0.02	0.00	0.21	0.00	0.21
validate_change	0.21	0.09	0.07	0.11	0.05	0.46	0.30	0.74	1.34	0.00	0.21
volatile_refs_p	0.21	0.09	0.07	0.33	0.07	0.18	0.00	0.00	0.21	0.00	0.21
nonzero_bits	0.20	0.18	0.00	0.55	0.61	0.41	0.22	0.74	1.46	0.00	0.20
global_conflicts	0.20	0.23	0.00	0.11	0.04	0.27	0.02	0.74	1.46	0.00	0.20
__open	0.19	0.78	1.83	1.65	11.22	1.19	5.26	2.60	30.57	7.69	296.05
count_reg_usage	0.19	0.09	0.05	0.00	0.19	0.09	0.05	0.37	0.17	0.00	0.19
mark_referenced_resources	0.19	0.51	0.54	0.44	0.33	0.41	0.25	0.37	0.17	0.00	0.19
yylex	0.18	0.55	0.76	0.88	2.72	0.46	0.44	1.12	4.91	3.08	46.72
find_best_addr	0.18	0.46	0.44	0.00	0.18	0.27	0.05	0.00	0.18	3.08	46.72
reg_fits_class_p	0.17	0.09	0.04	0.11	0.02	0.09	0.04	0.37	0.24	0.00	0.17
copy_rtx	0.17	0.42	0.37	0.22	0.01	0.55	0.85	0.37	0.24	0.00	0.17
canon_rtx	0.17	0.09	0.04	0.00	0.17	0.00	0.17	0.00	0.17	0.00	0.17
cse_process_notes	0.17	0.05	0.08	0.00	0.17	0.09	0.04	0.00	0.17	0.00	0.17
prune_preferences	0.17	0.09	0.04	0.00	0.17	0.18	0.00	0.00	0.17	0.00	0.17
get_last_value_validate	0.17	0.14	0.01	0.22	0.01	0.23	0.02	0.37	0.24	0.00	0.17
if_then_else_cond	0.17	0.18	0.00	0.00	0.17	0.09	0.04	0.00	0.17	0.00	0.17
cse_end_of_basic_block	0.17	0.28	0.07	0.22	0.01	0.23	0.02	0.37	0.24	1.54	11.04
mark_set_resources	0.16	0.37	0.28	0.77	2.33	0.41	0.39	0.37	0.28	0.00	0.16
next_active_insn	0.16	0.18	0.00	0.55	0.95	0.18	0.00	0.74	2.10	0.00	0.16
unroll_loop	0.16	0.05	0.08	0.66	1.56	0.09	0.03	0.00	0.16	0.00	0.16
insn_extract	0.16	0.14	0.00	0.44	0.49	0.32	0.16	0.37	0.28	0.00	0.16
memory_address_p	0.15	0.14	0.00	0.22	0.03	0.18	0.01	0.37	0.32	0.00	0.15
copy_rtx_if_shared	0.15	0.05	0.07	0.44	0.56	0.27	0.10	0.37	0.32	0.00	0.15
_doprnt	0.14	0.42	0.56	0.33	0.26	0.37	0.38	1.12	6.86	1.54	14.00
sched_analyze_1	0.14	0.00	0.14	0.11	0.01	0.09	0.02	0.00	0.14	0.00	0.14
scan_loop	0.14	0.05	0.06	0.00	0.14	0.09	0.02	0.00	0.14	0.00	0.14
mark_used_regs	0.14	0.18	0.01	0.44	0.64	0.27	0.12	0.37	0.38	0.00	0.14
output_asm_insn	0.14	0.05	0.06	0.33	0.26	0.05	0.06	0.00	0.14	0.00	0.14
eliminate_regs_in_insn	0.13	0.09	0.01	0.22	0.06	0.09	0.01	0.74	2.86	0.00	0.13
instantiate_virtual_regs_1	0.12	0.14	0.00	0.22	0.08	0.05	0.04	0.00	0.12	0.00	0.12
reg_scan	0.12	0.09	0.01	0.11	0.00	0.09	0.01	0.00	0.12	0.00	0.12
recog	0.12	0.05	0.04	0.11	0.00	0.14	0.00	0.00	0.12	1.54	16.80
final_scan_insn	0.12	0.14	0.00	0.11	0.00	0.32	0.33	0.00	0.12	0.00	0.12
sched_analyze	0.12	0.05	0.04	0.11	0.00	0.05	0.04	0.00	0.12	0.00	0.12
_read	0.12	0.88	4.81	1.87	25.52	0.64	2.25	3.35	86.94	6.15	303.01
spill_hard_reg	0.12	0.05	0.04	0.00	0.12	0.05	0.04	0.00	0.12		0.12
asm_noperands	0.11	0.32	0.40	0.11	0.00	0.23	0.13	0.00	0.11	0.00	0.11

record_dead_and_set_regs	0.11	0.09	0.00	0.00	0.11	0.09	0.00	0.37	0.61	0.00	0.11
copy_rtx_and_substitute	0.11	0.00	0.11	0.00	0.11	0.27	0.23	0.00	0.11	0.00	0.11
.urem	0.11	0.18	0.04	0.22	0.11	0.09	0.00	0.00	0.11	0.00	0.11
side_effects_p	0.11	0.05	0.03	0.11	0.00	0.05	0.03	0.00	0.11	0.00	0.11
recog_2	0.10	0.05	0.03	0.11	0.00	0.18	0.06	0.00	0.10	0.00	0.10
schedule_insn	0.10	0.23	0.17	0.22	0.14	0.14	0.02	0.00	0.10	0.00	0.10
recog_1	0.10	0.18	0.06	0.00	0.10	0.14	0.02	0.00	0.10	0.00	0.10
replace_regs	0.10	0.05	0.03	0.11	0.00	0.05	0.03	0.00	0.10	0.00	0.10
record_value_for_reg	0.10	0.14	0.02	0.55	2.03	0.18	0.06	0.00	0.10	0.00	0.10
block_alloc	0.10	0.05	0.03	0.11	0.00	0.05	0.03	0.37	0.73	0.00	0.10
rehash_using_reg	0.09	0.05	0.02	0.22	0.19	0.00	0.09	0.00	0.09	0.00	0.09
update_block	0.09	0.09	0.00	0.11	0.00	0.09	0.00	0.00	0.09	1.54	23.36
reg_overlap_mentioned_p	0.09	0.05	0.02	0.11	0.00	0.05	0.02	0.00	0.09	0.00	0.09
num_sign_bit_copies	0.09	0.14	0.03	0.44	1.36	0.05	0.02	0.00	0.09	1.54	23.36
schedule_select	0.09	0.23	0.22	0.33	0.64	0.18	0.09	0.00	0.09	0.00	0.09
thread_jumps	0.09	0.14	0.03	0.00	0.09	0.18	0.09	0.00	0.09	0.00	0.09
move_operand	0.09	0.05	0.02	0.11	0.00	0.27	0.36	0.00	0.09	0.00	0.09
rtx_equal_for_memref_p	0.09	0.00	0.09	0.00	0.09	0.05	0.02	0.00	0.09	0.00	0.09
mark_used_regs_combine	0.09	0.14	0.03	0.11	0.00	0.09	0.00	0.00	0.09	0.00	0.09
record_conflicts	0.08	0.05	0.01	0.11	0.01	0.09	0.00	0.00	0.08	0.00	0.08
expand_expr	0.08	0.14	0.05	0.22	0.25	0.14	0.05	0.00	0.08	0.00	0.08
rtx_varies_p	0.08	0.05	0.01	0.00	0.08	0.00	0.08	0.00	0.08	0.00	0.08
get_last_value	0.08	0.09	0.00	0.22	0.25	0.09	0.00	0.00	0.08	0.00	0.08
push_reload	0.08	0.00	0.08	0.11	0.01	0.00	0.08	0.00	0.08		0.08
reg_mentioned_p	0.08	0.09	0.00	0.00	0.08	0.09	0.00	1.12	13.52	0.00	0.08
can_combine_p	0.08	0.05	0.01	0.11	0.01	0.14	0.05	0.00	0.08	0.00	0.08
fputs	0.07	0.00	0.07	0.11	0.02	0.14	0.07	0.00	0.07	1.54	30.87
memcmp	0.07	0.00	0.07	0.00	0.07	0.00	0.07	0.37	1.29	0.00	0.07
simplify_set	0.07	0.14	0.07	0.00	0.07	0.09	0.01	0.00	0.07	0.00	0.07
fixup_var_refs_1	0.07	0.00	0.07	0.33	0.97	0.00	0.07		0.07	0.00	0.07
fold	0.07	0.00	0.07	0.00	0.07	0.05	0.01	0.00	0.07	0.00	0.07
floor_log2_wide	0.07	0.05	0.01	0.00	0.07	0.09	0.01	0.37	1.29	0.00	0.07
dead_or_set_regno_p	0.07	0.05	0.01	0.33	0.97	0.18	0.17	0.00	0.07	0.00	0.07
update_live_status	0.06	0.00	0.06	0.22	0.43	0.00	0.06	0.00	0.06	0.00	0.06
mark_set_1	0.06	0.05	0.00	0.00	0.06	0.05	0.00	0.00	0.06	0.00	0.06
make_node	0.06	0.05	0.00	0.55	4.00	0.23	0.48	0.37	1.60	3.08	152.01
strength_reduce	0.06	0.00	0.06	0.11	0.04	0.05	0.00	0.00	0.06	0.00	0.06
nonimmediate_operand	0.06	0.00	0.06	0.22	0.43	0.09	0.02	0.00	0.06	0.00	0.06
find_regno_note	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
attach_deaths	0.06	0.09	0.02	0.11	0.04	0.09	0.02	0.37	1.60	0.00	0.06
find_single_use_in_loop	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
schedule_insns	0.06	0.09	0.02	0.22	0.43	0.05	0.00	0.00	0.06	0.00	0.06
print_operand	0.06	0.14	0.11	0.00	0.06	0.09	0.02	0.00	0.06	0.00	0.06
remove_from_table	0.06	0.14	0.11	0.11	0.04	0.23	0.48	0.00	0.06	0.00	0.06
set_label_offsets	0.06	0.09	0.02	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
equiv_constant	0.06	0.00	0.06	0.00	0.06	0.09	0.02	0.00	0.06	0.00	0.06
choose_reload_regs	0.06	0.00	0.06	0.11	0.04	0.00	0.06	0.00	0.06		0.06
shorten_branches	0.06	0.05	0.00	0.00	0.06	0.09	0.02	0.74	7.71	0.00	0.06
simplejump_p	0.06	0.18	0.24	0.22	0.43	0.18	0.24	0.37	1.60	0.00	0.06
reg_or_0_operand	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
subst_constants	0.06	0.09	0.02	0.00	0.06	0.14	0.11	0.37	1.60	0.00	0.06
__libc_close	0.06	0.37	1.60	0.77	8.40	0.37	1.60	1.12	18.73	3.08	152.01
combine_instructions	0.06	0.14	0.11	0.11	0.04	0.14	0.11	0.37	1.60	0.00	0.06
update_equiv_regs	0.06	0.05	0.00	0.00	0.06	0.00	0.06	0.00	0.06	0.00	0.06
memrefs_conflict_p	0.05	0.00	0.05	0.11	0.07	0.00	0.05	0.00	0.05	0.00	0.05
scan_paradoxical_subregs	0.05	0.09	0.03	0.00	0.05	0.00	0.05	0.00	0.05	0.00	0.05
update_table_tick	0.05	0.05	0.00	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05

recog_3	0.05		0.05		0.05		0.05		0.05		0.05
simplify_shift_const	0.05	0.00	0.05	0.11	0.07	0.05	0.00	0.37	2.05	0.00	0.05
next_label	0.05	0.18	0.34	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
init_alias_analysis	0.05	0.05	0.00	0.00	0.05	0.05	0.00	0.00	0.05	0.00	0.05
dbr_schedule	0.05	0.05	0.00	0.00	0.05	0.09	0.03	0.00	0.05	0.00	0.05
free_element	0.05	0.37	2.05	0.11	0.07	0.00	0.05	0.00	0.05	0.00	0.05
gen_lowpart_common	0.05	0.09	0.03	0.11	0.07	0.18	0.34	0.37	2.05	0.00	0.05
requires_inout	0.05	0.09	0.03	0.11	0.07	0.14	0.16	0.00	0.05	0.00	0.05
output_operand	0.04	0.05	0.00	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
cse_rtx_addr_varies_p	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
combinable_i3pat	0.04	0.18	0.49	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
cse_main	0.04	0.00	0.04	0.00	0.04	0.18	0.49	0.00	0.04	0.00	0.04
emit_insn	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
insn_dead_p	0.04	0.05	0.00	0.11	0.12	0.00	0.04	0.00	0.04	0.00	0.04
lookup_as_function	0.04	0.09	0.06	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
volatile_insn_p	0.04	0.09	0.06	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
redundant_insn	0.04	0.05	0.00	0.11	0.12	0.09	0.06	0.00	0.04	0.00	0.04
find_free_reg	0.04	0.05	0.00	0.00	0.04	0.09	0.06	0.00	0.04	0.00	0.04
_libc_write	0.04	0.05	0.00	0.11	0.12	0.09	0.06	0.37	2.72	0.00	0.04
address_operand	0.04	0.00	0.04	0.22	0.81	0.00	0.04	0.00	0.04	1.54	56.25
exact_log2_wide	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
rank_for_schedule	0.04	0.00	0.04	0.22	0.81	0.00	0.04	0.00	0.04	0.00	0.04
condjump_p	0.04	0.00	0.04	0.00	0.04	0.18	0.49	0.00	0.04	0.00	0.04
pop_obstacks	0.04	0.05	0.00	0.22	0.81	0.05	0.00	0.00	0.04	0.00	0.04
plus_constant_wide	0.04	0.05	0.00	0.00	0.04	0.09	0.06	0.00	0.04	1.54	56.25
global_alloc	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
true_regnum	0.04	0.05	0.00	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
_realbufend	0.04	0.05	0.00	0.00	0.04	0.05	0.00	0.37	2.72	0.00	0.04
push_obstacks	0.04	0.00	0.04	0.11	0.12	0.09	0.06	0.00	0.04	0.00	0.04
function_units_used	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
.div	0.04	0.00	0.04	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
recog_for_combine	0.04	0.05	0.00	0.11	0.12	0.09	0.06	0.00	0.04	0.00	0.04
post_mark_life	0.04	0.00	0.04	0.00	0.04	0.05	0.00	0.00	0.04	0.00	0.04
preexpand_calls	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
move_movables	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
unshare_all_rtl	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04	0.00	0.04
reload_as_needed	0.04	0.00	0.04	0.11	0.12	0.05	0.00	0.00	0.04	0.00	0.04
max_reg_num	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
make_field_assignment	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
delete_insn	0.03	0.05	0.01	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
qty_sugg_compare_1	0.03	0.05	0.01	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
use_crosses_set_p	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
find_comparison_args	0.03	0.28	2.08	0.55	9.01	0.27	1.92	0.37	3.85	0.00	0.03
find_split_point	0.03	0.05	0.01	0.11	0.21	0.09	0.12	0.00	0.03	0.00	0.03
getpid	0.03	0.14	0.40	0.11	0.21	0.05	0.01	0.37	3.85	0.00	0.03
expand_call	0.03	0.09	0.12	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
loop_optimize	0.03	0.05	0.01	0.11	0.21	0.14	0.40	0.00	0.03	0.00	0.03
gen_lowpart_if_possible	0.03	0.05	0.01	0.22	1.20	0.00	0.03	0.00	0.03	0.00	0.03
even_relop	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
get_related_value	0.03	0.00	0.03	0.00	0.03	0.00	0.03		0.03	0.00	0.03
memccpy	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
combine_reloads	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
sched_note_set	0.03	0.05	0.01	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
.mul	2.62	1.38	0.59	1.32	0.65	1.74	0.30	0.74	1.35	0.00	2.62
invariant_p	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
qty_compare_1	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
force_to_mode	0.03	0.05	0.01	0.22	1.20	0.05	0.01	0.00	0.03	0.00	0.03

simplify_plus_minus	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
expand_inline_function	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
delete_dead_from_cse	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
rtx_addr_varies_p	0.03	0.05	0.01	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
cancel_changes	0.03	0.00	0.03	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
prev_real_insn	0.03	0.09	0.12	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
qsort	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
safe_hash	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
record_dead_and_set_regs_1	0.03	0.05	0.01	0.11	0.21	0.05	0.01	0.00	0.03	0.00	0.03
alter_reg	0.03	0.05	0.01	0.00	0.03	0.09	0.12	0.00	0.03	0.00	0.03
undo_all	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
immediate_operand	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
reg_referenced_p	0.03	0.05	0.01	0.00	0.03	0.00	0.03	0.37	3.85	0.00	0.03
gen_rtx_combine	0.03	0.00	0.03	0.00	0.03	0.09	0.12	0.37	3.85	0.00	0.03
emit_move_insn	0.03	0.00	0.03	0.00	0.03	0.05	0.01	0.00	0.03	0.00	0.03
use_related_value	0.03	0.00	0.03	0.00	0.03	0.00	0.03		0.03	0.00	0.03
count_loop_regs_set	0.03	0.05	0.01	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
final	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03	0.00	0.03
expand_preferences	0.03	0.05	0.01	0.11	0.21	0.00	0.03	0.00	0.03	0.00	0.03
copy_cost	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.37	6.13	0.00	0.02
dead_or_set_p	0.02	0.05	0.05	0.11	0.41	0.09	0.25	0.00	0.02	0.00	0.02
mark_modified_reg	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
next_real_insn	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
set_nonvarying_address_components	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
cse_set_around_loop	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
find_reloads_address_1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.37	6.13		0.02
find_basic_blocks	0.02	0.09	0.25	0.00	0.02	0.05	0.05	0.37	6.13	0.00	0.02
odd_relop	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
oballoc	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
protect_from_queue	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_regno_fusage	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.37	6.13	0.00	0.02
emit_move_insn_1	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
mem110_unit_blockage	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
reload_reg_free_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02
record_address_regs	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
alloc_qty	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
new_basic_block	0.02	0.23	2.21	0.00	0.02	0.14	0.72	0.00	0.02	0.00	0.02
_brk_unlocked	0.02	0.28	3.38	0.33	4.81	0.05	0.05	0.37	6.13		0.02
atoi	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
split_insns	0.02	0.00	0.02	0.11	0.41	0.05	0.05	0.00	0.02	0.00	0.02
strict_memory_address_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.37	6.13	0.00	0.02
rtvec_alloc	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.37	6.13	0.00	0.02
recog_6	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
realfree	0.02	0.09	0.25	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mostly_true_jump	0.02	0.00	0.02	0.22	2.00	0.05	0.05	0.00	0.02	0.00	0.02
collect_iterators	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
find_and_verify_loops	0.02	0.05	0.05	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
fixup_var_refs_insns	0.02	0.00	0.02	0.00	0.02	0.00	0.02		0.02	0.00	0.02
check_asm_operands	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
ferror_unlocked	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
result_ready_cost	0.02	0.14	0.72	0.00	0.02	0.09	0.25	0.00	0.02	0.00	0.02
prev_active_insn	0.02	0.09	0.25	0.11	0.41	0.18	1.28	0.37	6.13	0.00	0.02
next_nonnote_insn	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
allocno_compare	0.02	0.00	0.02	0.00	0.02	0.09	0.25	0.00	0.02	0.00	0.02
set_preference	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
emit_move_sequence	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02

build1	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
cse_gen_binary	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
convert	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
copy_for_inline	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
simplify_relational_operation	0.02	0.14	0.72	0.11	0.41	0.09	0.25	0.37	6.13	0.00	0.02
build_binary_op	0.02	0.09	0.25	0.22	2.00	0.00	0.02	0.00	0.02	0.00	0.02
recog_4	0.02	0.00	0.02	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
loop_reg_used_before_p	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
_obstack_newchunk	0.02	0.00	0.02	0.11	0.41	0.00	0.02	0.00	0.02	0.00	0.02
emit_delay_sequence	0.02	0.05	0.05	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
mostly_false_jump	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
flow_analysis	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02	0.00	0.02
instantiate_virtual_regs	0.02	0.05	0.05	0.00	0.02	0.05	0.05	0.00	0.02	0.00	0.02
expand_field_assignment	0.01	0.09	0.64	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
mark_set_regs	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_home_live	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_reg_rtx	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
start_sequence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
forget_old_reloads_1	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
try_constants	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_reg_death	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_reloads_address	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
output_addr_const	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
build	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
subst_reg_equivs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
combine_regs	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
strcmp	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
validate_replace_rtx_1	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
validate_equiv_mem	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
_malloc_unlocked	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_binop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
emit_reload_insns	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
prescan_loop	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
fill_simple_delay_slots	0.01	0.23	4.84	0.22	4.41	0.18	2.89	0.37	12.96	0.00	0.01
arith32_operand	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.37	12.96	0.00	0.01
memory_operand	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
get_attr_type	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
obfree	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
preserve_subexpressions_p	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
try_split	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
mark_life	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
push_secondary_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
output_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
simplify_comparison	0.01	0.09	0.64	0.00	0.01	0.05	0.16	0.37	12.96	0.00	0.01
distribute_notes	0.01	0.14	1.69	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
get_inner_reference	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
break_out_memory_refs	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
merge_equiv_classes	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
fill_eager_delay_slots	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
order_regs_for_reload	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
note_addr_stored	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_alternate_class	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
alu_unit_blockage	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_reg_store	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_stores	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
attach_deaths_insn	0.01	0.09	0.64	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
peephole	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01

true_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
insn_sets_resource_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
anti_dependence	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
wipe_dead_reg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_movsi	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
putc	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_reg_fusage	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reverse_condition	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
update_temp_slot_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
const_binop	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
record_jump_equiv	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
push_operand	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
allocate_reload_reg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01		0.01
mul_double	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.37	12.96	0.00	0.01
move_deaths	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reorg_redirect_jump	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_elimination	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
relax_delay_slots	0.01	0.00	0.01	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
mark_reg_clobber	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
insn_default_length	0.01	0.00	0.01	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
mark_not_elimitable	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_class_subset_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_is_born	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
alu_unit_blockage_range	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
validate_equiv_mem_from_store	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
integer_zerop	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
assemble_name	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_operand	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
force_fit_type	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
add_insn_before	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
integer_ok_for_set	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
size_int	0.01	0.05	0.16	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
may_trap_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
legitimize_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
walk_alter_subreg	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
find_symbolic_term	0.01		0.01	0.00	0.01		0.01		0.01		0.01
print_operand_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
size_binop	0.01	0.09	0.64	0.11	1.00	0.05	0.16	0.00	0.01	0.00	0.01
prev_label	0.01	0.09	0.64	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
combine_temp_slots	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
t_splay	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
gen_rtvec	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
get_jump_flags	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	1.54	234.09
memory_address	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
relop_no_unsigned	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
fold_convert	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
modified_between_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
convert_to_integer	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
free_pending_lists	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
check_newline	0.01	0.05	0.16	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
parser_build_binary_op	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
reg_meets_class_p	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
simplify_if_then_else	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.74	53.29	0.00	0.01
operand_equal_p	0.01	0.00	0.01	0.11	1.00	0.00	0.01	0.00	0.01	0.00	0.01
copy_node	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
mark_label_ref	0.01	0.09	0.64	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01
mark_loop_jump	0.01	0.00	0.01	0.00	0.01	0.05	0.16	0.00	0.01	0.00	0.01

output_call	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
synth_mult	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
expand_mult	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
fill_slots_from_thread	0.01	0.09	0.64	0.00	0.01	0.09	0.64	0.00	0.01	0.00	0.01
qty_compare	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
qst	0.01	0.05	0.16	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
_morecore	0.01	0.00	0.01	0.22	4.41	0.00	0.01	0.00	0.01	0.00	0.01
save_for_inline_copying	0.01	0.09	0.64	0.00	0.01	0.00	0.01	0.00	0.01	0.00	0.01
Sum	101.99	99.61	62.60	98.57	167.05	99.85	49.51	97.27	446.70	95.43	1616.0
	Ref	Train	Train	Test	Test	LgRed	LgRed	MdRed	Mdred	SmRed	SmRed
			Chi		Chi		Chi		Chi		Chi

90% Confidence level (392 entries) = 427.239

Instruction Mix profile at optimization level o0

The following table contains instruction mix breakdown and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets, as compared to the full SPEC dataset. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the sim-profile simulator for the SimpleScalar suite. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall instructions of the stated instruction type (in the Inst Type column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi columns are the terms of the chi-squared statistic for the stated instruction type (in the Inst Type column).

176.gcc

O0 program Inst type	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi
load	26.24	27.43	0.05	28.35	0.17	27.43	0.05	28.73	0.24	28.41	0.18
store	13.71	13.38	0.01	11.83	0.26	13.38	0.01	11.73	0.29	11.45	0.37
unconditional branch	5.13	5.64	0.05	6.39	0.31	5.64	0.05	6.55	0.39	6.80	0.54
conditional branch	10.02	10.39	0.01	10.74	0.05	10.39	0.01	10.81	0.06	11.09	0.11
int computation	44.89	43.16	0.07	42.69	0.11	43.16	0.07	42.18	0.16	42.25	0.16
fp computation	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
trap	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
Sum	99.99	100.00	0.19	100.00	0.90	100.00	0.19	100.00	1.14	100.00	1.37
	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi

90% Confidence level (7 entries) = 10.645

Instruction Mix profile at optimization level o1

The following table contains instruction mix breakdown and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets, as compared to the full SPEC dataset. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the sim-profile simulator for the SimpleScalar suite. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall instructions of the stated instruction type (in the Inst Type column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi columns are the terms of the chi-squared statistic for the stated instruction type (in the Inst Type column).

176.gcc

O1 program Inst type	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi
load	22.88	23.93	0.05	25.15	0.23	23.93	0.05	25.68	0.34	25.78	0.37
store	17.65	16.44	0.08	13.59	0.93	16.44	0.08	13.30	1.07	12.77	1.35
unconditional branch	2.73	3.45	0.19	4.42	1.05	3.45	0.19	4.80	1.57	4.86	1.66
conditional branch	15.17	15.24	0.00	15.33	0.00	15.24	0.00	15.05	0.00	15.27	0.00
int computation	41.56	40.92	0.01	41.50	0.00	40.92	0.01	41.16	0.00	41.31	0.00
fp computation	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
trap	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
Sum	99.99	99.98	0.33	99.99	2.21	99.98	0.33	99.99	2.99	99.99	3.38
	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi

90% Confidence level (7 entries) = 10.645

Instruction Mix profile at optimization level o2

The following table contains instruction mix breakdown and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets, as compared to the full SPEC dataset. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the sim-profile simulator for the SimpleScalar suite. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall instructions of the stated instruction type (in the Inst Type column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi columns are the terms of the chi-squared statistic for the stated instruction type (in the Inst Type column).

176.gcc

O2 program Inst type	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi
load	23.21	24.20	0.04	25.36	0.20	24.20	0.04	25.93	0.32	26.02	0.34
store	18.46	17.11	0.10	14.27	0.95	17.11	0.10	13.96	1.10	13.36	1.41
unconditional branch	2.81	3.52	0.18	4.52	1.04	3.52	0.18	4.91	1.57	4.99	1.69
conditional branch	15.19	15.33	0.00	15.54	0.01	15.33	0.00	15.29	0.00	15.60	0.01
int computation	40.33	39.84	0.01	40.31	0.00	39.84	0.01	39.90	0.00	40.02	0.00
fp computation	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
trap	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
Sum	100.00	100.00	0.33	100.00	2.20	100.00	0.33	99.99	2.99	99.99	3.45
	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi

90% Confidence level (7 entries) = 10.645

Instruction Mix profile at optimization level o3

The following table contains instruction mix breakdown and goodness-of-fit chi-squared statistic values for the train, test, large (LgRed), medium (MdRed), and small (SmRed) reduced datasets, as compared to the full SPEC dataset. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the sim-profile simulator for the SimpleScalar suite. *90% Conf = Critical value of the chi-squared statistic at the 90 percent confidence level. Numbers in the Ref, Train, Test, LgRed, MdRed, and SmRed columns are the percent of overall instructions of the stated instruction type (in the Inst Type column). Numbers in the Train Chi, Test Chi, LgRed Chi, MdRed Chi, and SmRed Chi columns are the terms of the chi-squared statistic for the stated instruction type (in the Inst Type column).

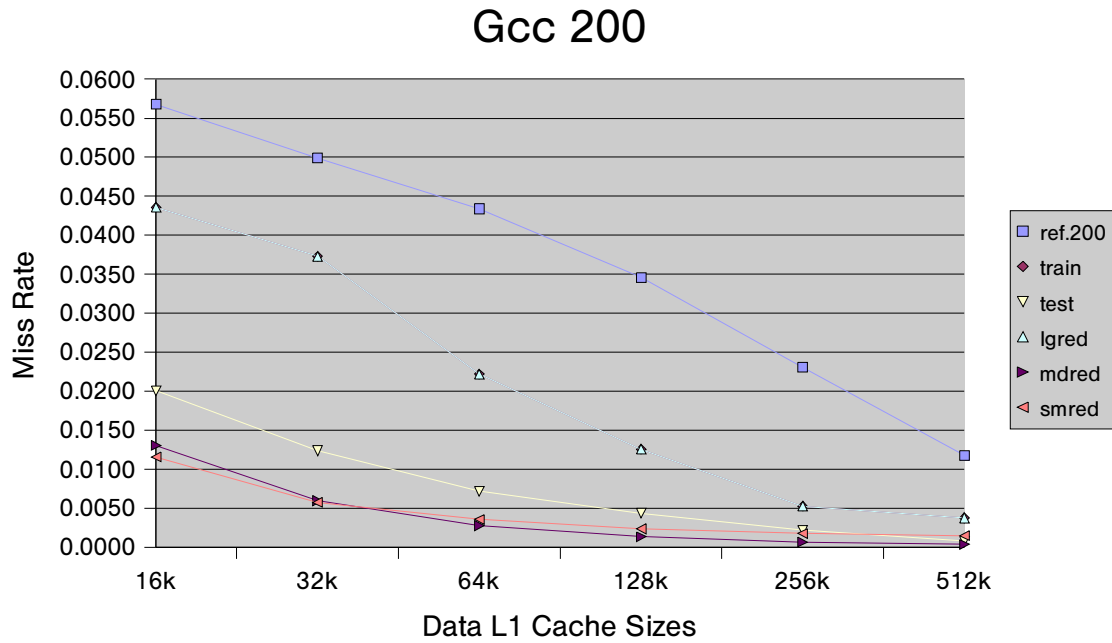
176.gcc

O3 program Inst type	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi
load	23.25	24.26	0.04	25.45	0.21	24.26	0.04	26.07	0.34	26.10	0.35
store	18.49	17.15	0.10	14.29	0.95	17.15	0.10	14.00	1.09	13.36	1.42
unconditional branch	2.67	3.35	0.17	4.33	1.03	3.35	0.17	4.71	1.56	4.77	1.65
conditional branch	15.27	15.43	0.00	15.66	0.01	15.43	0.00	15.43	0.00	15.76	0.02
int computation	40.31	39.81	0.01	40.26	0.00	39.81	0.01	39.79	0.01	40.01	0.00
fp computation	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
trap	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00	0.00
Sum	99.99	100.00	0.32	99.99	2.20	100.00	0.32	100.00	3.00	100.00	3.44
	Ref	Train	Train Chi	Test	Test Chi	Lgred	LgRed Chi	Mdred	MdRed Chi	Smred	Smred Chi

90% Confidence level (7 entries) = 10.645

Cache profile

The following chart shows level 1 data cache miss rates for the ref, train, test, LgRed, MdRed, and SmRed datasets. Note: the large reduced (LgRed) dataset is the same as the train dataset for this benchmark. This data was gathered with the sim-cache simulator from the SimpleScalar suite. Miss rate is stated as the ratio of level 1 misses to total level 1 accesses.



Instruction Counts for all Datasets

The following table shows the instruction counts and estimated simulation time for the reference (Ref), train, test, and large (LgRed), medium(MdRed), and small (SmRed) reduced datasets. Note: The large reduced (LgRed) dataset is the same as the train dataset for this benchmark. Instruction counts are from the simulated benchmark, compiled at optimization level O0 and run with each input dataset. Estimated simulation times are calculated using a 45,000 instructions per second factor. This factor was determined by observing the simulation rate of a simulator similar to sim-outorder, run on a machine similar to the SPEC 2000 reference machine (a 333 Mhz Sparc).

	<u>Ref</u>	<u>Train</u>	<u>Test</u>	<u>LgRed</u>	<u>MdRed</u>	<u>SmRed</u>
Instruction Count						
(in millions)	141485	6371	2527	6371	683	115
Simulation Time						
(in hours)	873.4	39.3	15.6	39.3	4.2	0.7